



Facultad de ingeniería Departamento de electrotecnia Cátedra de trabajo final

Tesis para obtener el grado de Ingeniería electrónica

Posicionador de antena para bajada de datos satelitales

Autor: Gastón Valdez 1

Director: Martín Salibe²

 N° alumno 60847/5

La plata, Año 2021

 $^{^1}$ gaston.cb.90@gmail.com 2 salibe
martin@gmail.com



Cátedra de Proyecto Final - Electrónica -modalidad con Director-Departamento de Electrotecnia Facultad de Ingeniería Universidad Nacional de La Plata



Denominación del Trabajo Final: Posicionador de antena para bajada de datos satelitales

Grupo de trabajo: Nº de alumno 60847/5

Nombre y Apellido Gaston Valdez

Calificación

Lugar(es) de realización: Director (es) Martín Salibe

Subdirector(es)

Colaborador (es): Elias Fligger – Revisor de documentación

Integrantes de la mesa examinadora (Firma y Aclaración):

Comentarios sobre el trabajo

Referencia Biblioteca:

Fecha: 22/ 3/2021

Resumen

En el presente trabajo, se diseña y realiza un sistema de posicionamiento electrónico para una antena de plato parabólico. El diseño se conecta a una red local, y mediante el software Gpredict o Stellarium, debe orientar la antena, hacia la posición que le brindan estos programas. Este hecho, de orientar la antena, hace necesaria la implementación de un sistema de control realimentado. En este caso, el control seleccionado es el control On/Off. El control, se realiza con el ángulo de orientación de la antena. El control On/Off, debe actuar sobre los motores que mueven la antena. La interfaz que se usa para mover los motores, es el circuito denominado puente H, basado en transistores mosfet. Además, se realiza la interfaz, para comandar la dirección de la corriente sobre los motores, actuando sobre la estructura del puente H. Luego, este trabajo, se realiza una placa prototipo, la cual se verifican los resultados obtenidos sobre la misma, sobre un banco de trabajo.

Abstract

In the present work, an electronic positioning system for a parabolic dish antenna is designed and perform. The design is connected to a local network, and using the Gpredict or Stellarium software, must orient the antenna, towards the position provided by these programs. This fact, to orient the antenna, makes it necessary to implement a feedback control system. In this case, the selected control is the On / Off control. The control is carried out with the angle of orientation of the antenna. The On / Off control must act on the motors that move the antenna. The interface used to move the motors is the circuit called H-bridge, based on mosfet transistors. In addition, the interface is carried out, to control the direction of the current on the motors, acting on the structure of the bridge H. After this work, a prototype board is carried out, which verifies the results obtained on it, on a work bench.

Agradecimientos

Agradezco a Dios, a mis padres (Patricia y Armando), y a mis hermanos, Kevin y Adrián, y a mi sobrina clara. A mis amigos Sebastian, Dario y Leila, y a todos los mencionados anteriormente, las gracias por su apoyo incondicional.

Agradezco al Sr Guillermo Gancio, por permitirme pertenecer a la institución y seguir colaborando. Agradezco al director del presente trabajo, el Sr Martín Salibe, el cual, además, me hizo participe de otros proyectos de la institución, y prestar el oído y ayudar a la creación, de manera desinteresada. Al Sr Elias Fliger, por su dedicación a la corrección del presente documento. Sin su colaboración, este documento no tendría el aspecto que posee.

Al Sr director del Instituo Argentino de Radioastronomía, el Sr. Gustavo. E.Romero y al Sr Leandro Manuel Garcia (Responsable técnológico) los cuales me permitieron el uso de las instalaciones durante él último tramo de la pandemia del Sars-Cov2, para la realización de este trabajo (a partir del mes de octubre aproximadamente).

A todo el personal del sector electrónica de la institución, que me enseñaron a utilizar el instrumental a disposición de manera desinteresada, y me hicieron parte del equipo de trabajo.

A los profesores Spinelli, Enrique Mario y Flavio Ferrari, por realizar la corrección de forma rápida, dada mi situación al momento de terminar este informe.

A Luis Ferrufino por participar y proponer ideas, de manera desinteresada, a Rodney Taboada, por su ayuda con el idioma inglés durante la carrera, y a todos aquellos que me quedaron sin nombrar. Gracias por sus mates, cervezas, etc, y su apoyo incondicional en todo momento.

Índice

Capítulos

Ι	Definición del proyecto	1
1.	Posicionador para antena	2
	1.1. Introducción	2
	1.2. Instituto Argentino de Radioastronomía	2
	1.3. Descripción de la Antena y posicionador	2
	1.4. Metodología de trabajo	3
	1.5. Requerimientos del sistema	4
2.	Componentes para la construcción de posicionador	6
	2.1. Introducción	6
	2.2. Componentes del Proyecto	6
3.	Selección de hardware para implementación del sistema	8
	3.1. Introducción	8
	3.2. Componentes de hardware	8
	3.2.1. Interfaz de red - Materiales disponibles	9
	3.2.2. Interfaz de usuario	9
		9
	3.2.3. Microcontroladores disponibles	0
II	Desarrollo de software y redes TCP/IP, Interfaz PC- usuario	13
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes	13 14
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción	13 14 14
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local	13 14 14 14
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas	13 14 14 14 15
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI	13 14 14 14 15 15
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4. Modelo TCP/IP	13 14 14 14 15 15 17
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4.1. Capa 1 - Capa de Host a red	13 14 14 14 15 15 17 18
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4. Modelo TCP/IP 4.4.1. Capa 1 - Capa de Host a red 4.4.2. Capa 2 - Interred	13 14 14 14 15 15 17 18 18
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4. Modelo TCP/IP 4.4.1. Capa 1 - Capa de Host a red 4.4.3. Capa 3 - Transporte	13 14 14 14 15 15 17 18 18 18 18
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4. Modelo TCP/IP 4.4.1. Capa 1 - Capa de Host a red 4.4.2. Capa 2 - Interred 4.4.4. Capa 4 - Aplicación	13 14 14 14 15 15 17 18 18 18 18
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4. Modelo TCP/IP 4.4.1. Capa 1 - Capa de Host a red 4.4.2. Capa 2 - Interred 4.4.3. Capa 3 - Transporte 4.4.4. Capa 4 - Aplicación	13 14 14 14 15 15 17 18 18 18 18 18 19
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4. Modelo TCP/IP 4.4.1. Capa 1 - Capa de Host a red 4.4.2. Capa 2 - Interred 4.4.3. Capa 3 - Transporte 4.4.4. Capa 4 - Aplicación 4.5. OSI vs TCP/IP	13 14 14 14 15 15 17 18 18 18 18 18 19 19
II 4.	 3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4. Modelo TCP/IP 4.4.1. Capa 1 - Capa de Host a red 4.4.2. Capa 2 - Interred 4.4.3. Capa 3 - Transporte 4.4.4. Capa 4 - Aplicación 4.5. OSI vs TCP/IP 4.6.1. Direcciones IP 	13 14 14 14 15 15 17 18 18 18 18 18 18 19 19 20
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4. Modelo TCP/IP 4.4.1. Capa 1 - Capa de Host a red 4.4.2. Capa 2 - Interred 4.4.3. Capa 3 - Transporte 4.4.4. Capa 4 - Aplicación 4.5. OSI vs TCP/IP 4.6.1. Direcciones IP 4.7. Protocolo DHCP	13 14 14 14 15 15 17 18 18 18 18 18 18 19 19 20 21
II 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4. Modelo TCP/IP 4.4.1. Capa 1 - Capa de Host a red 4.4.2. Capa 2 - Interred 4.4.3. Capa 3 - Transporte 4.4.4. Capa 4 - Aplicación 4.5. OSI vs TCP/IP 4.6. Protocolo IP 4.7. Protocolo DHCP 4.8. Protocolo TCP	13 14 14 14 15 15 17 18 18 18 18 18 19 19 20 21 21 21
11 4.	3.2.3. Microcontroladores disponibles Desarrollo de software y redes TCP/IP, Interfaz PC- usuario Redes 4.1. Introducción 4.2. Redes de Área local 4.3. Modelo de capas 4.3.1. Modelo OSI 4.4. Modelo TCP/IP 4.4.1. Capa 1 - Capa de Host a red 4.4.2. Capa 2 - Interred 4.4.3. Capa 3 - Transporte 4.4.4. Capa 4 - Aplicación 4.5. OSI vs TCP/IP 4.6.1. Direcciones IP 4.7. Protocolo DHCP 4.8.1. Servicio TCP	13 14 14 14 15 15 17 18 18 18 18 18 18 19 19 20 21 21 21 22

5.	Inte	rfaz De usuario	24
	5.1.	Introducción	24
	5.2.	Interfaz de Usuario	24
		5.2.1. Orbitron	24
		5.2.2. Stellarium	25
		5.2.3. Celestia	26
		5.2.4. Pass	26
		5.2.5. Gpredict	27
	5.3.	Comparativa de interfaces y selección del software	27
	5.4.	Software Gpredict	27
		5.4.1. Libreria Hamlib	28
		5.4.2. Selección de satelites y creación del perfil	29
		5.4.3. Configuración del rotador en Gpredict	30
	5.5.	Software Stellarium	33
		5.5.1. Configuración de la red en Stellarium	33
		5.5.2. Protocolo de comunicación Stellarium	35
6	Soft	ware del Microcontrolador	37
0.	6.1	Introdución	37
	6.2	Diagrama del sistema	37
	6.3	Esquema eléctrico de los componentes	38
	6.4.	Diagrama general del software	42
	6.5.	Función de autocalibración	44
	0.0.	6.5.1. Resultados de la función de autocalibración	49
	6.6.	Control de la posición	50
	0.0.	6.6.1. Resultados de la función de autocalibración y control	54
	6.7.	Programación de Scheduler o planificador	54
		6.7.1. Funcionamiento base de tiempo para scheduler	55
		6.7.2. Clear Timer on Compare Match (CTC) Mode	56
		6.7.3. Programación del Software scheduler	58
		6.7.4. Resultados del software de planificación	60
	6.8.	Conexión del software con Gpredict y Stellarium	60
		6.8.1. Conexión a la red mediante DHCP	61
		6.8.2. Configuración de Gpredict - Programación de la comunicación	62
		6.8.3. Programación del microcontrolador	64
		6.8.4. Stellarium	65
		6.8.5. Programación para conectarse con Stellarium	67
		6.8.6. Resultados de la conexión con Gpredict y Stellarium	69
	6.9.	Integración de partes del software	71
		6.9.1. Resultados	72
	6.10.	Programación del display LCD	73
	6.11.	Análisis del código realizado	73
	6.12	Conclusiones	73

II	I S	Sistemas de coordenadas astronómicas	75
7.	Sist	emas de coordenadas astronómicas	76
	7.1.	Introducción	76
	7.2.	Esfera - Elementos fundamentales	76
	7.3.	Arcos y ángulos sobre una esfera	77
	7.4.	Trigonometría esférica	77
		7.4.1. Teorema del coseno para triángulos esféricos	79
		7.4.2. Ley del seno para triángulos esféricos	80
	7.5.	Fórmula de los cinco elementos	80
	7.6.	Ubicación de los puntos sobre una esfera	81
	7.7.	La esfera Celeste	82
	7.8.	Elementos de la superficie terrestre y Sistemas de coordenadas geográficos	82
	7.9.	Definición y elementos de la esfera celeste	83
	7.10.	Sistemas de coordenadas	84
		7.10.1. Sistema de referencia horizontal	85
		7.10.2. Sistemas de coordenadas ecuatoriales	85
		7.10.3. Transformación de coordenadas	86
	7.11.	. Coordenadas Software Stellarium	88
	7.12.	Conclusiones	89

IV Sistema electrónico de posicionamiento - Construcción de prototipo y resultados 90

8.	Dise	ño de un puente H para el posicionador	91
	8.1.	introducción	91
	8.2.	Análisis de los transistores MOSFET y BJT	91
		8.2.1. Transistor MOSFET	91
		8.2.2. Transistor BJT como llave electrónica	93
		8.2.3. Componentes seleccionados	96
		8.2.4. MOSFET IRF9530	97
		8.2.5. Transistor BC548	98
	8.3.	Diseño del puente H – Control de las llaves	99
		8.3.1. Primer diseño – Control de cuatro llaves mediante dos BJT	99
		8.3.2. Segundo Diseño – Control de cuatro llaves mediante cuatro BJT \ldots	102
	8.4.	Modelado térmico y Selección del disipador	104
		8.4.1. Selección del disipador	105
		8.4.2. Datos de transistores MOSFET - cálculo de resistencia térmica	106
		8.4.3. Ensayos sobre disipadores – Calculo de resistencias térmicas	108
	8.5.	Conclusiones	111
9.	Arn	ado del prototipo - Resultados y conclusiones - Mejoras	112
	9.1.	Introducción	112
	9.2.	Circuito final y prototipo	112
	9.3.	Pruebas sobre el prototipo	112
	9.4.	Prueba y validación del puente H	114

9.4.1. Pueba sobre la integración del sistema	114
9.5. Conclusiones	115
9.6. Mejoras y trabajos propuestos	116
Apéndice	118
A. Protocolos de comunicación Serie	119
A.1. Introducción	119
A.2. Protocolo SPI	119
A.3. Procotolo I2C	121
A.4. Chip ETHERNET W5100 shield	122
A.5. Display LCD con adaptador para I2C	123
B. Programación sobre plataforma Arduino UNO	125
B.1. PlatformIO	125
B.2. Configuración de platformIO	126
B.3. Carga de software dentro del microcontrolador	127
B.4. Compilación condicional	128
B.5. Sentencias sobre el entorno arduino	128
B.6. Conversor Analógico Digital	129
Glosario	130
Acrónimos	132
Lista de símbolos	133
bibliografía	134

Fase I

Definición del proyecto

Posicionador para antena

Resumen

Se definen los requerimientos del sistema y las necesidades del radiobservatorio. Además, se muestra una planificación del trabajo a lo largo de este texto.

1.1 Introducción

En el marco de la cátedra Proyecto Final de la carrera de ingeniería electrónica, de la fac. de ingeniería, perteneciente a la Universidad Nacional De La Plata, se diseña un sistema electrónico para el posicionamiento de una antena, cuyo lugar de realización es el Instituto Argentino de Radioastronomía(IAR), en la modalidad con director. Este instituto, se dedica a la radioastronomía, que es la observación del cielo mediante ondas de radio. Dicha institución, quiere realizar la bajada de datos satelitales, medir la potencia total, vender el servicio a terceros, velar por el cumplimiento de normas internacionales, etc. Para tal fin se emplea un receptor de comunicaciones adosado a una antena parabólica en desuso para obtener estos datos.

La antena, posee un radio de 2 metros aproximadamente, la misma tiene un sistema mecánico, que mueve la antena mediante dos motores, en dos ejes independientes entre sí. Se describen los trabajos realizados para recuperar los motores de la antena, desarrollo del sistema electrónico y software de posicionamiento y bajada de datos satelitales. Por lo expuesto en el párrafo anterior, el sistema, para realizar la bajada de datos satelitales, debe realizar el seguimiento de satélites que se encuentren dentro de los ángulos de visibilidad de la antena.

1.2 Instituto Argentino de Radioastronomía

El Instituto Argentino de Radioastronomía(IAR), posee dos antenas parabólicas (ver figura 1.1, donde se aprecia la antena de fondo), de 30 mts de diámetro aproximadamente, las cuales son utilizadas para observaciones astronómicas. La emisión de potencia de los satélites, puede interferir en las observaciones astronómicas, y podrían realizarse filtros adaptativos, para estos receptores. Otra posible aplicación es la venta de estos datos a privados, verificar el cumplimiento de normas de potencia emitida (velando por el correcto uso del espacio radioeléctrico) por satélites, y un sin fin de aplicaciones.

Para realizar esta medida de potencia, el IAR, requiere el seguimiento de los satélites que se encuentren dentro de la visibilidad que posea la antena, para poder medir esta potencia total y realizar un cálculo de la potencia emitida por los mismos. En la imagen 1.1 se muestra la antena sobre la que se realiza el trabajo, y de fondo, una de las antenas principales de la institución.

1.3 Descripción de la Antena y posicionador

La antena tiene el sistema mecánico que se observa en la figura 1.2.

La antena cuenta con dos motores, uno por cada eje de movimiento, independientes entre sí: altura y azimut. Cada eje cuenta, además, con la medición de posición mediante un potenciómetro, con el que se realimenta al sistema de posicionamiento.

En el presente trabajo, se va a desarrollar un sistema que sea capaz de realizar el movimiento de la antena, aprovechando el sistema de motores existente sobre la misma. El sistema, que realiza el movimiento de la antena, se conoce como "posicionador". Este sistema, recibe una posición, en



Figura 1.1: antena ubicada en el iar, actualmente en desuso



(a) Motor del primer eje de la antena



(b) Motor del segundo eje de la antena

Figura 1.2: Encoders asocioados a los motores de las antenas.

dos coordenadas, y tiene que mover la antena hacia las coordenadas recibidas. Estas coordenadas que recibe, son las posiciones de los satélites, los cuales se van moviendo, por ende, mientras el satélite este por encima de la antena, o su "horizonte visible", debe realizar el seguimiento de la misma, actuando sobre los motores, y acomodando la antena, a donde este el satélite en cuestión.

En la actualidad, existen diversos programas para realizar el seguimiento de satélites en tiempo real, estos consultan bases de datos existentes en Internet, y realizan el cálculo en base a modelos matemáticos. En este documento, se hará uso de alguno de estos programas, para poder actualizar la posición a cada instante y mover los motores hacia donde corresponda. Además, este dispositivo, debe ser controlador desde una PC que esté ubicada dentro de la institución.

1.4 Metodología de trabajo

El trabajo, se divide en cuatro etapas, denominadas "fase 1, fase 2, fase 3 y fase 4" respectivamente. En la primera fase, se va a definir los requerimientos del sistema (capítulo actual), luego se va a proponer una solución a para cumplir estos requerimientos (cap. 2), y luego se van a seleccionar algunas piezas electrónicas para la construcción de la solución (cap 3.).

En la segunda fase, se va a desarrollar el software que debe realizar el sistema de control, tanto para el usuario, como para la computadora que controla la antena. El orden del trabajo, es primero decidir qué softwares se usarán sobre la/s computadoras de la institución, y luego programar el microcontrolador o PC que realiza el control sobre la antena.

En la tercera fase, se va a realizar una investigación sobre los sistemas de coordenadas y como se realizan las transformaciones de estas entre sí.

En la cuarta fase, se va a desarrollar el sistema de posicionamiento de los motores, luego se

desarrolla la interfaz para conectarse a la computadora que realiza el control del sistema. Luego, una vez desarrollado estas interfaces, se prueba el sistema realizando algún seguimiento, sea a satélites, o a estrellas, o realizando algún apuntamiento de tipo manual. Estas fases, y capítulos a lo largo del texto, se resumen en la siguiente tabla:

Fase	FaseCapítulosDescripción de la fase							
	capítulo 1	Definición del proyecto						
Fase 1	capítulo 2	Definición de los componentes que requiere el pro- yecto						
	capítulo 3	Selección de los componentes de hardware, en base a requerimientos						
	capítulo 4	Estudio de redes de computadoras						
Fase 2	capítulo 5	Software sobre la PC para el usuario final.						
	capítulo 6	Programación del microcontrolador, y conexión con Gpredict y Stellarium						
Faco 3	capítulo 7	Sistemas de coordenadas esféricos						
rase 5	capítulo 8	Implementación de los sistemas de coordenadas esféricos dentro del microcontrolador.						
Fase 4	capítulo 9	Desarrollo de un controlador para los motores de la antena						
	capítulo 10	Resultados y conclusiones del trabajo - Futuras versiones						

Tabla 1.1: Resumen del trabajo en cada fase del proyecto

1.5 Requerimientos del sistema

De lo expuesto en las secciones anteriores, podemos obtener los requerimientos para este proyecto. Los requerimientos para este proyecto se dividen en dos tipos:

- 1. Requerimientos funcionales: se definen aquellas cosas relacionadas al comportamiento del dispositivo a diseñar
- 2. Requerimientos de sistema: se refiere a como llevar a cabo la solución en sí.

La siguiente tabla, contiene una lista de ambos requerimientos:

		Medir posición de la antena.
		Recibir coordenadas desde una PC dentro del IAR.
	Requisitos funcionales	Tener control sobre la posición de la antena.
S	Teoquines Tancionario	Estacionar la antena en la posición del Cenit cuando no realice seguimientos sobre satélites.
ento		Seguimiento de satélites, naturales y artificiales, y estrellas.
rimi		No puede utilizar ningún tipo de red inalámbrica.
ədne		Existencia de componentes en el mercado local.
Re		Escalable.
	Requisitos De Sistema	Independencia entre los componentes del sistema.
		Calibración automática del sentido de movimiento y posiciones angulares.
		Bajo costo.

Tabla 1.2: Requerimientos del sistema

Componentes para la construcción de posicionador

resumen

En este capítulo se seleccionan los componentes necesarios para satisfacer los requerimientos de la sección 1.5.

2.1 Introducción

En este capítulo, se muestra que componentes, debe tener el sistema en su versión final. Estos componentes se basan en los requerimientos definidos en la sección 1.5. En el mismo, se ha divido en dos tipos de requerimientos: funcionales y de sistema.

2.2 Componentes del Proyecto

La interconexión de las partes dentro de la institución debe responder al siguiente diagrama del sistema general:



Figura 2.1: Diagrama del sistema general

Donde el bloque desarrollado en la presente tesis es el control de antena de la figura 2.1, y la configuración de software sobre las estaciones de trabajo dentro de la institución.

Por lo expuesto en la sección 1.5(requisitos del sistema), el sistema que debe realizar el control de la posición sobre la antena debe tener los siguientes componentes:

- 1. Microcontrolador o computadora para realizar el movimiento de la antena, además debe responder a una PC y comandar el movimiento de la antena.
- 2. Interfaz de usuario con el estado del sistema (interfaz o pantalla para mostrar el estado del sistema).
- 3. Interfaz de red, cableada para poder recibir órdenes desde una PC dentro de la institución.
- 4. Mediciones angulares en ambos ejes de la antena.
- 5. Sistemas electrónicos para manejo de motores.

6. Software PC de seguimiento de satélites que cuente con conectividad a la red.

Estos ítems, cumplen todos los requerimientos, tanto funcionales como de sistema. La escalabilidad y la independencia se realiza mediante el microcontrolador, ya qué, se puede actualizar el software sobre el mismo, logrando que el mismo sea escalable. La autocalibración, control, y el seguimiento de satélites, naturales o artificiales, y estrellas, se consigue con la combinación del microcontrolador con los sistemas electrónicos de manejo de motores. La recepción desde una PC de los datos, se realiza mediante la interfaz de red. Ambos requerimientos (funcionales y de sistema), deben realizarse mediante la programación del microcontrolador, y la construcción del sistema electrónico de manejo de los motores. Cabe destacar, que se deben realizar dos sistemas electrónicos para el manejo de los motores, ya que el mismo, tiene dos motores, independientes entre sí, el cual genera movimientos independientes de la antena. El requisito de bajo costo y disponibilidad en el mercado local, se analiza en el siguiente capítulo.

Selección de hardware para implementación del sistema

resumen

Se definen los componentes de hardware seleccionados para cumplir con los requerimientos, en particular, el microcontrolador, la interfaz de red, y la interfaz de usuario del sistema. El análisis se basa sobre componentes disponibles en el IAR, se seleccionan aquellos, que cumplen el requisito de bajo costo, y luego sobre los mismos, se analiza su facilidad de programación, librerías y módulos disponibles sobre estos, y otros aspectos.

3.1 Introducción

Se definen los criterios de selección del microcontrolador, además, se define la interfaz de red y la de usuario. Los componentes se han seleccionado en base a los siguientes criterios:

- 1. Compatibilidad entre las partes.
- 2. Disponibilidad de documentación para el desarrollo.
- 3. Cantidad de puertos entrada/salida de cada microcontrolador o computadora

Al ser una antena, que debe seguir satélites, se debe tener en cuenta, que los satélites, varían su velocidad, según el punto de la órbita en que se encuentren. Dado que esta velocidad varía, este seguimiento, debe adaptarse a estos cambios. Estos cambios son del orden de los segundos, y cualquier microprocesador actual funcionan en orden de los megahertz, con lo cual, si se realiza el control en tiempos del orden de milisegundos, el control podría realizarse sin ningún tipo de inconveniente. Por este motivo, la velocidad de la computadora, o su arquitectura, no es un factor crítico a tener en cuenta en los puntos de vista para la selección del hardware.

3.2 Componentes de hardware

La computadora, o microcontrolador, debe tener interfaces, para conectarse con el mundo exterior. El hecho es que requiere realizar la medición de dos posiciones en simultaneo, que son el ángulo de acimut y la altura. La antena, posee adosado, dos potenciómetros, que cumplen la función de encoders. Por ende, al tener adosado estos dos potenciómetros, el microcontrolador, debe tener dos canales o puertos de entrada que posean un conversor analógico-digital cada uno, para adquirir la señal de ambos potenciómetros.

La interfaz de red debe ser independiente del microprocesador o controlador, para cumplir con el requerimiento de escalabilidad, por ende, se debe utilizar alguna solución integrada que se conecte al microcontrolador principal, y puedan intercambiar mensajes entre ellos.

La interfaz para el estado de la antena, es una pantalla, la cual mostrará el estado de la misma. Para ello, se usará un display LCD de 16x2 que se encuentra disponible para su uso.

De lo expuesto en los párrafos anteriores, el microcontrolador, debe ser independiente de todo el hardware asociado. Además, debe poseer una electrónica asociada a cada motor, que permita encender o apagar cada motor de forma independiente. También, debe ser capaz de controlar el sentido de giro de cada motor. Dado que estas maniobras las debe realizar el microcontrolador, se requieren de al menos cuatro puertos disponibles sobre el microcontrolador(dos puertos para cada motor, y con un único puerto, se selecciona el sentido de giro).

3.2.1. Interfaz de red - Materiales disponibles

La placa disponible en el IAR, es la siguiente: chip Ethernet W5100. La misma se muestra a continuación.



Figura 3.1: Chip Ethernet W5100

La placa ethernet W5100(ver figura 3.1) es un controlador dedicado a las redes. Al recibir un dato, este lo transmite, mediante un puerto paralelo o por puerto SPI (Serial Peripheral Interface). Cabe destacar, que esta placa, solo tiene disponible el bus SPI, ya que la placa, solo viene con este protocolo. Además, esta placa, no puede compartir el bus, debido al diseño de la misma. Si desea compartir el bus, debe modificarse. Uno de los requerimientos es que no debe utilizar redes inalámbricas, por este motivo, se utiliza esta interfaz de red.

3.2.2. Interfaz de usuario

Como se expuso en la sección 3.2, se va a utilizar un display LCD de 16 columnas y 2 filas, que está disponible para su uso en el Instituto Argentino de Radioastronomía.

El display LCD, es una pantalla capaz de mostrar texto, valores numéricos, crear símbolos propios, etc. El display LCD disponible, se muestra en la figura 3.2.

La imagen, se ve que el display LCD, tiene adosado, un controlador, este controlador es un circuito integrado denominado PCF8574. Este dispositivo, es capaz, de expandir la cantidad de pines de un microcontrolador, utilizando el protocolo I2C. La ventaja de esto, es que a partir de dos pines se pueden controlar 8 puertos, y esto ahorra en cantidad de puertos de entrada y salida a la hora de elegir el microprocesador. Por ende, el microcontrolador seleccionado debe poseer un controlador o interfaz I2C

3.2.3. Microcontroladores disponibles

Los microcontroladores disponibles dentro de la institución, están embebidos dentro de placas de desarrollo, ya diseñadas, y comerciales. Por lo expuesto en las secciones anteriores (ver secciones 3.2.1, 3.2.2),el microcontrolador seleccionado debe tener las siguientes características:

- 1. Cantidad de conversores analógico/digital: 2
- 2. Cantidad de pines disponibles: 4 (mínimo)



Figura 3.2: Display LCD en el IAR

- 3. Puerto SPI: conexionado del chip ethernet
- 4. Puerto I2C: para la conexión del display

De las placas de desarrollo que hay actualmente en el IAR, se tienen las siguientes placas a analizar:

- 1. EDU-CIAA
- 2. Arduino Uno
- 3. STM32VL discovery

Donde, de las tres, se debe elegir aquella que tenga un menor valor económico, estudiar las soluciones de software y documentación que posean, y revisar si tienen puertos SPI e I2C para el display usado como interfaz de usuario y el chip Ethernet W5100. El estudio realizado se basa en las referencias [1]-[3]

3.2.3.1. EDU-CIAA



Figura 3.3: Eduu Ciaa disponible en el IAR

La placa EDU-CIAA, es una computadora de software abierto, desarrollada en argentina. Su núcleo se basa en un microprocesador cortex ARM 4. Su microcontrolador es el LPC4337. La documentación existente está incompleta. Algunas partes, están desarrolladas y otras partes, aún están en desarrollo. Posee todas las interfaces necesarias para interactuar con los demás módulos(SPI, I2C, conversores A/D y pines disponibles), se puede realizar una depuración sobre la misma placa, sobre un protocolo denominado JTAG.

Posee un IDE, y los archivos de compilación(makefile) para cargar el código sobre esta placa. La placa se muestra en la figura 3.3. La EDU-CIAA está pensada en software y hardware libre. Todos los esquemáticos de circuitos, y los componentes de software, existen disponibilidad para descargarse y modificarse libremente.

Esta placa de desarrollo, está pensada para aprender programación sobre microcontroladores, por ende, tiene todas sus interfaces integradas sobre la placa. Posee librerías disponibles para el uso de SPI e I2C. Estas librerías, no poseen documentación, por lo tanto, deben programarse a nivel de registros esta configuración, o realizar una ingeniería inversa sobre las librerías para describir su funcionamiento.

3.2.3.2. Arduino UNO

Figura 3.4: Placa Arduino Uno en el IAR



La placa de desarrollo, arduino UNO(ver figura 3.4) es una placa de desarrollo basada en hardware y software libre. Está pensada para desarrollos y prototipos rápidos, y posee un entorno de desarrollo integrado, el cual viene preparado para cargar el software dentro de él. Su lenguaje de programación es C/C++. Todos los esquemáticos, y software están disponibles en Internet. Se basa en el microcontrolador At-Mega328P.

Un punto a favor de esta placa de desarrollo,

es que poseen librerías para el manejo de los puertos SPI e I2C. En particular, existen librerías para el manejo del display mediante el uso de I2C y el chip ethernet W5100 de manera nativa, es decir, sin necesidad de instalar o descargar ninguna librería adicional. Posee disponibilidad de pines, y puertos PWM. También posee conversores analógicos digitales. La documentación disponible, se encuentra en su sitio oficial, de manera ordenada. La información no oficial, es decir, en Internet es abundante, y existen varios millones de proyectos basados en el ecosistema Arduino dentro de uno de los repositorios más grandes de software: GitHub.

3.2.3.3. STM32VL discovery



Figura 3.5: Placa STM32VLDISCOVERY disponible en el IAR

Esta placa de desarrollo, es desarrollada por la empresa STMicroelectronics. Según la información oficial de su página, esta placa está pensada para el aprendizaje del microcontrolador STM32F100. Este microcontrolador es el núcleo de esta placa, es un procesador con arquitectura ARM. Tiene 64 pines disponibles, varios conversores analógicos digitales. Tiene ejemplos y disponibilidad de software en forma gratuita. No posee documentación sobre la construcción de la placa. Existe muy poca información por fuera de la documentación oficial. Existen algunos foros de sistemas embebidos, pero la discusión es muy escasa,

y en general se encuentra en idioma inglés. La placa se muestra en la figura 3.5

3.2.3.4. Comparación de microcontroladores

Dado, que se han analizado las tres placas de desarrollo que están disponibles, se van a comparar sus prestaciones y además su disponibilidad en el mercado local. Esto se realiza, basado en las hojas de datos de cada microcontrolador. Este es necesario, ya que, si el equipo se daña durante el desarrollo, o mediante su uso, puede cambiarse de forma inmediata, sin pérdida de tiempo. Esta comparación se realiza en la siguiente tabla:

Nombre de la placa	Arduino Uno	EDU-CIAA	STM32VLDISCOVERY
Microcontrolador	ATmega328P	ARM Cortex-M4F	STM32F100
Canales ADC	6 canales -10 bit	3 canales -10 bit	16 canales - 12bit
Puertos Disponibles	15	80	70
Comunicación I2C	Si	Si	Si
Comunicación SPI	Si	Si	Si
Disponibilidad en el mercado local	Si	No	No
Precios promedios	\$1000(disponible en todo el país)	\$5.732(único local)	\$5100(mercado limitado)

Tabla 3.1: Cuadro comparativo de placas disponibles en el Instituto Argentino de radioastronomía

De la tabla 3.1, la placa seleccionada es la denominada Arduino UNO, ya que posee soluciones de software sobre el display, y soporta el chip ethernet W5100 de manera nativa. Esto, implica que la velocidad de desarrollo es superior a la de las otras placas, ya que no se requieren conocimientos detallados sobre los protocolos.

Por último, el hardware seleccionado para realizar la segunda fase de esta tesis es el siguiente:

- 1. Placa de desarrollo o microcontrolador: Arduino UNO
- 2. Interfaz de red: Chip Ethernet W5100
- 3. Interfaz de usuario: Display LCD

Estos tres componentes, ante cualquier tipo de falla, están disponibles en el mercado local, y esto facilita el seguimiento del proyecto en caso de algún fallo en los componentes de hardware. Fase II

Desarrollo de software y redes TCP/IP, Interfaz PC- usuario

Redes

resumen

Se definen los componentes básicos de una red: los modelos OSI y TCP/IP. Luego se analizan los protocolos TCP, DHCP, y el protocolo IP. Al finalizar se inspecciona el protocolo sobre una red LAN.

4.1 Introducción

En este capítulo se analizan las redes de computadoras, y como se conectan entre sí los dispositivos de una red. Además, se analizan dos modelos de capas principales: OSI y TCP/IP, donde cada uno consta de varias capas, donde se brinda un breve resumen de cada una. Luego, se analizan, dos protocolos para reconocer dispositivos en una red, el protocolo DHCP (Dynamic Host Configuration Protocol, protocolo de configuración dinámica de host), que le asigna una dirección, y el protocolo IP, que le asigna una red. También, se introduce el concepto de sniffer, y se muestra como visualizar el contenido de los datos que están circulando en una red. Los conceptos en que profundiza el presente capítulo, son aquellos de mayor interés para la construcción del dispositivo. Este capítulo se basa en un resumen de las referencias [4] y [5].

4.2 Redes de Área local

Existen tres tipos de redes: redes de área local, de área metropolitana, y redes de área amplia. El dispositivo desarrollado en el presente trabajo, se conecta a la red de área local de la institución, por ende, es importante entender de una manera elemental el funcionamiento de las redes, sus protocolos, y sus modelos de capas.

Las redes de área local, son aquellas que se interconectan distintos equipos de una institución, departamento de una empresa, etc., para que se realice un intercambio de información, a través de un medio. Las redes de área local, generalmente se dice que son redes LAN, por sus siglas en inglés (Local Area Network). En general, son redes de propiedad privada. Existe un estándar, para estas redes LAN cuando se conectan de forma inalámbrica: IEEE 802.11 (comúnmente denominado WiFi), y cuando son alámbricas existe el estándar IEEE 802.7 (comúnmente denominado ethernet). Las redes WiFi, no se utilizan en este trabajo, por utilizar técnicas de radiofrecuencia, que interfieren con los receptores de comunicaciones. En el caso de redes alámbricas, las computadoras, realizan un enlace punto a punto, a través de un dispositivo denominado **Switch**. Un switch, posee varias entradas para conectar más de una PC, y el trabajo de este, es transmitir mensajes entre computadoras, conociendo la dirección de destino, que viene incluida en el mensaje. Si se requieren redes más grandes, pueden interconectarse Switchs entre sí, y armar redes de mayor tamaño.

En el presente trabajo, se conecta el dispositivo a un switch, que esta ubicado en sala de control, del Instituto Argentino De Radioastronomía. Además al finalizar el trabajo, se solicitará que se le asigne una dirección fija dentro de la red institucional.

En el trabajo realizado en este presente informe, se usa un modelo conocido como arquitectura "cliente-servidor". En esta arquitectura, las maquinas clientes solicitan un servicio, a otra estación de trabajo, denominada servidor. Los clientes, son las estaciones de trabajo del lugar, y el servidor es el dispositivo desarrollado en esta tesis, ya que es el que brinda el servicio de apuntamiento de antena. En otras palabras, las estaciones de trabajo deben conectarse al dispositivo desarrollado.

De ahí, que se requiera el permiso correspondiente para fijar la dirección del dispositivo.

4.3 Modelo de capas

Para reducir la complejidad de las redes, se organizan en capas, donde cada capa, ofrece ciertos servicios a capas superiores, mientras les oculta detalles relacionados con la forma en que se implementan estos servicios. El uso de capas, no es un problema inherente de las redes, sino que se aplica en otros ámbitos de las ciencias de la computación. La cantidad de capas es variable, y depende del problema en cuestión. En términos de redes de computadoras, se usan dos modelos principalmente, el modelo OSI y el modelo TCP/IP. TCP/IP de siete capas, cinco capas respectivamente.

Para entender este sistema de capas, consideramos una capa y le ponemos un numero K. Supongamos que la capa K de una PC desea comunicarse con la capa K de otra. La forma en que ambas se comunican, se denomina protocolo, que define las reglas y convenciones usadas en esta comunicación.



esta figura se observan las interfaces,

Las capas, no se comunican directamente entre sí, sino que pasan la información (datos y control) a la capa inferior (en nuestro ejemplo, capa k-1), y así, hasta el nivel más bajo (capa 1). En el nivel más bajo, envía la información a otra maquina dentro de la red, y ella se encarga de pasar los datos a las capas superiores, en un proceso inverso al realizado para enviar la información. La comunicación entre capas se realiza a través de una entidad denominada interface. La figura 4.1 ilustra el proceso de capas descrito.

Este conjunto de capas y protocolos se conoce como Arquitectura de Red. La especificación de una arquitectura debe contener suficiente información como para permitir que un programador escriba el programa, o construya el hardware para cada capa, de manera que se cumpla correctamente el protocolo apropiado.

Debido a que existen muchas computadoras dentro de una organización, estos protocolos, necesitan alguna manera identificar el destinatario del mensaje y quien lo envía, esto se denomina direccionamiento o nombramiento en las capas. Para realizar esto, se definen dos modelos:

El modelo OSI y el modelo TCP/IP. Se diferencian en la cantidad de capas de cada modelo, los nombres de cada capa, pero la funcionalidad sigue siendo la misma: intercambiar información entre dos dispositivos, usando un esquema de capas, las cuales permiten que el diseñador tenga más facilidad a la hora de diseñar una red.

4.3.1. Modelo OSI

protocolo y conexionado

El modelo OSI (open systems interconnection, modelo de interconexión de sistemas abiertos), se basa en una propuesta desarrollada por la organización internacional de normas (ISO), en un intento de estandarización para los protocolos. En sí, es un modelo general, pero sus protocolos no se utilizan masivamente. Este modelo cuenta con siete capas, y los principios utilizados para llegar a ellas son los siguientes([5]):

- 1. Se debe crear una capa en donde se requiera un nivel diferente de abstracción
- 2. Cada capa debe realizar una función bien definida
- 3. La función de cada capa se debe elegir teniendo en cuenta la definición de protocolos estandarizados internacionalmente
- 4. Es necesario elegir los límites de las capas de modo que se minimice el flujo de información a través de las interfaces
- 5. La cantidad de capas debe ser suficiente como para no tener que agrupar funciones distintas en la misma capa; además, debe ser lo bastante pequeña como para que la arquitectura no se vuelva inmanejable.

Las capas, se muestran en la figura a continuación:



Figura 4.2: Capas del Modelo OSI

4.3.1.1. Capa 1 - Capa física

Esta capa, se relaciona con la transmisión de bits a través de un canal de comunicación. Los aspectos de diseño tienen que ver con las interfaces mecánica, eléctrica y de temporización, así como con el medio de transmisión físico que se encuentra bajo la capa física.

4.3.1.2. Capa 2 - Enlace de datos

La función principal es transformar un medio de transmisión puro, en una línea que esté libre de errores. Además, proporciona medios para activar, desactivar y mantener el enlace (es decir, la comunicación). Aquí, está definido un componente de hardware: la tarjeta o placa de red. Cada placa de red tiene un número único conocido como MAC address, y es único para cada dispositivo en el mundo.

4.3.1.3. Capa 3 - Capa de red

La capa de red, realiza la transferencia de información entre sistemas finales, liberando a las capas superiores del conocimiento de los medios de transmisión y tecnologías de conmutación usadas.

Si hay demasiados paquetes en la subred al mismo tiempo, se interpondrán en el camino unos con otros y formarán cuellos de botella. El manejo de la congestión también es responsabilidad de la capa de red, en conjunto con las capas superiores que adaptan la carga que colocan en la red.

4.3.1.4. Capa 4 - Transporte

En esta capa, se reciben datos de las capas superiores, y los "particiona" en unidades más pequeñas, para ser enviada a la capa de red. Además, debe asegurarse que estos paquetes lleguen a destino. En otras palabras, parte los mensajes de las capas superiores para ser transmitidas al medio de comunicación.

4.3.1.5. Capa 5 - Sesión

Esta capa, proporciona mecanismos para el control del diálogo (decidir quién debe transmitir)entre las aplicaciones de los sistemas finales. En muchos casos, estos servicios son totalmente imprescindibles, sin embargo, en algunas aplicaciones, su utilización es obligatoria.

4.3.1.6. Capa 6 - Presentación

Aquí, se define el formato de los datos que van a intercambiarse en las aplicaciones, y ofrece a las aplicaciones un conjunto de servicios de transformación de datos. Ejemplos específicos, son compresión y cifrado de datos.

4.3.1.7. Capa 7 - Aplicación

Esta capa, proporciona a los programas de aplicación, un medio para que accedan al entorno OSI. Aquí, se encuentran funciones de administración, y los mecanismos para la implementación de aplicaciones distribuidas. En esta capa, tenemos las aplicaciones de uso general, como la transferencia de ficheros, correo electrónico, navegadores web, etc.

4.4 Modelo TCP/IP

El modelo TCP/IP(Transmission Control Protocol/Internet Protocol, protocolo de control de transmisión/protocolo de Internet) es usado para conectar computadoras entre si a través de una red interna dentro de una organización. Este modelo se muestra en la siguiente figura, y se dará una breve explicación de cada capa:

Modelo de referencia TCP/IP								
Capa 4	Aplicacion							
Capa 3	Transporte							
Capa 2	Interred							
Capa 1	Host a red							

Figura 4.3: Modelo de capas TCP/IP

4.4.1. Capa 1 - Capa de Host a red

La capa 1, del modelo TCP/IP, también se la suele nombrar capa de enlace. En este documento utilizamos como nombre de capa "host a red". De esta capa, no se puede decir mucho, excepto que puntualiza que el host se debe conectar a la red mediante el mismo protocolo para que se puedan enviar paquetes IP (véase la siguiente sección). Este protocolo no está definido y varia de una red a otra.

4.4.2. Capa 2 - Interred

Su trabajo es permitir que los hosts inyecten paquetes dentro de cualquier red y que viajen a su destino de manera independiente. Una analogía es el servicio de correo. Una persona, deposita una serie de cartas internacionales en un buzón, y la mayoría de ellas se entregarán en la dirección correcta del país de destino. Es probable que las cartas, viajes a través de una o más puertas de enlace de correo internacional, pero esto es transparente a los usuarios. Este trabajo, lo realiza la capa de interred, que da transparencia a los usuarios de como viajan estos paquetes dentro de una red (ver referencia [4]). La capa de interred, define un paquete de formato y protocolo denominado protocolo IP (Internet protocol). El trabajo de la capa de interred es entregar paquetes IP al destinatario.

4.4.3. Capa 3 - Transporte

Está diseñada para permitir que las entidades iguales en los hosts origen y destino puedan llevar a cabo una conversación. Aquí se han definido dos protocolos de transporte de extremo a extremo: el TCP (transmission control protocol, protocolo de control de transmisión), es un protocolo confiable, que permite un flujo de bytes que se origina en una máquina se entregue sin errores en cualquier otra máquina. Divide le flujo de bytes entrantes en mensajes discretos y pasa cada uno de ellos a la capa de interred. En el destino, ocurre el proceso inverso, es decir, el destino reconstruye el mensaje recibido. TCP maneja control de flujo para asegurarse que un emisor rápido no sature a un receptor lento con más mensajes de los que puede manejar. El segundo protocolo de esta capa UDP (protocolo de datagrama de usuario) es un protocolo no confiable, se usa para aplicaciones que no desean la secuenciación o control de flujo de TCP y desean proporcionar el suyo. Es decir, se usa en aplicaciones donde la entrega puntual es más importante que la precisa.

4.4.4. Capa 4 - Aplicación

Contiene todos los protocolos de nivel más alto. Los primeros fueron TELNET, FTP, SMTP, etc. Con el tiempo, se han agregado otros protocolos, por ejemplo, HTTP, DNS, etc. En la siguiente imagen, se muestra la relación entre las capas del modelo TCP/IP:



Figura 4.4: Esquema de interconexión del modelo TCP/IP

4.5 OSI vs TCP/IP

Los dos modelos tienen mucho en común. Ambos se basan en un modelo de capas, independientes entre sí. Es importante tener en cuenta que se están comparando los modelos de referencia, no los protocolos de comunicación. En la siguiente figura se muestra la comparación de las capas:



Figura 4.5: Comparativa entre modelo OSI y TCP/IP

El modelo OSI, define tres partes básicas:

- 1. Servicios
- 2. Interfaces
- 3. Protocolos

El modelo OSI, define bien estas tres partes, y las distingue de una manera clara, cosa que no realiza el modelo TCP/IP. Sin embargo, los protocolos del modelo OSI, son difíciles de implementar, por esto se opta por los protocolos que se definen en el modelo TCP/IP.

Una diferencia importante, se observa en la figura 4.5, se ve que el modelo TCP/IP tiene cuatro capas, mientas el otro tiene siete. Una ventaja, en el modelo OSI, es que el protocolo de una capa, puede cambiarse con facilidad, sin afectar las demás capas, esto no es así en el modelo TCP/IP.

4.6 Protocolo IP

La capa de red, se encarga de llevar todos los paquetes a destino. Podría ocurrir, que existan varios enrutadores en el medio. Esto contrasta con la capa de enlace de datos, que asegura la fiabilidad de un extremo a otro de un cable. El protocolo IP(Internet Protocol, protocolo de internet), se encuentra en el estándar RFC 791(Request for Comments¹ver [6]), y es de acceso público. Este protocolo se denomina IP por las siglas "Internet Protocol".

La comunicación en internet funciona de la siguiente manera: la capa de transporte, fragmenta los datos de la capa superior, y se los transmite a la capa de red. Los enrutadores, reenvían cada paquete, a través de más de un enrutador, hasta llegar a destino. En el destino, la capa de red entrega los datos a la capa de transporte y se los envía a la capa de aplicación. Cuando todas las piezas llegan finalmente a la máquina de destino, la capa de red las vuelve a ensamblar para formar el datagrama original. Un datagrama es la información que viaja en una red, y está compuesta por

fase II

 $^{^1\,}$ serie de publicaciones de Internet Engineering Task Force, son los encargados de redactar protocolos y normas en el uso de internet

números binarios. Si bien, esta definición es bastante burda, es suficiente para el presente trabajo. El datagrama IP, se muestra en la figura siguiente



Figura 4.6: Datagrama IP

Este datagrama, se compone de dos partes: encabezado y carga útil. El encabezado, se compone de 20 bytes de longitud fija y una parte opcional de longitud variable. Los bits se transmiten de izquierda a derecha, y de arriba hacia abajo en la figura 4.6. Todos los parámetros, están definidos en el estándar mencionado al principio de esta sección, en este trabajo, solo nos concentramos en dos parámetros: Dirección origen y Dirección destino. Estas son las que debemos utilizar para configurar el software, y que las estaciones de trabajo puedan conectarse a nuestro dispositivo. Estas direcciones, se conocen como direcciones IP.

4.6.1. Directiones IP

Se observa en la figura 4.6 que hay 32 bits (o 4 bytes) para indicar esta dirección. Estas direcciones están compuestas de una porción de longitud variable para indicar la red en los bits superiores, y de una porción de host en los bits. La porción de red tiene el mismo valor para todos los hosts en una sola red, como una LAN Ethernet. Esto significa que una red corresponde a un bloque contiguo de espacio de direcciones IP. A este bloque se le llama prefijo.

Las direcciones IP se escriben en notación decimal con puntos. En este formato, cada uno de los 4 bytes se escribe en decimal, de 0 a 255. Por ejemplo, la dirección hexadecimal 80D00297 de 32 bits se escribe como 128.208.2.151. Para escribir los prefijos, se proporciona la ip menor en el bloque y tamaño del mismo. El tamaño se determina mediante el número de bits en la porción de red, los restantes bits (bits de host) pueden variar. Esto significa, que el prefijo debe ser potencia de dos. Por convención, el prefijo se escribe después de la ip, con los bits dedicados a los host. Por ejemplo, la siguiente notación 128.208.0.0/24, significa que hay 24 bits para la red, y 8 bits para el host.

Como el prefijo que indica la red, puede ser de longitud variable, entonces se debe realizar una operación and binario con un numero de unos en la parte de red, y ceros restantes. Este número con el que se realiza esta operación, se denomina **máscara de subred**. En el ejemplo anterior: 128.208.0.0/24, la máscara de subred es en decimal: 255.255.255.0. Si realizamos la operación and bit a bit entre 255.255.255.0 y 128.208.0.0, obtenemos 128.208.0.0, lo cual indica que pertenece a la red 128.208.0.0. En este trabajo, solo requerimos de estos conceptos, para configurar el software

de cada estación de trabajo, y realizar la conexión con el dispositivo desarrollado en el presente trabajo.

4.7 Protocolo DHCP

De la sección anterior, se obtiene que cada computadora, estación de trabajo, o dispositivo que se conecte a la red, debe al menos configurarse la dirección IP, y la máscara de subred, para que puedan intercambiar mensajes entre ellos, o utilizar cualquier servicio disponible en la red. Esto, puede resultar un proceso tedioso, por esto, se define en el estándar RFC 2131[7] un protocolo de asignación dinámicas de ips, conocido como DHCP(Dynamic Host Configuration Protocol, Protocolo de Configuración Dinámica de Host). En el estándar, están definidas la forma de comunicación para obtener estos datos, que es básicamente la dirección IP asignada de manera automática. Dentro de cada red, debe existir un servidor DHCP. para iniciar la solicitud, la máquina, envía a través de la red, una solicitud, denominada DHCPDISCOVER. Si el servidor está disponible, envía la dirección en un paquete denominado DHCPOFFER. Un paquete DHCP está conformado por los bits que se muestran en la siguiente figura:

0	1	2	3	45	6	7	8	9	1 0	1 2	3	4	5	6	7	8 9	2 9 0	1	2	3	4	5	6	7	8	9	3	1	
ī	-+-	- + -	op	(1)	-+-	i	- + -	ht	cype	(1)	-+-	Ì		hle	en en	(1)	, +-	+-	ļ	+-	ho	ps	+-	(1)	+-	+-	ī
į							-+-					;	xid	L I	(4)						+-								Ţ
į					s	ecs	3	(2))					ļ					fl	ag	s	(2)				_		Ţ
Ţ												ci	add	lr.		(4)													ļ
ļ												yi	add	lr		(4)													ļ
ļ												si	add	lr		(4)													ļ
ļ												gi	add	lr		(4)													ļ
1												ch	add	lr		(16))												
 												sn	ame			(64))												
1											:	fi	le			(12)	B)												1
1												op	tio	ns	з ((vai	ria	ble	≥)										i

Figura 4.7: Datagrama para intercambio de mensajes del protocolo DHCP

Estos parámetros, son bits, los cuales deben enviarse a través de la red. Estos campos de bits, no serán explicados, ya que están implementados dentro de la librería W5100 que maneja el entorno de arduino UNO. Estos bits están descritos en el estándar indicado en el primer párrafo de esta sección, y son de acceso público.

4.8 Protocolo TCP

Este protocolo, pertenece a la capa de transporte. Se diseño específicamente para proporcionar un flujo de bytes confiable de extremo a extremo a través de una interred no confiable. Una interred difiere de una sola red debido a que sus diversas partes podrían tener diferentes topologías, anchos de banda, retardos, tamaños de paquete y otros parámetros. TCP (transmission control protocol, protocolo de control de transmisión) se diseñó para adaptarse de manera dinámica a las propiedades de la interred y sobreponerse a muchos tipos de fallas.

La capa IP no ofrece ninguna garantía de que los datagramas se entregarán de manera apropiada, ni tampoco una indicación sobre qué tan rápido se pueden enviar los datagramas. Corresponde a TCP enviar los datagramas con la suficiente rapidez como para hacer uso de la capacidad sin provocar una congestión.

4.8.1. Servicio TCP

El servicio TCP se obtiene al hacer que tanto el servidor como el receptor creen puntos terminales, llamados sockets (puertos). Cada socket tiene un número (dirección) que consiste en la dirección IP del host y un número de 16 bits que es local para ese host, llamado puerto. Un puerto, es definido por la capa de aplicación, que es el punto de acceso a la capa de aplicación. para obtener el servicio TCP, hay que establecer de manera explícita una conexión entre un socket en una máquina y un socket en otra máquina. Existen puertos que se denominan "conocidos", y son casi un estándar, por ejemplo, el puerto 80 para el protocolo HTTP. Estos puertos conocidos, van desde 0 a 1024. Los puertos desde el 1024 hasta el 49151 son puertos que se pueden registrar en IANA², pero las aplicaciones son las que seleccionan sus propios puertos.

Todas las conexiones TCP son full dúplex y de punto a punto. Full dúplex significa que el tráfico puede ir en ambas direcciones al mismo tiempo. Punto a punto significa que cada conexión tiene exactamente dos puntos terminales. TCP no soporta la multidifusión ni la difusión.

La entidad TCP emisora y receptora intercambian datos en forma de segmentos. Un segmento TCP consiste en un encabezado fijo de 20 bytes (más una parte opcional), seguido de cero o más bytes de datos. El software de TCP decide qué tan grandes deben ser los segmentos. Puede acumular datos de varias escrituras para formar un segmento, o dividir los datos de una escritura en varios segmentos. Una cabecera está formada de la siguiente manera:

Bits	0-3	4-7	8-15	16-31					
0	Pu	Puerto Destino							
32	2. 								
64	Núm	ero de Acuse	de Recibo (A	ACK)					
96	Longitud Cabecera TCP	gitud era TCP Reservado Flags							
128	Suma de Ve	ecksum)	Puntero Urgente						
160	Oj	pciones + Rell	eno (Opcion	al)					
224	DATOS								

Figura 4.8: Cabecera del protocolo TCP

En el encabezado TCP, se tiene puerto origen, puerto destino. Si se observa, el datagrama de la figura 4.6, se tienen dos IPs: IP origen, e IP destino, y el protocolo TCP, tiene dos puertos (origen y destino), y el mismo protocolo. Este identificador de conexión se denomina 5-tupla, ya que cinco elementos son los que participan. Por último, cabe destacar, que los puertos y los datos, los define el programador o software, en la capa de aplicación. El programador al usar el protocolo TCP, no debe realizar una verificación de los datos, ya que el protocolo mismo, se encarga de esto.

 $^{^2}$ es una organización que se encarga de la numeración y asignación de nombres, y puertos únicos para cada organización que lo solicite

Estos elementos, se definen, ya que son necesarios para poder avanzar en los conceptos en el presente trabajo, ya que en un futuro, se deben configurar los software de los usuarios, y la programación del microcontrolador seleccionado en el capítulo anterior, basados en estos conceptos para poder realizar una integración exitosa, entre el microcontrolador y las computadoras del lugar.

4.9 Sniffer de red -WireShark

Un programa que pueda revisar los paquetes de una red que llegan a una computadora, y los pueda visualizar, se denomina sniffer. Un sniffer de red, no es más que un software, en el cual se pueden visualizar los paquetes recibidos, en la computadora que se encuentre instalado. El software elegido para realizar esta visualización de los paquetes se llama WireShark. Se ha elegido este software por ser software libre, y se puede aplicar filtros por paquetes, por puertos, y por IP. Además tiene muchas otras opciones que no serán contadas, ya que no se utilizan en el desarrollo del dispositivo. En la primera pantalla, se debe seleccionar la placa de red de la PC (podría tener más de una placa de red), en la que se encuentra instalado, y luego puede realizar un análisis. A continuación se muestra una imagen de un análisis hecho sobre una PC.

	. <ctrl-></ctrl->				+ 🖸
Time	Source	Destination	Protocol	Lengt Info	^
35 6.743680	52.114.132.22	192.168.0.185	TCP	66 443 → 50807 [ACK] Seq=1 Ack=2 Win=2053 Len=0 SLE=1 SRE=2	
36 6.758706	31.13.94.19	192.168.0.185	TCP	60 443 → 50701 [ACK] Seq=59 Ack=141 Win=1197 Len=0	
37 6.905385	31.13.94.19	192.168.0.185	TLSv1.2	84 Application Data	
38 6.949465	192.168.0.185	31.13.94.19	TCP	54 50/01 + 443 [ACK] Seq=141 ACK=89 W1n=102/ Len=0	
39 7.319561	192.168.0.185	224.2.2.2	UDP	/2 52866 → 8995 Len=30	
40 8.184085	192.168.0.185	1/2.21/.1/2./8	TLSV1.2	783 Application Data	
41 0.104419	192.100.0.105	1/2.21/.1/2./6	16501.2	op Application Data	
42 8.199011	1/2.21/.1/2./8	192.168.0.185	TCP	60 443 → 50803 [ACK] Seq=1 ACK=730 Win=2223 Len=0	
45 0.199019	1/2.21/.1/2./0	192.100.0.105	ICP	00 445 + 50005 [ACK] SEQ"I ACK#/01 WIN=2225 LEN=0	
44 8.320308 AE 9 357394	172 217 172 79	102 169 0 195	TLSv1 2	123 Application Data	
46 8 357293	172 217 172 78	192.100.0.105	TLSv1 2	85 Application Data	
47 8 357394	172 217 172 78	192.168.0.185	TLSv1.2	93 Application Data	
48 8.357437	192.168.0.185	172,217,172,78	TCP	54 50803 + 443 [ACK] Seg=761 Ack=140 Win=1026 Len=0	
49 8.358132	192.168.0.185	172.217.172.78	TLSv1.2	93 Application Data	
50 8.373039	172.217.172.78	192.168.0.185	TCP	60 443 → 50803 [ACK] Seg=140 Ack=800 Win=2223 Len=0	
51 9,319390	192.168.0.185	224.2.2.2	UDP	72 52866 → 8995 Len=30	
52 10.319694	192.168.0.185	224.2.2.2	UDP	72 52866 → 8995 Len=30	
					~
			stanfors \Davidson	NDE [4E0A0E30_ESEE_4D3E_8970_41EE7454700A] id 0	
Frame 1: 93 byt Ethernet II, Sr Internet Protoc Transmission Co Transport Layer	es on wire (744 bits), 93 by c: Micro-St_d2:d8:60 (30:9c ol Version 4, Src: 192.168.0 ntrol Protocol, Src Port: 50 Security	ytes captured (744 bits) on i :23:d2:d8:60), Dst: Sagemcom_ 0.185, Dst: 31.13.94.35 0894, Dst Port: 443, Seq: 1,	3f:30:63 (f8:08:4 Ack: 1, Len: 39	fr:3fr:30:63)	
Frame 1: 93 byt Ethernet II, Sr Internet Protoc Transmission Co Transport Layer	es on wire (744 bits), 93 bj c: Micro-St_dzid8:60 (38:56) ol Version 4, Src: 192.168. htrol Protocol, Src Port: Si Security	ytes captured (744 bits) on i 23/dz/d3:690, Dst: Sagencom_ 0.185, Dst: 31.13.94.35 0804, Dst Port: 443, Seq: 1,	Ack: 1, Len: 39	frisfi30:65)	
Frame 1: 93 byt Ethernet II, Sr Internet Protoc Transmission Co Transport Layer 00 f8 08 4f 3f 10 00 4f 36 51	es on wire (744 bits), 93 bj c: Nicro-St_d2:d8:60 (38:92 d) Version 4, Src: 192.168; ntrol Protocol, Src Port: 51 Security 30 63 30 9c 23 d2 d8 60 00 40 00 88 06 00 00 c8 a8 00	<pre>ytes captured (744 bits) on i 23/dz/d8:60, Dat: Sagemcom 0.185, Dat: 31.13.94.35 0894, Dat Port: 443, Seq: 1, 3 00 45 00</pre>	Ack: 1, Len: 39	fi 3fi 38:63)	
Frame 1: 93 byt Ethernet II, Sr Internet Protoc Transmission Co Transport Layer 00 f8 08 4f 3f 10 00 4f 36 51 20 5e 23 c6 ce	es on wire (744 bits), 93 bj c: Micro-St_d2:d8:60 (38:9c d) Version 4, Src: 192.168. htrol Protocol, Src Port: 50 Security 30 63 30 9c 23 d2 d8 60 08 40 00 80 06 00 08 c6 a8 06 01 bb 55 6d 40 0c ad 40	<pre>tes captured (744 bits) on i :2302:036:09, Dot: Sagencem_ a.185, Dst: 31, 13, 94, 35 0894, Dst Port: 443, Seq: 1, 0894, Dst Port: 443, Seq: 1, 0 b9 1f 04060@</pre>	Ack: 1, Len: 39	fr (
Frame 1: 93 byt Ethernet II, 57 Internet Protoc Transmission Co Transport Layer 00 f8 08 4f 3f 10 00 4f 36 51 30 5e 23 c6 ce 30 64 02 3e d3	es on wire (744 bits), 93 by c: Micro-St_d21d8:60 (38:0c d) Version 4, 5cc: 122.168. htrol Protocol, Src Port: 51 Security 30 63 30 9c 23 d2 d8 60 00 40 00 80 66 00 00 c0 88 60 0. bb 55 6d 84 00 ca 84 90 00 00 17 03 30 06 224 ec 30 00 17 03 30 222 cc	<pre>tes captured (744 bits) on i 12302436800, Dot: Sagencom 0.185, Dxt: 31,13.94.35 88994, Dxt Port: 443, Seq: 1, 98994, Dxt Port: 443, Seq: 1, 99 1f 0d - 0600 - 0600 -</pre>	Ack: 1, Len: 39	f:3f:38:63)	

Figura 4.9: análisis de los datos dentro de una red utilizando WireShark

Como se ve en la figura, se observa IP de origen, Ip de destino, y ambos puertos, y además el paquete TCP reensamblado, y el tipo de protocolo utilizado para la comunicación.

Este software, se va a utilizar, para comprobar la conexión de los programas para que realicen seguimiento de satélites. Además, se puede comprobar los protocolos implementados por los programas.

Interfaz De usuario

Resumen

Se definen las interfaces sobre las computadoras de la institución. Estas interfaces, se basan en software existente. Para seleccionar las interfaces, se realiza una comparación de varios programas. Luego de esto, se muestra cómo realizar la configuración de las aplicaciones seleccionados.

5.1 Introducción

En esta sección, analizamos los programas que son capaces de mostrar las posiciones de los satélites en tiempo real. Luego de un análisis, se seleccionan dos de estos mismos. Los programas existentes deben tener capacidad de enviar las posiciones de los satélites usando la red local de la institución. Luego del análisis de los programas, se muestran cuáles deben ser los pasos a seguir para poder configurar dichos programas.

5.2 Interfaz de Usuario

En la figura 2.1, se observa que hay estaciones de trabajo. En esta sección, definimos el software de seguimiento de satélites, para las estaciones de trabajo del lugar. Algunos de los software que se analizan fueron obtenidos desde la página web de la AMSAT (asociación mundial de satélites de radioaficionados), y otros desde la investigación a través de Internet. Los distintos programas que se analizan son:

- Gpredict
- Stelarium
- Orbitron
- Celestia
- Pass

Hay que destacar, que todos estas aplicaciones, requieren la ubicación del usuario(en este caso, de la antena), en sistemas de coordenadas terrestres(latitud y longitud del lugar, con su respectivo signo).

5.2.1. Orbitron

Este software permite la ubicación de satélites en tiempo real, permite simulaciones donde se pueden observar el día y la hora aproximada de llegada del satélite al plano del horizonte(ver capítulo 7) donde se encuentre la antena. Además, permite que observar la posición del sol y la luna en tiempo real.

Como contra de este software, es que no permite realizar el seguimiento de estrellas, y no puede conectarse a la red, para enviar estos datos a través de la red local. Solo tiene conexión con los puertos (puertos USB) de la PC para obtener los datos. Para poder enviar estos datos, a través de la red, se debe simular un puerto virtual, obtener esos datos, y enviarlos a través de la red local. Es decir, requiere un programa que haga de intermediario.



Figura 5.1: Captura de pantalla del software Orbitron

5.2.2. Stellarium

El software Stellarium, posee un seguimiento en tiempo real de estrellas, y está pensado para realizar el seguimiento usando telescopios. Tiene distintos módulos, que lo hacen personalizable. Tiene soporte para estrellas, y satélites. Estos datos, pueden enviarse a través de la red, para que los reciba un telescopio, y realice el apuntado del telescopio. Existen pluggins, de este software, que permiten enviar las coordenadas a dispositivos mediante la red. Una imagen del software puede visualizarse en la siguiente figura:



Figura 5.2: Imagen al abrir el software Stellarium

5.2.3. Celestia

Celestia es un software, que permite realizar "viajes" a las estrellas. Este software tiene un fin educativo, puede realizar algunas simulaciones, y se puede viajar al "espacio a donde uno desee". Este software no posee ningún tipo de comunicación con el exterior.



Figura 5.3: Viaje a júpiter a través de celestia

5.2.4. Pass

Pass no es una aplicación para PC en sí. Es una página web con todos los satélites representados en un mapa. La página es http://amsat.org.ar/pass. La captura de pantalla se muestra en la siguiente figura:



Figura 5.4: Captura de pantalla de la página http://amsat.org.ar/pass

Este sitio web, obtiene la geolocalización a partir de la conexión a Internet. A partir, de ellas, obtiene la orientación de la antena. Debido a que obtiene las coordenadas a partir de la conexión a Internet, se tiene un error en el apuntamiento de la antena, ya que estas coordenadas están desfasadas respecto a las reales.

5.2.5. Gpredict

El software Gpredict es un software que muestra en tiempo real las ubicaciones de los satélites dentro de un mapa, que permite, la configuración de sistemas receptores y sistemas de rotación para antenas. El mismo es libre, su código fuente está disponible en Internet, como así su programa compilado, el mismo puede usarse en Windows y Linux. Este, provee una base de datos de satélites, y se actualiza con la frecuencia que se configure. Además, soporta envió de datos mediante el uso de una red local, configurando sus parámetros. Una captura de pantalla puede verse en la siguiente figura:



Figura 5.5: Captura de pantalla del software Gpredict

5.3 Comparativa de interfaces y selección del software

Una vez, realizado el análisis sobre cada aplicación, se realiza una tabla comparando sus características:

Software	Orbitron	Gpredict	Celestia	Stelarium	pass
Posición Geográfica	Sí	Sí	No	Sí	Sí
Soporte para redes	No	Sí	No	Sí	No
Satélites	Si	Sí	No	Sí	Si
Estrellas	No	No	Sí	Sí	No

Tabla 5.1: Comparativa entre los distintos software

De la tabla, se observa que hay dos programas que pueden usarse sin ningún complemento adicional: Gpredict y Stellarium. El stellarium es un software pensado para telescopios, pero conociendo su protocolo, puede obtenerse las coordenadas para apuntar una antena, pues el software no es capaz de reconocer el tipo de dispositivo que debe apuntar. El Gpredict, es un software especializado en seguimiento de satélites en tiempo real. En lo que resta del presente texto, se utilizará el software Gpredict y el Stellarium para realizar el apuntamiento de la antena.

5.4 Software Gpredict

El software Gpredict, se basa en el software libre. Su código fuente está disponible para descargarse y compilarse, o puede descargarse directamente el archivo binario compilado. Tiene soporte para entornos Windows y Linux. Su lenguaje es C, y se basa en la librería GTK para el entorno gráfico. El software, posee un código que calcula las futuras posiciones de los satélites, en base a modelos matemáticos dentro de su código, estas se actualizan según se actualice su base de datos de satélites. Estas bases de datos se actualizan con frecuencia predeterminada por el usuario. Para el soporte de red, su software basa su comunicación en la librería llamada HAMLIB, disponible en varios lenguajes de programación para usarse. Esta librería, tiene su propio protocolo de comunicación a través de la red, además tiene funciones relacionadas al ajuste de los receptores de comunicaciones mediante la conexión a la red local.

5.4.1. Libreria Hamlib

Hamlib es una capa de software dedicada al manejo de radios y rotadores ¹de tipo comercial, y no comercial. Esta capa de software actúa por debajo de las interfaces gráficas, y aplicaciones de usuario. El software principal (en este caso Gpredict), llama a esta librería para comunicarse con los dispositivos de radio o rotadores.

Esta capa de software se relaciona con distintos tipos de radios, y tiene protocolos comerciales (algunos, se debe ver la lista de dispositivos soportados) ya implementados. Además, permite la incorporación de dispositivos que aún no estén implementados, ya que puede descargarse su código fuente desde Internet.

Esta librería, define cuatro programas para realizar pruebas, estos programas son:

- rigctl: manejo de radios por puerto serie
- rotctl: manejo de rotadores por puerto serie
- rigctld: manejo de radios mediante el protocolo TCP/IP
- rotctld: manejo de rotadores mediante el protocolo TCP/IP

Los dos últimos de la tabla anterior, son los que tienen interés dentro de este documento. Al realizar la opción de seguimiento de satélites, internamente Gpredict, llama a "rotctld", y mediante un protocolo de comunicación documentado dentro de la documentación oficial de Hamlib (ver [8]), se realiza el intercambio de mensajes entre la aplicación y el rotador.

5.4.1.1. Protocolo de comunicación

El protocolo de comunicación implementado dentro del programa "rotctld" se basa en texto plano, separado por espacios en blanco, y tiene un carácter de fin de mensaje, con el carácter salto de línea, o conocido como "\n" dentro del código ASCII.

Existen dos tipos de comandos: los denominados métodos Get y Set. Los primeros obtienen información del rotador, mientras los últimos, le envían información al rotador que es lo que debe realizar. Algunos de los comandos utilizados por este programa(Gpredict en conjunto con rotctld) son los siguientes:

 $[\]overline{1}$ Un rotador es un dispositivo que es capaz de mover la antena en la dirección que se le ordene.
	Metodos Get	Metodos Set		
Comando	Descripción	Comando	descripción	
р	Obtener posición actual del rota- dor	Р	Enviar posición al rotador	
q	Desconectar el rotador Cierra la conexión	S	Parar el rotador	

Tabla 5.2: Comandos de rotctld usados por Gpredict

Además de estos comandos, existen un comando que no encaja en la categoría de Get o Set, es el comando M, que le indica la velocidad de seguimiento de la antena, este no esta disponible en Gpredict.

Esta librería, además, posee un formato de respuesta, el cual se establece con separadores de espacio en blanco, y terminados en un salto de línea, para el caso de métodos GET. Estos métodos, piden información al rotador, y está definida cada respuesta dentro del manual de HAMLIB. Estas, pueden verse en su manual(vea referencia [8]).

5.4.2. Selección de satelites y creación del perfil

El software Gpredict, permite seleccionar los satélites a realizar seguimiento mediante la elección de los mismos, y creando lo que se denominan "módulos". Cada módulo puede seleccionar los satélites a seguir, además, pueden agregarse satélites a seguir, añadiendo la base de datos manualmente.

Al iniciar el software (ver figura 5.5) este viene con un módulo predeterminado, que se denomina "Amateur". Este viene con algunos satélites precargados.

Para crear un módulo, debe dirigirse a file \rightarrow new module, como se muestra en la siguiente imagen:



Figura 5.6: Creación de un módulo dentro de Gpredict

Al realizar esto, se abre la ventana, dónde selecciona los satélites a seguir. Esta ventana se muestra en la figura 5.7. En esta ventana, seleccionamos los satélites, y lo nombramos al módulo.

😵 G	opredict: Amateur						ı ×
File	Edit Help						
202	🎉 Create new module						×
samp	Module name arduino						26
60°.	Ground station ** DEFAUL	.T ** ▼ A	dd				
30°	Satellites						
0°	٩	E					
-30-	All satellites	•		Double click on a satelli other box.	te to move if	t to the	
-40-8 :	Available Satellites	Catnum		Selected Satellites	Catnum		
	3CAT-2 2015-049G	41732 40905		2020-051B 2020-051C	45940 45941		
	2020-051A AALTO-1	45939 42775	>	2020-051D 2020-051E	45942 45943		
	AAUSAT-II AAUSAT 4	42729 32788 41460	<	2020-053A 2020-053B	45985 45986		
	AEOLUS AEROCUBE 4.5A AEROCUBE 4.5B	43600 38767 38768					
	AEROCUBE 5A Properties	39465			Cancel	ОК	

En este caso, se lo denomina arduino.

Figura 5.7: Selección de satélites para el nuevo módulo creado

Donde dice "Ground station", se debe configurar latitud y longitud de la antena. Luego se presiona OK. Después de esto, ya se creó el módulo. Para abrirlo cuando desee, debe dirigirse a file \rightarrow open module, y elegir "arduino" como módulo.

5.4.3. Configuración del rotador en Gpredict

Para configurar el rotador, en la página que se abre al iniciar el programa(ver figura 5.5), debe dirigirse a edit \rightarrow prefences. Al realizar esto, se abre la siguiente ventana:

Spredict: Amateur	– ø ×
File Edit Help	
Amateur Amateur	
2020/06/17 23:45:23 34 GPREDICT Preferences :: General	× *
2000/06/17 23:461:33	sage Logs 20/06/17 23:45:24 Reset 1.0 ⁻¹ 10 ⁻¹
e Visibility : Davlight	Calical OK
	△ ● ₩ d)) ESP 20:45 🔜

Figura 5.8: Configuración de rotador

Luego de esto, debe presionar en la parte izquierda de la figura anterior, donde dice "interfaces". Al realizar esto, debe presionar, en la pestaña "rotators". A continuación se la ventana que se abre al presionar sobre interfaces

😵 Gpredict: Amateur							- 0 X
File Edit Help							
Amateur Amateur							
2020/06/17 23:47:04	3 GPREDICT P	references :: Interfaces				×	X Y
sample · Copenhagen, Denmark	- 34	Radios Rotators					Next: AO-85 in 42:43
F0-29-	General	Config Name Host Port	Rig Type PTT Status	VFO Up VFO Down	LO Down LO Up	Sign	the second
30%	Modules					50-50	
0°							
-30°	Interfaces						
•A0-85							
-00	Predict						
-150°1 -120°1 sample	-9					120°	120.41
	_						
W							
		Add new Edit	Delete				
					Cancel OK		
	S		Visib	ility : Daylight			
🕂 Ħ 💽 🗖 <mark>7</mark> 🔼 (<u> </u>	😐 🧱 刘 .	🦲 🚾 🔕			へ 🌰 👯 🕼	ESP 20:47

Figura 5.9: Configuración de rotador

Luego, debe presionar en la pestaña rotators, y presionar donde dice "add new", y se abre una ventana como la que se muestra en la figura 5.10:

🔕 Gpredict: Amateur		- 0 ×
File Edit Help		
Amateur Amateur		
2020/06/17 23:49:55	K GPREDICT Preferences :: Interfaces	• X
sample - Copenhagen, Denmark	Radios Rotators	Next: AO-85 in 39:55
60° F0 2	General Config Name Host Port Min Az Max Az Min El Max El Azimuth Type	
	A CONTRACTOR OF	
30°	a tes	SO-50
	Edit rotator configuration X	
00	Name	
-30°	Interfaces Host localhost	
A0 [*] 85		
-60°	Predict	
-150° -120° -9	Az type $0^{\circ} \rightarrow 180^{\circ} \rightarrow 360^{\circ}$ \checkmark	120° 150°
	Min Az 0 - + Max Az 360 - +	
	Min El 0 - + Max El 90 - +	
	Azimuth end stop position 0 - +	
w		
	Add New Edit Delete	
	Cancel OK	
5	Visibility : Daylight	
i 🕂 🕂 💽 🧮 🗾 💆 🥯	- <u>🗠 ڬ 🔤 🧏 刘 🖉 🖳 🔕</u>	^

Figura 5.10: Configuración de rotador

Los parámetros a configurar son nombre del rotador (el que desee el usuario), ángulos máximos y mínimos de la antena. Estos parámetros se verán en el siguiente capítulo. Además, se observan que se debe definir el host y el puerto. El host, es la IP del dispositivo desarrollado en el presente documento, y el puerto, se define según el gusto del usuario, en nuestro caso, se va a utilizar

el puerto por defecto (4533). Luego de rellenar los datos, debe seleccionar OK, y con esto, está configurado el rotador. Se pueden definir tantos rotadores como se deseen, se deben repetir los pasos.

Una vez creado el rotador, para visualizar el rotador desde la pantalla principal, debe dirigirse a la parte derecha de la pantalla principal, y presionar ahí. En ese lugar, aparece un menú, debe dirigirse a "antena control", como se ve en la figura 5.11



Figura 5.11: Ver el rotador o rotadores configurados

Al realizar este paso, aparece el rotador de antena, que se ve en la siguiente figura



Figura 5.12: Panel de control del rotador de Gpredict

En esta figura, se observan dos botones, y dos menús, y un mapa de la antena. Estos dos botones son "track" y "engage". En el menú de track, realizamos el seguimiento automático. El menú, engage, sirve para realizar la calibración de la antena. El sistema de coordenadas empleado por este software es horizontal-azimutal, con el cero en el polo norte. Estas coordenadas son definidas en la fase 3, donde se muestra el análisis matemático de estas.

Las medidas angulares, corresponden a los ángulos de la antena, estos se van a mostrar en el capítulo correspondiente a sistemas de coordenadas. Por ahora, solo basta con conocer la interfaz, luego se ajustan los detalles, para configurar el Gpredict, en base a la antena que tiene la institución, ajustando los ángulos y los límites de la misma. Esto se realiza en el siguiente capítulo, también, se muestra cómo se comunica Gpredict con el dispositivo desarrollado en el presente texto.

5.5 Software Stellarium

Este programa, es libre, y está pensado en el apuntamiento de telescopios. Posee seguimiento de estrellas y satélites. Debido a que el apuntamiento de los telescopios, y/o antenas, depende de la posición del observador en la tierra, se debe configurar la posición geográfica dentro del software, para que se pueda realizar el apuntamiento de forma correcta. Para elegir la posición, dentro del software stellarium, oprimiendo el botón F6 o moviendo el cursor del mouse hacia la izquierda, y seleccionando posición, se abre la siguiente ventana de configuración:



Figura 5.13: configuración de coordenadas locales dentro de stellarium

En esa ventana, debe seleccionarse, la latitud, longitud y altitud del lugar en el que se encuentra el telescopio o antena. Esta guía ha sido basada en la referencia [9], que es el manual oficial del software.

5.5.1. Configuración de la red en Stellarium

Para poder conectar una PC de la institución, con el dispositivo, debe configurar el puerto(o socket) con el cual se intercambiarán mensajes, y la dirección IP del dispositivo receptor, que será el encargado de mover la antena o telescopio. Para configurar el telescopio, debe dirigirse a configuración, luego presionar en la pestaña pluggins, y en la parte izquierda seleccionar "control del telescopio". A continuación se deja la imagen de este proceso:

5.5. SOFTWARE STELLARIUM | 34



Figura 5.14: Abrir el pluggin control del telescopio en Stellarium

Una vez, en esta ventana, se debe seleccionar el botón "configurar", debajo a la izquierda de esta ventana, y luego, se abre una ventana cómo la que se muestra a continuación.

	Principal Informació	in Extras Tiempo H	k Ierramientas	Configuración Scripts Plugins				×	0	۲	¥
	Análisis de Observa 🔺	Control del tele		Telesco	opios	>	<				
	ArchaeoLines	Este plug-in permite que	Telescopios	Opciones	Ayuda	Acerca de	(un "telescopio GoTo").				
	Control Remoto		Telescopios	Controlados							
	Coordenadas del Ra		#▲ Estatus	Тіро	Nombre						
	Ecuación de Tiempo										
	Editor del Sistema										
	Escenarios 3D										
	Estrellas Náuticas		Presion un nue	ie para agregar vo dispositivo							
	Exoplanetas			N							
	Interfaz de usuario										
-	Lluvia de Meteoros						-	det .	1000	100	
Sec.	Marcas de Brújula	0					and the second second				and in
1	S Medidor de ángulos	- KNARL LANDARD	► Conecta	ar 🖌 📭 💼			Constant Constants			SO	
S State	Novas Brillantes	And the second se	Presione el bo	tón "" para establecer u	una nueva conexió	n al telescopio					
	Oculares	RESERVED AND A					AREAL COMPANY				100
1. Mar	Púlsares								1.01	1	
	Quásares	Opciones								10	
1994	Satélites	Cargar al inicio				Configur	ar		Sec. 1	124	
04	Sincronización rem 🔻	The second second second		and the second			A State of the state	1 2			
Ti	ierra, mi casa, 777 m	1+*50%	FOV 60°	17.9 FPS 202	1-01-02 17:12:34 U	TC-04:13 (LMST)					

Figura 5.15: Añadir un telescopio dentro del software Stellarium

Luego, debe presionar donde muestra la imagen anterior para empezar a agregar el primer dispositivo. Se realiza un clic sobre el símbolo recuadrado en rojo de la figura anterior, se abre la siguiente ventana, donde deben elegirse los parámetros para configurar el dispositivo hacia cual enviará los datos.



Figura 5.16: Ventana de configuración de red del software Stellarium.

Donde dice "localhost", debe introducirse la IP del dispositivo que es capaz de realizar el movimiento de la antena, el nombre, es a elección del usuario, y hay dos tipos de coordenadas: J2000 y fecha de equinoccio. Estas coordenadas están relacionadas con la selección de la referencia para las coordenadas ecuatoriales. Estas se discuten en el capítulo 7. Se elige J2000.

Una vez configurado el dispositivo, queda por intentar entender el protocolo, que éste emplea para comunicarse con los dispositivos. Si desea conocer más opciones de este programa, puede ver la referencia [10]

5.5.2. Protocolo de comunicación Stellarium

El stellarium, no es capaz de recibir datos en este modo de configuración (al menos, por lo investigado hasta el momento), pero si es capaz de enviar datos al dispositivo conectado en la red. Este emplea dos números binarios, uno para cada eje. Según su documentación, al configurar un dispositivo, este invoca a un programa denominado "telescope server", el cual trabaja sobre TCP/IP. Este, es el que envía las coordenadas al dispositivo. Los mensajes se basan en bytes, donde están agrupados del siguiente modo:

- LENGTH : 2 bytes Indica la longitud total del mensaje
- TIME : 8 bytes. Tiempo UT a partir de 01/01/1970 en microsegundos. Actualmente en desuso
- RA: 4 bytes(sin signo) ascensión recta:
- DEC : 4 bytes, con signo

status: 4bytes con signo. Si status = 0 -¿OK, si status;0 hay algún error.

Cabe destacar, que internet, o las redes, son protocolos Big-Endian, mientras que el microcontrolador atMEGA328p (arduino UNO) es Little-Endian. Big-Endian y litle Endian, se refiere al modo de leer los datos dentro de un registro o posición de memoria dentro de un microprocesador. Esto es similar a los lenguajes, que se leen de izquierda a derecha o de derecha a izquierda. Por ejemplo, suponga el número binario 0111 0000, en el sentido usual, se lee en hexadecimal como 70. Este caso se denomina Litle-Endian. En caso de que se represente como Big-Endian se escribe como 07 en hexadecimal. Dada esta situación, los bits que llegan al microcontrolador, se deben reorganizar para que se interpreten correctamente.

Software del Microcontrolador

Resumen

Se describe el proceso realizado para programar el software para el microcontrolador ATmega328P, bajo el entorno arduino, y sus librerías. Además, se muestra cómo deben interconectarse los componentes, y los circuitos correspondientes para realizar las pruebas sobre cada parte del software. Cada parte del software desarrollado, se realizan las verificaciones, y se muestran los resultados obtenidos. Una vez, realizadas todas las pruebas, se procede a integrar todo el software, y se realiza una prueba final, y se verifica la funcionalidad. La versión de software presentada en este capítulo, es una parte del desarrollo. En la siguiente fase del proyecto, se implementa e integra la parte restante del mismo (fase 3).

6.1 Introdución

El software, requiere del hardware seleccionado en el capítulo 3. Este hardware, debe interconectarse entre sí antes de empezar a programarse sobre el microcontrolador. Una vez realizado este proceso, se desarrolla el software en base a los requerimientos de 1.2. Para la programación, se divide el trabajo en el siguiente orden:

- 1. Autocalibración: necesaria para que el software sea capaz de reconocer la orientación de la antena.
- 2. Control de posición: requiere que se realice la autocalibración correctamente. Esta función, decide los movimientos de giro de la antena en base a la autocalibración.
- 3. Scheduler o planificación: necesaria para realizar el control, a tiempo controlador, y no se utilice un esquema de polling.
- 4. Conexión del dispositivo a la red. Conectarse con Gpredict y stellarium: en esta parte del desarrollo, se realiza la programación de los protocolos implementados por cada uno de estos programas. Cada programa tiene protocolos distintos.
- 5. Display LCD: se utiliza para mostrar información.

Luego del desarrollo de cada parte del software, se procede a su integración, y análisis del código, utilizando herramientas provistas por el fabricante del chip ATmega328P (microchip).

6.2 Diagrama del sistema

En base a los componentes seleccionados, en el capítulo 3, estos deben interconectarse entre sí, mediante sus protocolos de comunicación. El sistema de control, se compone del diagrama en bloques mostrado en la figura 6.1.

Este diagrama en bloques muestra cual es el protocolo de comunicación utilizado por cada dispositivo. La conexión entre el bus SPI soportada por el microcontrolador y el chip ethernet, es el modo 0 (ver apéndice A), y la conexión con el display es mediante el protocolo I2C (descripto en el apéndice A). El bloque de drivers de motores, son dos controladores de motores, y dos encoders, pero se ha puesto una único bloque, ya que el sistema de control es el mismo en ambos motores.



Figura 6.1: Diagrama general del sistema de control

6.3 Esquema eléctrico de los componentes

El lenguaje de programación del entorno Arduino es C/C++, la programación se desarrolla en C, mientras, el uso de librerías externas requiere el uso de C++. Estas librerías son la librería Ethernet, display LCD, y la librería para el manejo del puerto serie. El software, debe comunicarse con el display LCD (ver figura 3.2) mediante el protocolo I2C y con el chip W5100 (ver figura 3.1) mediante el protocolo SPI (ver apéndice A). Por ende, antes de empezar a realizar cualquier tipo de programación, se deben conectar los componentes entre sí, para poder realizar la programación, y las pruebas. No se ha utilizado ningún simulador, ya que se disponen de los materiales y componentes, e instrumental necesario para realizar la medición sobre los elementos directamente.

Antes, de realizar cualquier conexión, se realiza un análisis de los pines disponibles en la placa de desarrollo Arduino Uno, para realizar el desarrollo sin cambiar los pines físicos a lo largo de este trabajo. En primer lugar, se consideran los pines que deben ser utilizados para conectar el chip ethernet a la placa de desarrollo. Los puertos SPI físicos del de la placa Arduino UNO son los pines 11, 12 y 13. El puerto de Slave Select se selecciona mediante software. El chip ethernet W5100, dispone de cinco puertos para conectarse a un microcontrolador. Estos son, el bus SPI (incluido el slave select), y el de reset. El puerto de Slave Select y reset, pueden conectarse a cualquier puerto del microcontrolador. Los únicos puertos que no pueden cambiarse son aquellos relacionado a las señales del bus SPI. Por ende, en el microcontrolador, los puertos 11, 12, y 13, se conectan al chip ethernet W5100, sin opción a cambiarse.

La conexión del display LCD, requiere de comunicación I2C, el cual utiliza dos pines de la placa de desarrollo. Estos pines son los llamados A4 y A5 dentro de la placa. Además, de estos, se requiere cuatro pines adicionales, para controlar el sentido de giro de cada motor(dos pines por cada motor). Estos, deben poseer modulación por ancho de pulso, para poder realizar un control de

fase II

velocidad en próximos desarrollos de este dispositivo. En este informe, solo se realizará un control de tipo ON/OFF. Los pines disponibles que poseen modulación de ancho de pulso son los pines 9-10, 5 y 6. Luego de estos pines, se deben seleccionar dos pines adicionales, para poder medir la posición angular de la antena, de estos pines se eligen los pines A0 y A1 respectivamente. A continuación, se deja la imagen de cuales son aquellos puertos que se han seleccionado.



Figura 6.2: Pines seleccionados sobre la placa de desarrollo Arduino UNO para realizar el prototipo

Una vez, definidos los puertos a utilizar, se deben conectar los componentes a la placa de desarrollo. Esta conexión, se realiza usando cables denominados "dupont" en una protoboard. Para saber cómo se deben conectar el display LCD y el ethernet Shield W5100, se deben conocer su disposición de pines, o en lenguaje de la jerga electrónica, se debe conocer el "pinout" de cada componente. La explicación de cada pin disponible de cada dispositivo, se muestra en el apéndice A. Se muestra el pinout de cada dispositivo en la siguiente figura:



Figura 6.3: Pinout de ambos componentes, para poder realizar la conexión con la placa de desarrollo de Arduino Uno





Figura 6.4: Esquema de conexiones entre la placa de desarrollo y los periféricos utilizados

Para realizar las conexiones, revisando el diagrama de conexiones dentro del apéndice A, se debe conocer cuáles son los pines que corresponden a las señales SPI e I2C dentro de la placa de desarrollo. Observando el manual y la hoja de datos([1]), se obtiene que los pines de la placa de desarrollo para conectar los dispositivos es la siguiente (ver figura 6.4):

- pines del microcontrolador para conectarse con Chip W5100:
 - Pin 13 SCK
 - Pin 12 MISO
 - Pin 11 MOSI
 - Pin 4 Slave Select(SS)
 - Pin 3 Reset
- Puertos para conectarse con el Display LCD:
 - Pin A5 SCL
 - Pin A4 SDA

Por último, no se dispone de la conexión al motor aún, se prueban conectando en los pines A1 y A0, dos potenciómetros, de 10Kohms cada uno, ya que cada motor tiene adosado un potenciómetro que es utilizado como encoder. Para conocer si el sentido de giro es correcto, en los pines 5,6,9 y 10, se conecta una resistencia y un led, cada uno de los led, tiene por finalidad, mostrar si el motor gira en sentido correcto, pero estos no se muestran en el esquemático. El esquema de conexiones se muestra en la figura 6.4.

A continuación, se deja una imagen del armado del circuito en una protoboard, en ella, se incluyen las resistencias y diodos led que no se encuentran en la imagen 6.4.



Figura 6.5: Imagén del protoboard armado para realizar las primeras pruebas con el software.

Donde se han conectado los diodos led y los potenciómetros de la siguiente manera:

- led rojo: puerto 9
- led verde: puerto 10
- led amarillo: puerto 6
- led azul(el led transparente de la imagen): puerto 5
- potenciómetro azul: puerto A0
- potenciómetro gris: puerto A1

6.4 Diagrama general del software

El software, debe cumplir los requerimientos presentados en el capítulo inicial del presente documento. En principio, debe tener la capacidad de realizar la autocalibración, al inicio de su programa. Por otro lado, en caso de que no se esté siguiendo ningún satélite o estrella, debe tener la capacidad de volver a la posición de equilibrio de la antena. Esta posición de equilibrio se denomina cenit. Esto, es un requerimiento

Cada uno de los motores de la antena, posee adosado un potenciómetro, que gira con el motor, esto funciona como un sistema de encoders, para medir la posición angular en base a la tensión. Esta tensión, se mide sobre los pines A0 y A1 de la placa de desarrollo principal. Esta medida, debe actuar sobre los pines 5 y 6 para un eje, y sobre los pines 10 y 9 para el otro eje. Además, debe saber el sentido de giro al prender el led 5 y 6, o 10 y 9. El sentido de giro debe obtenerse de la función de autocalibración.

El sistema de control, es del tipo ON/OFF, el cual mide la posición y apaga el motor cuando llega a la posición indicada. Son dos controles independientes para cada motor. El estado de apagado, es equivalente a poner en nivel bajo los puertos 5 y 6, o 9 y 10, según de que eje se trate. Esta posición a la que debe moverse la antena, viene dada a través de la red, a partir de los programas presentados en el capítulo anterior.

Además, el software debe informar en todo momento al usuario de su estado (medida angular en ambos ejes, si está en el cenit, debe escribir la palabra cenit), y la dirección IP asignada por la red, por medio del display LCD.

Por lo expuesto en los párrafos anteriores de la presente sección, debe realizarse un sistema temporizado, que lea los puertos analógicos A0 y A1, y realice una acción de control en base a su valor. La acción de control es encender el/los motores en un determinado sentido de giro, y apagarlo cuando llegue a su posición. Además, en caso que no esté realizando ningún seguimiento, se debe verificar que la antena se encuentre en el cenit. Esto debe realizarse, ya que podrían existir vientos, y/o condiciones climáticas adversas que puedan mover la antena de su posición de equilibrio (el cenit).

Por lo expuesto en párrafos anteriores, se desarrolla el diagrama de software en la figura 6.6. En este diagrama, se muestra el software desarrollado en el microcontrolador, y como actúan los distintos puertos del microcontrolador con el hardware. El driver de cada motor, en la figura, se realiza en la fase 4, y es un diseño de hardware. Los encoders 1 y 2 respectivamente, son potenciómetros adosados al eje de cada motor. Estos potenciómetros son de 10Kohms cada uno. Las coordenadas angulares, se denominan ángulo de azimut y altura respectivamente, en astronomía de posición, y por eso se le dio ese nombre. En el capítulo 7 hay una descripción con más detalle de estas coordenadas.



Figura 6.6: Diagrama general con las partes de software y hardware

En la figura se observan dos recuadros, uno denominado "POLLING", y otro denominado "ISR - Esquema de tiempos". El cuadro de POLLING indica que el puerto SPI se mira todo el tiempo, para conocer si uno de los programas de la PC(Gpredict, o Stellarium) quiere realizar un movimiento sobre la antena.

El cuadro donde dice "Buffer", son las variables globales que interactúan con las funciones del programa. Estas variables globales son:

- mover_posicion_az y mover_posicion_h: referencia para el control de posición, obtenida a través de los programas Gpredict o Stellarium.
- altura:Posición del ángulo de altura de la antena.
- azimut:Posición del ángulo de azimut de la antena
- movimiento_motor_1[2] y movimiento_motor_2[2]: en esta se guarda el sentido de giro de cada

motor. Dado, que se requieren dos pines para controlar el sentido del motor, y el software debe guardar el sentido de giro, al encender un puerto u otro, estos se guardan en esta variable de tipo vector, siendo:

- movimiento_motor_1[0]: Guarda el pin correspondiente al sentido de giro de acimut, sentido Oeste - Este
- movimiento_ motor_1[1] : ídem, salvo que el sentido es contrario.
- movimiento_motor_2[0]: Guarda el puerto correspondiente al sentido de giro desde el plano del suelo hasta llegar a 90° respecto a este.
- movimiento_motor_2[1] : ídem, pero guarda el puerto correspondiente al sentido contrario. (a 90° respecto del suelo, hacia el plano del suelo).

En este diagrama, se han puesto las funciones principales. Cada función, se compone de distintas variables y funciones auxiliares que sirven de soporte al programa general. Estas no se muestran en el diagrama de la figura 6.6. Estas funciones, que sirven de soporte a cada función, se muestran a lo largo del presente capítulo.

El orden del trabajo sobre el software es primero realizar la función de autocalibración. La función de autocalibración, implica que debe llamar a la función mover_antena(n_motor,sentido_giro). En esta sección, se desarrollan ambas funciones. Una vez obtenida y realizada las pruebas sobre la función de autocalibración, se procede a realizar el sistema de control. Después se continúa con la lectura de los programas Gpredict y Stellarium respectivamente. Luego de esto, se realiza el esquema de polling y el esquema de tiempos o planificación. En la jerga de programación, se denomina "programación por scheduler". Luego en la siguiente fase (fase 3), se desarrolla la teoría de coordenadas, y se implementa la función de transformación de coordenadas. La función que escribe en el display, se desarrolla en la parte final del presente capítulo.

6.5 Función de autocalibración

Esta función, es la primera que se desarrolla. Se supone que el lector posee conocimientos básicos de programación en C/C++, y cómo debe preparar el entorno para el desarrollo. El entorno elegido es visual Studio Code con el pluggin de PlatformIO. En el apéndice se encuentra como instalarlo y empezar a utilizarlo.

Antes de realizar la programación, se realiza un archivo, denominado "pinout_ard_uno.h", el cual tendrá todas las definiciones de puertos, mostrados en la figura 6.2. El archivo contiene las sentencias mostradas en el código 1.

Donde las variables TIMERS_CLOCKS y DEBUG (resaltadas en el código 1) son utilizados para realizar compilaciones condicionales, mientras se desarrolla. Las compilaciones condicionales se explican en el apéndice B.

Una vez definido los puertos, para realizar esta función de autocalibración, debe conocer cual es el sentido de giro, al poner en estado alto, el pin 10 y 9, o 6 y 5, y guardar este resultado. Para realizar esto, cada motor que mueve la antena, tiene adosado un potenciómetro. El giro de este potenciómetro, nos indica la medida angular. Un potenciómetro, consta de tres pines, donde uno está conectado a la fuente de tensión, otro a tierra, y el del medio se dirige al pin A0 o A1 del microcontrolador. Al girar este, cambia su resistencia entre el punto medio y tierra, cambiando la tensión, y esta tensión es la que se mide desde el microcontrolador. En la figura 6.7 se encuentra la imagen de un potenciómetro.

```
/**** PINES PARA EL CONTROL DE LOS MOTORES
                                                    ***/
2
     // motor de cenit
з
    #define MOTOR_1_S1
                          5
4
    #define MOTOR_1_S2
                          6
\mathbf{5}
    // motor de azimut
6
    #define MOTOR_2_S1
                          9
7
    #define MOTOR_2_S2
                         10
     /* PINES ETHERNET */
10
     #define PINSS 4
11
     #define PINRESET 3
12
13
     /* PINES ENCODERS*/
14
     #define PINENCODERAZ AO
                                  //MEDIDA DE azimut
15
     #define PINENCODERH A1
                                  //MEDIDA DE ALTURA
16
17
       flags para utilizar depuracioon
18
      #define TIMER_CLOCKS 0 // para depurar las aplicaciones sin timers establecidos
19
                              // depuración de aplicaciones usando puerto serie
      #define DEBUG
20
21
```

codigo 1: definición de los puertos del microcontrolador. El nombre del archivo es "pi-nout_ard_uno.h".



Figura 6.7: Vista de un potenciómetro, y sus respectivas conexiones de tensión, y con el microcontrolador.

Como se observa en la figura 6.7, la salida de tensión (pin 2 de la figura), con respecto a GND, cambia, cuando se gira el eje del potenciómetro. Esta tensión, es la que se mide el conversor analógico digital del microcontrolador ATmega328p. El conversor analógico-digital se explica en el apendice B

Para poder realizar la autocalibración, se debe definir, si la tensión en un extremo de la posición de la antena, es máxima, y en el otro extremo es mínima. Con esto, la función de autocalibración se dará cuenta, cual es el sentido en que se está moviendo la antena (esta definición debe realizarse en ambos ejes de la antena). Esta, se da cuenta revisando si la tensión de entrada, está aumentando o disminuyendo, y en base a esto, se asignan los sentidos de giro dentro de las variables movimiento_motor_1 y movimiento_motor_2.

Los sentidos de giro de máxima y mínima tensión, se deben definir sobre los ejes de la antena. Estos ejes se mueven como muestra la figura 6.8.

La antena, solo tiene movilidad ESTE- OESTE, apuntando hacia el sur. Por este motivo, se define que la mínima tensión este dada en el oeste, y la máxima tensión en el este, donde se define 0° en el OESTE, y 180° en el ESTE, en sentido antihorario. En sentido del eje horizontal, definimos la mínima tensión, a 90° respecto al piso, y máxima tensión cuando la antena se encuentre a 0° del plano del suelo. Se usa esta convención para realizar la medida sobre el ángulo de altura. Además, debe definirse a que eje del movimiento de la antena, corresponde a cada puerto.



Figura 6.8: Movimientos que puede realizar la antena usando sus dos motores.

Se observa que el código 1, define el puerto A0 para el ángulo azimutal y el puerto A1, para el ángulo de altura. Las definiciones de tensión y puertos, se resumen en la tabla 6.1:

Eje	Puerto	punto de máxima tensión	punto de mínima tensión
azimut	A0	$\operatorname{Este}(180^{\underline{0}})$	$Oeste(0^{\underline{o}})$
altura	A1	paralelo al suelo	90^{0} respecto al suelo

Tabla 6.1: Definición del sistema de coordenadas para la antena

Por lo expuesto en los párrafos anteriores, la función de autocalibración debe realizar los siguientes pasos:

- 1. Poner en alto, los pines 5 y 10 respectivamente, y los pines 6 y 9 en bajo
- 2. Tomar el dato de los puertos analógicos-digitales de los pines A0 y A1.
- Guardar este dato, y compararlo con el próximo. Si es mayor, gira en un sentido u otro. Esto debe realizarse para ambos ejes.
- Esperar que llegue al final de su recorrido la antena (ambos ejes). Luego guarda el valor final. Se da cuenta, que llega a su recorrido final, si las últimas tres muestras son idénticas
- 5. invertir los pines del paso 1, y realizar los pasos 2 y 3 respectivamente, pero ahora, guarda el segundo valor final. Luego se comparan ambos, y el programa, puede saber en qué sentido giraron los motores. Con estos valores, se calcula la resolución angular del apuntador.

Esta función, se debe realizar al iniciar el equipo.

Antes, de realizar la función de autocalibración, se realiza la función que obtiene los datos de la posición actual, desde la lectura de los potenciómetros, y las guarde en las variables azimut y altura, respectivamente. Para esta función, se han creado dos archivos: uno denominado "lectura_encoders.cpp" y otro denominado "lectura_encoders.h". Este último, tiene los prototipos de las funciones compartidas, que deben ser accedidas desde otra parte del código. El archivo "lectura_encoders.cpp", tiene las funciones propias de su funcionamiento, y el comportamiento de las funciones definidas en "lectura_encoders.h". Los archivos se encuentran en el CD anexo al presente informe.

La única función definida en este archivo es leer_encoders(), cuyo propósito es guardar el valor leído por el conversor analógico digital, cuando se está autocalibrando. Si no se está autocalibrando, deberá devolver las coordenadas correspondientes. Esta parte, se encuentra desarrollada en la siguiente sección. Ambas funcionalidades, se encuentran desarrolladas en el CD anexado con el presente informe.

Una vez realizado el proceso de lectura de los encoders por parte del microcontrolador, ahora resta la función de autocalibración. Esta esta divida en dos archivos, uno denominado "control_motores.h" y "control_motores.cpp".

Esta función de autocalibración, debe ser capaz de mover los motores, por ende, se crea la función mover_antena(char n_motor,sentido), donde n_motor es el motor de azimut si n_motor es uno, o el motor de altura si toma el valor 2. Esta variable define el número de motor. Los sentidos, se definen como 0,1, o 2 respectivamente, siendo:

- sentido = 0 : Apagar motor
- sentido = 1 : Encender el puerto MOTOR_1_S1(ver código 1, ídem para las otras variables mencionadas) en alto y MOTOR_1_S2 en estado bajo si el número de motor es 1, si el número de motor es 2,se definen en alto el puerto MOTOR_2_S1 y en bajo el puerto MOTOR_2_S2
- sentido = 2: define los puertos en forma inversa al sentido que los define sentido = 1

Una vez, se ha definido la función mover_antena(char n_motor, char sentido), se pasa a realizar la función de autocalibración. El código de la función de mover_antena(char n_motor, char sentido), se observa en el apéndice del presente capítulo.

La función de autocalibración, utiliza las funciones leer_encoders y mover_antena, y funciones auxiliares. Estas funciones son:

- assign_value_autocal()
- mover_antena(char n_motor, char sentido)
- function_compare_autocalibracion()
- assignar_sentidos_motores()

Además, utiliza variables auxiliares. Estas se denominan:

- ult4ad[4]: guarda los últimos cuatro valores leídos del encoder. En ult4ad[0] y ult4ad[1] guarda los últimos dos valores del ángulo de azimut, y en ult4ad[2] y ult4ad[3] guarda los dos últimos valores del ángulo de altura.
- estado_autocalibracion[2]: guarda el sentido(1,2, o 0) del motor en el estado actual. El valor de estado_autocalibracion[0] corresponde al motor de azimut, y el otro al valor de sentido del motor de altura
- calibracion_encoders[4]: guarda los valores máximos y mínimos leídos por los encoders. calibracion_encoders[0] y calibracion_encoders[1] corresponden a los valores del encoder correspondiente al ángulo de azimut. Los otros dos, corresponden al valor del ángulo de altura.

El código desarrollado para las funciones complementarias, se halla en el CD que se encuentra anexado al presente informe. El diagrama de flujo del funcionamiento de la función de autocalibración, y sus funciones auxiliares, se muestra en la figura 6.9. La función assignar_sentidos_motores() se encarga de guardar los sentidos dentro de la variables buffer motor_asignacion_1 y motor_asignacion_2, según los criterios de la sección anterior.



Figura 6.9: Diagrama de flujo de la función de autocalibración.

La idea del algoritmo es la siguiente:

- 1. Llamar a la función assign_value_autocal(). Esta lee los encoders, y pone sentido = 1 en ambos motores. asigna los valores de calibracion_encoders[0] y calibracion_encoders[1] en uno.
- 2. Luego espera un segundo, este proceso es necesario, para darle tiempo a la antena de realizar algún movimiento.
- 3. LLama a la función de comparación function_compare_autocalibracion(). Esta función, es la encargada de realizar las comparaciones y cambiar el estado de calibracion_encoders[0] o calibracion_encoders[1], cuando cambia por primera vez, se cambia a 2, y la tercera vez, cambia a cero. La comparación debe realizarse cada un segundo, para que la antena, tenga el tiempo suficiente de moverse.
- 4. assignar_sentidos_motores(): Toma los valores de calibracion_encoders, y los compara. En base a eso, asigna los sentidos dentro de las variables asignacion_motor_1 y asignacion_motor_2

respectivamente.

La función de comparación, en primer lugar, lee los valores actuales de los encoders, y luego los compara con los anteriores para saber si el valor actual es igual al anterior. Luego, borra los valores actuales, y los pasa como valores antiguos, y los compara con los que siguen. Así, sigue hasta que los últimos dos valores son iguales. Luego, la función de autocalibración, posee el siguiente código:

```
void autocalibracion()
1
    {
2
    assign_value_autocal() ;
3
    delay(1000) ;
4
    function_compare_autocalibracion() ;
\mathbf{5}
    while (estado_autocalibracion[0]!=0 || estado_autocalibracion[1]!= 0)
6
    {
7
      delay(1000);
8
      function_compare_autocalibracion() ;
9
    }
10
    //ASIGNACIÓN DE MOTORES
11
    assignar_sentidos_motores() ;
12
    #if DEBUG==1
13
    // depuración por puerto serie
14
    Serial.print("calibracion encoders az: ");
15
    Serial.print(calibracion_encoders[0]); Serial.print(" ");
16
    Serial.println(calibracion_encoders[1]) ;
17
    Serial.print("calibracion encoders h: ");
18
    Serial.print(calibracion_encoders[2]); Serial.print(" ");
19
    Serial.println(calibracion_encoders[3]) ;
20
    Serial.print("movimiento_motor_1: ");
^{21}
    Serial.print(movimiento_motor_1[0],DEC) ; Serial.print(" ");
22
    Serial.println(movimiento_motor_1[1],DEC) ;
23
    Serial.print("movimiento_motor_2: ");
^{24}
    Serial.print(movimiento_motor_2[0],DEC);
25
    Serial.print(" ");
26
    Serial.print(movimiento_motor_2[1],DEC);
27
28
    #endif
29
30
    }
```

codigo 2: Código de la función de autocalibración. Esta definido en el archivo "control_motores.cpp"

6.5.1. Resultados de la función de autocalibración

Para revisar los resultados de la función de autocalibración, se ha definido una bandera de compilación denominada DEBUG para imprimir los resultados por puerto serie.

El prototipo armado es el de la figura 6.5, y las conexiones del potenciómetro y los diodos leds, se encuentran debajo de la imagen.

Para realizar la prueba del programa, se coloca el potenciómetro en una posición inicial, y luego se gira el potenciómetro. Hay tres posiciones iniciales, que empiece en uno de los dos extremos, o en un punto medio. Si empiezan en un extremo, solo se debería girar una vez hacia el otro extremo. Si empieza en un punto medio, se debe girar dos veces, una para un extremo, y luego hacia el otro extremo. Para realizar esta prueba, dentro del código 1 se pone la bandera DEBUG en 1,

motor 1							
posición inicial	primor giro	sogundo giro	calibracio	on_encoders	asignacion_motor_1		
posición iniciai	primer giro	segundo giro	índice 0	índice 1	índice 0	índice 1	
punto medio	giro derecha	giro izquierda	1023	1	1	2	
punto medio	giro izquierda	giro derecha	0	1018	2	1	
extremo izquierdo	giro derecha	x	0	1007	2	1	
extremo derecho	giro izquierda	х	1023	1	1	2	
		motor 2					
posición inicial	primer giro	segundo giro	calibracio	on_encoders	asignacio	n_motor_2	
posición iniciai	primer giro	segundo giro	índice 2	índice 3	índice 0	índice 1	
punto medio	giro derecha	giro izquierda	898	1	2	1	
punto medio	giro izquierda	giro derecha	17	1023	1	2	
extremo izquierdo	giro derecha	x	0	1023	1	2	
extremo derecho	giro izquierda	х	1023	1	2	1	

y se utiliza el código mostrado en 2. Este código arroja los resultados por el puerto serie. Estos resultados, se resumen en la siguiente tabla, donde el sentido viene dado, por los potenciómetros vistos de frente.

Tabla 6.2: Resultados de la función de autocalibración.

Al analizar la tabla anterior, se observa, que la función de autocalibración, responde correctamente para ambos motores. Por ejemplo, la primera fila del motor 1, se empieza del punto medio, con el sentido siendo 1 (ver sección anterior), y se gira el potenciómetro hacia la derecha, y guarda el valor leído del conversor A/D:1023 en este caso. Cambia de sentido, con el valor de sentido 2, y se gira el potenciómetro hacia el otro extremo. En este caso, el valor leído es 1. Luego, el sentido Oeste - Este es el sentido con valor 1, ya que el primer giro, aumentó la tensión (véase tabla 6.1). Luego al invertir los puertos, se gira hacia el otro lado, y se observa, que la tensión disminuye. Esto indica que el sentido de giro es en el sentido este - oeste. Luego el valor guardado del sentido Oeste - Este debe ser 1, y el sentido contrario, debe ser 2. Se analiza de la misma manera los restantes, y se observa que el comportamiento es el esperado.

Cabe destacar, que el giro de los potenciómetros se ha realizado de forma manual. Los potenciómetros que van a usarse, están adosado al eje de la antena, y estos realizan el movimiento, a medida que gira el/los motores.

6.6 Control de la posición

El control de la posición, consta en leer la posición enviada desde el software Gpredict o Stellarium, y mover la antena hacia esa posición. Además, si no recibe, ninguna posición de estos programas, el software, debe ser capaz de regresar a la posición de equilibrio, o denominada cenit. Esta posición es equivalente a 90° en posición azimutal y 90° respecto del suelo (ver figura 6.8).

Recordando, que cada motor, tiene adosado un potenciómetro, que es utilizado como encoder, se procedió a medir el potenciómetro. Este potenciómetro se encuentra adosado a cada motor, y deben medirse, para conocer la variación de la tensión en función del ángulo.

Para realizar esta medición, se ha realizado un script en el lenguaje python, que se conecta al microcontrolador, y un programa sobre el microcontrolador. El microcontrolador, envía los datos leídos del potenciómetro, y el script, los guarda en un archivo de texto. Ambos programas se encuentran en el CD anexado al presente informe.

Una vez creados ambos programas, sobre el microcontrolador, y sobre la pc (script en python), se conectó el punto medio del potenciómetro al microcontrolador, y se realizó el giro del motor con una fuente de laboratorio. Ambos motores, se giran de tal manera que la antena, tenga su recorrido completo en ambos ejes. La tensión de la fuente fue de 24 V. Estos datos, se registraron cada 1 milisegundo. Los resultados fueron los siguientes:



Figura 6.10: Medidas realizadas sobre los encoders de la antena en función del tiempo.

Se observa en el ángulo de altura (ver figura 6.10a), que el potenciómetro responde de forma lineal en función del tiempo, mientras que el ángulo de azimut, utiliza una serie de pulsos para medir la posición angular (ver figura 6.10b). Este último, será reemplazado por un potenciómetro comercial en la fase 4. Esté, será de tipo lineal.

De la función de autocalibración, obtenemos los valores máximos y mínimos del conversor A/D sobre el eje de altura, e idem cuando se adicione el potenciómetro en el eje de azimut. A partir de estos puntos, obtenemos la relación entre la tensión leída y los ángulos. Es decir, obtenemos una relación lineal entre la tensión del potenciómetro y el ángulo de la antena. En el microcontrolador, se usan los valores leídos del conversor analógico digital, para la programación.

Dado que el potenciómetro es lineal, puede construirse la ecuación de una recta, a partir de dos puntos. Estos dos puntos, son los valores máximos y mínimos del conversor A/D, y los ángulos máximos y mínimos de la antena. La convención utilizada para los ángulos se encuentra en la tabla 6.1. Para el ángulo de azimut, se tienen los puntos

$$p_{1} = (0^{\circ}, \min\{calibracion_encoders[0], calibracion_encoders[1]\})$$
$$p_{2} = (180^{\circ}, \max\{calibracion_encoders[0], calibracion_encoders[1]\})$$

Al tener dos puntos, se puede armar la ecuación de una recta, en términos de $\theta_{az} = f(AD_0)$, siendo θ_{az} el ángulo de azimut. La ecuación de la recta, viene dada por:

$$\theta_{az} = \frac{\Delta \theta_{az}}{\Delta A_d} (AD_0 - \min\{\text{calibracion_encoders}[0], \text{calibracion_encoders}[1]\})$$
(6.6.1)

Siendo:

 AD_0 : Valor leido por el conversor Analogico digital del puerto 0 $\Delta \theta_{az} = 180^\circ - 0^\circ$ $y_1 = \min\{calibracion_encoders[0], calibracion_encoders[1]\}$ $y_2 = \max\{calibracion_encoders[0], calibracion_encoders[1]\}$ $\Delta A_d = y_2 - y_1$

Para el eje de altura, se realiza un procedimiento similar al anterior, se obtiene la ecuación de la altura en función del valor leído de tensión. Denominando θ_h al ángulo de altura, se obtiene la siguiente ecuación

$$\theta_h = \frac{\Delta \theta_h}{\Delta A_d} (AD_1 - \max\{\text{calibracion_encoders}[0], \text{calibracion_encoders}[1]\})$$
(6.6.2)

Siendo:

 AD_1 : Valor leido por el conversor Analogico digital del puerto 1 $\Delta \theta_h = 90^\circ - 0^\circ$ $y_1 = \max\{calibracion_encoders[0], calibracion_encoders[1]\}$ $y_2 = \min\{calibracion_encoders[0], calibracion_encoders[1]\}$ $\Delta A_d = y_2 - y_1$

Las ecuaciones mostradas anteriormente, se implementan dentro de la función leer_encoders.

Además de esto, se debe calcular la resolución angular del dispositivo para cada eje. Esta viene dada por las pendientes de las rectas anteriores, multiplicadas por 1, ya que es el mínimo valor de cuenta que posee el conversor analógico digital. Las resoluciones, son entonces:

$$res_{h} = \frac{\Delta\theta_{h}}{\Delta A_{d}} 1 = \frac{\Delta\theta_{h}}{\Delta A_{d}}$$

$$res_{az} = \frac{\Delta\theta_{h}}{\Delta A_{d}} 1 = \frac{\Delta\theta_{h}}{\Delta A_{d}}$$
(6.6.3)

Cabe destacar, qué como magnitud del error, se ha utilizado la resolución, para realizar pruebas. En realidad, se debe tener en cuenta el ángulo sólido de la antena para realizar el control. Esta discusión, sobre el ángulo sólido de una antena parabólica, rebasa el alcance del presente trabajo. El esquema de control se muestra en la figura 6.11.

En esta parte, se programa el recuadro de la parte "control_motores(ref1,ref2)" de la figura 6.11. El control, mira una señal de error, donde la señal de error en la figura viene dada por e[k]. Hay dos señales de error, estas las denominados e_1 y e_2 . Estas señales de error vienen dadas por:

$$e_1[k] = ref_1 - \text{azimut}$$

$$e_2[k] = ref_2 - \text{altura}$$
(6.6.4)

En base a esta señal de error, que es entrada para el bloque "control ON/OFF", decide hacia donde debe moverse el motor. El sistema se para siempre que la señal de error sea menor que la resolución de cada eje. Este sistema en próximas versiones, se va a cambiar el bloque "controlONOFF" por un controlador denominado PID.



Figura 6.11: Sistema de control microcontrolado implementado en este trabajo.

eje	error	sentido de movimiento	valor variable sentido
	$e < -res_{az}$	$este \rightarrow oeste$	$movimiento_motor_1[1]$
Azimut	$e > res_{az}$	$oeste \rightarrow este$	$movimiento_motor_1[0]$
	$ e < res_{az}$	motor parado	0
	$e < -res_h$	90° \rightarrow plano del suelo	movimiento_motor_2[1]
altura	$e > res_h$	plano del suelo $\rightarrow 90^\circ$	movimiento_motor_2[0]
	$ e < res_h$	motor parado	0

El control ON/OFF, actúa según la siguiente tabla, donde para seleccionar el sentido, se basa en las variables movimiento_motor_1 y movimiento_motor_2, que se obtienen de la función de autocalibración.

La medida angular sobre la que se debe realizar el contron ON/OFF, se debe basar en el ángulo sólido de la antena, y en la potencia de ruido recibida por el microcontrolador (mas específicamente, la relación SNR, la explicación de esta, rebasa el alcance del presente informe). Esta potencia, nos da un indicativo de cual debe ser el intervalo del error para realizar el frenado de los motores en esa posición. Ambas medidas, no se pueden realizar, ya que el ángulo sólido de la antena, depende de la frecuencia de operación del receptor, mientras la potencia de ruido, depende del ambiente en el cual se coloque el dispositivo.

6.6.1. Resultados de la función de autocalibración y control

La función de control, requiere de la definición de los datos brindados por la función de autocalibración. Para la función de autocalibración, en la tabla 6.3 definimos los sentidos, siendo los resultados de las variables los que se encuentran en tabla 6.2. Luego, en base a estas variables, se observan cuales puertos son los correspondientes en base a los diodos leds referidos en la figura 6.5. La resolución, se definió en la sección anterior. El valor de referencia utilizado para realizar las pruebas es el denominado cenit: 90° en altura y 90° en azimut.

En la tabla 6.3, se observa que, la función de control responde como se esperaba, ya qué se observa que al cambiar el puntos inicial, para el mismo error, se invierte la dirección de los puertos. Esto es así, ya que la función de autocalibración, guarda el sentido de movimiento de la antena, y la función de control, los orienta en el sentido correcto.

6.7 Programación de Scheduler o planificador

La programación por scheduler (o planifidor por su traducción al español), es la base del sistema operativo en tiempo real (p. ej FreeRtos¹). El sistema consiste en la ejecución de tareas, que se denominan aplicaciones. Estas tareas, se ejecutan cada cierto tiempo, donde el tiempo lo define el programador. Esto puede definir tareas de mayor o menor prioridad, y permite la ejecución de tareas de forma asincrónica – sincrónica. La ejecución sincrónica, es la ejecución a tiempo controlado de la aplicación, mientras que la forma asincrónica, puede ejecutarse en cualquier parte del software. En este trabajo, se realiza, la programación de una base de tiempo para controlar la ejecución de tareas, y las funciones necesarias para controlar los relojes, definidos por el programador. Luego, se prueban estos relojes, con el uso de un osciloscopio, y midiendo los tiempos, y revisando que coincidan con el código desarrollado.

fase II

¹ FreeRtos es un sistema operativo de tiempo real para sistemas embebidos

	Motor 1: Motor de azimut - Referencia 90°								
a	utocalibració	'n		control					
Posición	Primer	Segundo	e > r	res_{az}	e < -	res _{az}	$ e \leq$	res _{az}	
inicial	Giro	giro	puerto on	puerto off	puerto on	puerto off	puerto off	puerto off	
punto medio	giro izquierda	giro dere- cha	MOTOR_1_S2	MOTOR_1_S1	MOTOR_1_S1	MOTOR_1_S2	MOTOR_1_S1	MOTOR_1_S2	
punto medio	giro dere- cha	giro izquierda	MOTOR_1_S1	MOTOR_1_S2	MOTOR_1_S2	MOTOR_1_S1	MOTOR_1_S1	MOTOR_1_S2	
extremo izquierdo	giro dere- cha	х	MOTOR_1_S2	MOTOR_1_S1	MOTOR_1_S1	MOTOR_1_S2	MOTOR_1_S1	MOTOR_1_S2	
extremo derecho	giro izquierda	х	MOTOR_1_S1	MOTOR_1_S2	MOTOR_1_S2	MOTOR_1_S1	MOTOR_1_S1	MOTOR_1_S1	
			Motor	2: Motor de altu	ıra - Referencia 9	0º			
a	utocalibració	n	control						
Posición	Primer	Segundo	e >	res_h	e < -	$-res_h^1$	$ e \le res_h$		
inicial	Giro	giro	puerto on	puerto off	puerto on	puerto off	puerto on	puerto off	
punto medio	giro izquierda	giro dere- cha	MOTOR_2_S1	MOTOR_2_S2	х	х	MOTOR_2_S1	MOTOR_2_S2	
punto medio	giro dere- cha	giro izquierda	MOTOR_2_S2	MOTOR_2_S1	х	x	LOW	LOW	
extremo izquierdo	giro dere- cha	х	MOTOR_2_S1	MOTOR_2_S2	х	x	MOTOR_2_S1	MOTOR_2_S2	
extremo derecho	giro izquierda	x	MOTOR_2_S2	MOTOR_2_S1	x	x	MOTOR_2_S1	MOTOR_2_S2	

Los valores de los puertos en on y off, están definidas en el archivo "pinout_ard_uno.h", cuyo código se muestra en el código 1. ¹ En el caso del motor de altura, al ser la referencia el máximo valor angular, el error, no puede darse que $e < -res_h$

Tabla 6.3: Resultados de la función de control en conjunto con la función de autocalibración.

6.7.1. Funcionamiento base de tiempo para scheduler

Este se basa en el concepto de interrupción. Las interrupciones se explican en el apéndice B. Se realiza una interrupción por timer es una interrupción sincrónica, definida por el programador. En el caso del Atmel ATMEGA 328P, posee tres timer, en el presente trabajo, se utiliza el timer2. El diagrama de este se muestra en la figura 6.12.

Esta frecuencia se selecciona del clock principal, y se hace pasar por un divisor de frecuencia, llamado preescaler. Este preescaler, solo realiza divisiones de frecuencia en potencias de dos, y se configura con un registro llamado "TCCR2B", que además configura otros parámetros. Una vez configurada la frecuencia de las interrupciones, contamos cuantas interrupciones ocurren, y se tiene el tiempo para cada tarea.

Este timer tiene 4 modos de funcionamiento. Los cuales son:

- NORMAL MODE
- Clear Timer on Compare Match (CTC) Mode
- Fast PWM Mode
- Phase Correct PWM Mode

Sin entrar en los detalles de cada uno de ellos, explicados en la hoja de datos del microcontrolador Atmel Atmega328P ([11]), los últimos dos modos, se usan para realizar un PWM, y el primero, cuenta hasta una cantidad fija, definida en 255. El modo elegido para este propósito fue el CTC (explicado en la siguiente sección), de todos los modos, es el que mejor se ajusta a una base de tiempo controlada.



Figura 6.12: Diagrama del timer 2

6.7.2. Clear Timer on Compare Match (CTC) Mode

Para configurar este modo, se deben configurar algunos registros, mostrados en la figura 6.12. En ella, se ve que los registros, tienen la terminación "nx". Esta terminación corresponde al número de timer y al canal. Así, n puede tomar el valor 0,1 o 2, y x la letra A o B. Por ejemplo: el registro OCR2A, corresponde al timer 2, y al canal A del mismo ([11]).

El registro TCNT2, se incrementa de a uno, con la frecuencia de preescaler seleccionada en el registro TCCR2B. Cuando el valor de TCNT2 coincide con el valor cargado en el registro OCR2A, se lanza una interrupción por timer. El siguiente esquema aclara lo anterior.

En el se ve, que la interrupción se ejecuta cuando TCNT2 alcanza a OCR2A. Para el cálculo de la frecuencia, usamos la siguiente formula, que viene dada por el fabricante del dispositivo

$$f_{OCnx} = \frac{f_{clk_I/O}}{2N(1 + OCRnx)} \tag{6.7.1}$$

donde



Figura 6.13: Diagrama de tiempos del modo CTC. Extraído de la hoja de datos del microcontrolador

f_{OCnx} : frecuencia de el modo CTC.	(6.7.2)
${\cal N}$: valor del preescaler, son algunas potencias de dos.	(6.7.3)
$f_{clk_{-}I/0}$: frecuencia del reloj utilizado por el microcontrolador.	(6.7.4)

Esta ecuación para calcular la frecuencia, es la frecuencia de una onda cuadrada, en el caso de la imagen 6.13, es el periodo enumerado con "1", en la imagen. Por este motivo, para conocer la frecuencia de la interrupción, se debe multiplicar por dos, al valor que brinda esta ecuación.

El valor de $f_{clk_I/0}$ es 16 Mhz, que es la frecuencia de reloj utilizada por la placa Arduino UNO (véase [1]). En este caso, buscamos que el valor sea entero, o múltiplo de 10. Para realizar esto, se utilizaron varias pruebas. Se concluyeron los siguientes valores

- N = 32
- OCR2A = 49

Si reemplazamos en la ecuación 6.7.1 nos brinda un valor de 5Khz. Entonces, la interrupción ocurrirá, con una frecuencia de 10Khz, o cada 100 μ s.

Para configurar el valor de N (denominado preescaler, dentro de la hoja de datos del microcontrolador), y la configuración CTC, dentro de cada timer, existen dos registros de configuración. Estos se llaman TCCR2A y TCCR2B, y Estos registros se deben configurar con los siguientes valores binarios:

- TCCR2A = 0b0000010
- TCCR2B = 0b00000011

El valor de cada bit, esta detallado en la hoja de datos del microcontrolador (véase [11]), y no se van a explicar en el presente documento. Al final de realizar todo este análisis, se construyó una función, que automatice esta tarea de configuración. La función tiene por nombre Base_tiempo(). El código se muestra en la figura ??

Esta función, además de configurar el modo CTC, el preescalador ,y el registro OCR2A, configura las interrupciones. La configuración de las interrupciones puede obtenerse de la hoja de datos del microcontrolador.

```
void Base_tiempo()
    {
2
     SREG = (SREG & Ob01111111);
з
     TCNT2 = 0;
4
     TIMSK2 = TIMSK2 | 0b0000010 ;
\mathbf{5}
     TCCR2A = Ob0000010;
6
     TCCR2B = 0b00000011; // 0.5 MhZ n= 32
7
     OCR2A = 49;
     SREG = (SREG & Ob01111111) | Ob10000000;
9
    }
10
```

codigo 3: Función base de tiempo.

6.7.3. Programación del Software scheduler

El software esta compuesto por 8 relojes, cuya cantidad puede programarse a partir del archivo "tiempo.cpp", el cual tiene una bandera denominada RELOJES, para configurarse la cantidad de relojes deseada. Primero deben crearse los relojes, que pueden o no estar configurados. Estos relojes, los definimos como una matriz de 8x4, donde cada fila es el número de reloj, y cada columna es hora, minuto, segundo y milisegundo. Esta matriz se llama timer dentro del código. Luego, deben crearse las funciones para interactuar con ella, además, debe crearse una bandera, que diga, que reloj o relojes contaron el tiempo preestablecido por el programador. Esto se logra con un vector de eventos, donde va guardando los relojes que han agotado su tiempo. Se usa un vector, porque puede qué exista más de un reloj que se agote su tiempo. Este vector se denomina FlagRepEvent[] dentro del código de programación. Además, creamos un vector que indica cuales relojes están activos, y lo llamamos timer_activo. Todas estas variables, necesitan, comunicarse entre sí, y la comunicación entre ellas se realiza usando funciones. En la figura 6.14 se muestra un diagrama del software programado.



Figura 6.14: Diagrama de software para el software de scheduler

6.7.3.1. Funciones

Los archivos tiempo.cpp y tiempo.h ofrecen las siguientes funciones, encapsuladas en una librería:

- TimerStart(char n_reloj,char h, char m, char s , int ms)
- AnalizoTimer(char n_reloj, char_index)
- timerClose(char n_reloj)
- timerStop(char n_reloj)
- timer_marcha(char n_reloj)

TimerStart: inicializa el número de reloj, con la cantidad de tiempo que desea el programador que se ejecute la tarea. Esta función carga la variable timer[n_reloj][] con los valores de hora, minuto, segundo y milisegundo que desea el programador(es decir, carga la fila), y además carga el vector timer_activo[] con el valor de reloj.

AnalizoTimer: Esta función se ejecuta dentro de la interrupción. Su finalidad es descontar un milisegundo a los relojes que previamente se habían cargado. Esta lo que realiza, es solamente el decremento de un milisegundo en los relojes que estén activos en el flag timer_activo. La función decrementa igual que lo haría un cronometro de bolsillo. Es decir, llega ms a cero, y mira los segundos, si los segundos no son cero, decrementa en uno el segundo, y pone en 999 la variable de ms en el número de reloj correspondiente.

TimerClose: Esta función apaga el timer correspondiente, modificando el timer_activo(poniéndolo a cero) y poniendo todo el reloj a cero.

TimerStop: Deja de contar, es equivalente a parar un cronometro, para luego seguir contando. Esta función modifica timer_activo y lo pone en cero, pero no modifica el vector de relojes, los cuales siguen sin ser modificados. Para volver a arrancar, se debe utilizar la función timer_marcha, que vuelve a poner el funcionamiento el reloj que se había frenado.

timerEvent(): esta función, observa la variable flagRepEvent[], y realiza la acción correspondiente, a ese tiempo asignado. En esta función, se asignan las tareas que debe realizar la planificación o scheduler.

6.7.3.2. Funcionamiento del software

Este software se basa en el concepto de interrupción. Se genera una interrupción cada 100us, y con una variable se cuentan 10 de ellas, y ahí ha transcurrido 1ms. Luego de 10 interrupciones, se llama a la función AnalizoTimer(), que descuenta en un milisegundo de los relojes que estén activos, y si luego de descontar, todo el reloj es cero,(es decir, la fila n_reloj es toda cero), activa el flagRepEvent correspondiente, para ejecutar la acción correspondiente. Esta acción, es activada por el switch -case de timerEvent() y ejecuta la aplicación correspondiente.

El modo de utilizarlo es llamar a la función Base_tiempo(), dentro del inicio del programa, luego con esto, se activan las interrupciones por timer. Acto seguido a esto, hay que definir el número de reloj a activar con la función TimerStart, o cuando se desee llamar, para activar el reloj correspondiente. Luego, debe definirse la acción a ejecutar por ese reloj, la cual debe estar definida dentro de la función timerEvent.

Todo el código desarrollado para estas funciones, se halla en el CD que acopaña al presente documento.

6.7.4. Resultados del software de planificación

Luego de haber construido todo el software, se realizan dos pruebas, prendiendo y apagando dos leds, cada determinada cantidad de tiempo, y se ha utilizado un osciloscopio para ver la forma de onda.

En la primera prueba, se configuran dos relojes de 872ms, y se miden con un osciloscopio. Ambos se lanzan a tiempos distintos, es decir, existe un retardo entre ambos. Los resultados se midieron en el osciloscopio. La segunda prueba, fue configurar dos relojes, parar uno y relanzarlo, mientras el otro permanecía encendido. Los resultados de ambas pruebas sobre el osciloscopio se observan en las siguientes imágenes:



(a) Primera prueba realizada sobre el software de (b) Segunda prueba realizada sobre el software de scheduler

Figura 6.15: prueba sobre el software de manejo de scheduler

Los códigos utilizados para medir esta función, no se encuentran dentro de este documento. Este, debe realizarse utilizando las funciones anteriores, y para la segunda prueba, poner un contador y parar el segundo reloj cuando llegue a un determinado valor, y seguir contando, y cuando alcance un segundo valor, volver a lanzar el mismo reloj.

Como observamos, en la primera prueba, fue generar una onda cuadrada, donde el estado de alto era de 872ms, y bajo de ese mismo tiempo. En la figura 6.15a, se observa la forma de onda en alto, y puede verse qué con los cursores del osciloscopio, la medida, fue del mismo tiempo.

La segunda prueba, se observa en la imagen 6.15b, donde, se ha parado un reloj, durante un tiempo, y se ha vuelto a empezar, manteniendo una onda cuadrada sobre el otro puerto. El resultado fue satisfactorio, ya que se observa, en el osciloscopio, como se ha frenado un puerto, mientras el otro sigue funcionando, y al cabo de un tiempo, volvió a empezar.

6.8 Conexión del software con Gpredict y Stellarium

En esta sección, se muestran los componentes principales del software desarrollado para comunicarse con estos programas, y como obtener la posición hacia donde debe ir la antena. En la figura 6.11, se observa un recuadro, que dice "decidir referencia". En esta parte del desarrollo, se trata de ver como el software, decide esa referencia. Las referencias provienen de tres fuentes posibles:

- Gpredict.
- Stellarium.
- cenit (ningún software conectado).

Para ello, dentro del programa principal, se crean dos variables: denominadas ref1 y ref2 respectivamente. Estas tendrán por defecto el valor del cenit (90° en ángulo de azimut y 90° en altura). Cuando existe una conexión, con alguno de estos programas, estos valores cambian automáticamente a aquellas coordenadas enviadas por algunos de los programas. Una vez finalizada la conexión con alguno de estos programas, estas vuelven a su valor inicial(posición del cenit).

Antes de empezar a realizar el software para comunicarnos con ambos programas, debe obtenerse la dirección IP, qué en esta etapa, será asignada por DHCP. Luego, cuando se conecte a la red institucional, se le asignará una dirección ip fija, dada por el administrador de la red.

6.8.1. Conexión a la red mediante DHCP

En primer lugar, se debe conectar el chip ethernet w5100, mediante un cable denominado utp, a un switch o router. Este cable es comúnmente conocido como cable de red.

Una vez, el chip ethernet, se ha conectado físicamente a la red, mediante un cable de red, se deben obtener los parámetros de la red, mediante el uso del servicio de DHCP(por el momento, en un futuro será fija la dirección IP del dispositivo). El entorno Arduino, provee una librería para trabajar sobre el chip ethernet W5100. Esta librería, se denomina "ethernet.h", y viene por defecto en su entorno. Esta librería, se provee de varias funciones, para poder realizar la conexión con el chip W5100 y obtener la dirección IP mediante el protocolo DHCP.

Para comenzar a utilizar esta librería, en primer lugar, se debe armar la conexión como muestra la figura 6.4. Una vez armado, se debe conectar el cable de red a la placa que posee el chip W5100. Una vez realizado, se debe realizar la petición DHCP mediante el uso de la librería.

En primera instancia, debe realizarse la configuración del puerto de slave select. Esto se realiza con la sentencia:

Ethernet.init(PINSS)

Una vez definido el pin de chip select, se debe asociar una dirección al dispositivo, denominada "dirección mac". Esta dirección es un identificador que está asociada a cada hardware que desee conectarse a la red. En el caso del chip w5100, esta dirección, se la debe dar el programador, ya que se configura mediante software. La manera de definir una dirección es:

byte mac [] = {0x00, 0xCD, 0xEF, 0xEE, 0xAA, 0xBC};

Ahora, debe procederse a obtener la dirección IP por DHCP. Las sentencias para obtener la dirección ip se muestran en el código 4. La dirección IP, que se le asigna mediante el protocolo DHCP, se muestra en el puerto serie, con este código.

```
if (Ethernet.begin(mac) == 0)
{
    Serial.print("obt_Ip");
    Serial.print(F("Fallo DHCP"));
    Serial.print(Ethernet.localIP());
    Serial.print(Ethernet.localIP());
    Serial.print(Ethernet.localIP());
    Serial.print(Ethernet.localIP());
    Serial.print(Ethernet.localIP());
    Serial.print(Ethernet.localIP());
```

codigo 4: Obtención de la dirección IP usando el protocolo DHCP

Una vez, obtenidos todos los parámetros de la red, se deben configurar los programas, Gpredict, y Stellarium. La dirección IP que se obtuvo a partir de los pasos mencionados, fue la 192.168.0.150. Esta, es la que se va a utilizar para configurar los programas.

6.8.2. Configuración de Gpredict - Programación de la comunicación

En primer lugar, debe realizarse la configuración del software Gpredict, siguiendo los pasos que se muestran en la sección 5.4.3, en la figura 5.10. Antes de realizar la configuración sobre el software, se debe recordar, que Gpredict, toma el cero del eje azimutal, en el polo norte geográfico, y en sentido de las agujas del reloj, aumenta la cantidad de grados, hasta llegar a 360° . Por este motivo, la configuración de Gpredict en el eje azimutal, debe ser entre 90° (corresponde al este), y 270° (corresponde al oeste geográfico). Dicho esto, se configura el rotador como muestra la siguiente figura:



Figura 6.16: Imagen de la configuración del software G
predict para la antena ubicada en sala de control del IAR.

6.8.2.1. Panel de control del rotador

Si se procede a abrir el rotador recién creado, se observa la imagen (ver sección 5.4.3) de la figura 6.17

Se Observa en la imagen, que tiene las siguientes partes:

- azimut: posee las coordenadas del rotador, que se envían mediante el protocolo TCP/IP. Si el rotador está conectado, en la parte read, aparece la posición del rotador.
- elevación: ídem que azimut, salvo que en el eje de altura
- target: Se selecciona el satélite que se desea seguir. Oprimiendo el botón track, se aplica la posición de azimut y elevación del satélite a seguir, tanto a azimut como a elevación
- settings: Se selecciona el rotador, y en tolerance, indica la tolerancia entre el valor leído y el valor enviado por el rotador. Cycle, es para uso interno del programa, y no debe modificarse. El botón engage es para conectarse al rotador mediante la red.



Figura 6.17: Panel de control del rotador en Gpredict

En la parte izquierda de la figura 6.17, se encuentra una gráfica en coordenadas polares. Los círculos concéntricos, indican el ángulo de altura, siendo el circulo exterior un ángulo de altura de 0° , y el centro de 90° . El ángulo desde el norte, en sentido de las agujas del reloj, indica el ángulo de azimut. Este ángulo es el que está representado en la ventana de azimut y elevación, con un círculo rojo. Por ejemplo, en la imagen de la figura 6.17, se observa, 180° azimut, y 45° elevación, y el círculo rojo, está marcado apuntando al sur, y aproximadamente en la mitad del radio del centro, hasta el circulo más grande. La imagen 6.18 aclara la explicación dada. En la figura, se observa que hay un recuadro a rayas rojas, esto indica, la visibilidad de la antena instalada en sala de control en el IAR.



Figura 6.18: Diagrama de gráfico polar en software Gpredict.

De la figura, se observa, qué en el ángulo de azimut, se tiene un desfase de 270° , entre la convención de gpredict, y la convención utilizada en este trabajo. Por este motivo, a la coordenada recibida por el software G
predict, debe restársele esta cantidad. Se denomina θ_{azgpr} a la coordenada recibida por G
predict, y θ_{az} a la coordenada que debe apuntarse, según la convención usada en

este trabajo, se tiene la siguiente ecuación:

$$\theta_{az} = 270^{\circ} - \theta_{azgpr} \tag{6.8.1}$$

Por último, se observa en la sección target y settings, los botones engage y track. Su comportamiento, se describe en la tabla6.4

track	engaje	Descripción.
off	off	No se envían comandos al rotador y tampoco se lee su posición
on	off	La posición del controlador se actualizan con la posición destino pero no se envían comandos al rotador. La posición actual del rotador no se lee. Si el satélite objetivo esta fuera del alcance, las coordenadas del controlador se establecerán en donde se espera que aparezca el satélite.
off	on	Las coordenadas azimut y altura, se envían al rotador, pero no se estable- ce ningún satélite para seguir. Este modo se puede usarse para controlar manualmente el rotador, o realizar una calibración de la antena.
on	on	La posición del satélite a seguir, se envía continuamente al rotador en caso de que exista un satélite dentro del campo de visión de la antena. Si el satélite no se encuentra dentro del campo de visión, se establece la ubicación de la antena para esperarlo, y luego seguirlo

Tabla 6.4: comportamiento al oprimir los botones track y engage

De la tabla, se observa, que la comunicación mediante el protocolo TCP/IP, se debe oprimir el boton Engage. Si se oprime este botón, la coordenada enviada, será la que aparece en la parte del panel donde dice "azimut y elevación". Si se oprime "track", y luego "engage", la coordenada enviada por TCP/IP, será aquella en la cual, se encuentre el satélite seleccionado.

6.8.3. Programación del microcontrolador

Después de configurar el programa Gpredict, para que realice la comunicación con el dispositivo desarrollado en el presente trabajo, se utiliza la librería "ethernet", provista de manera nativa con el entorno de desarrollo arduino, se debe crear un objeto, denominado servidor. La sentencia, para crear este objeto es la siguiente:

```
#define PORT_GPREDICT 4533
.EthernetServer Gpredict(PORT_GPREDICT)
```

codigo 5: definición del objeto servidor dentro del entorno arduino

Donde se encuentra definido #define PORT_GPREDICT 4533, es el puerto utilizado para la comunicación mediante el protocolo TCP/IP.

Luego, dentro del código principal, se debe realizar una captura de estos datos para poder manipularlos, y responder adecuadamente. Recordar que hay dos tipos de comandos, los comandos de tipo Get y de tipo Set. En la siguiente tabla, se ilustra el formato de los datos, tanto en la respuesta como en la llamada:

fase II

1

2
Comando	s tipo Get	Comandos tipo Set		
Protocolo de envio respuesta		protocolo de envio respuesta		
comando ¹	$par1\npar2\n$	$comando^1 par 1^2 par 2^2 n$	$par1\npar2\n$	

 1 los comandos estan definidos en la tabla 5.2

 2 par
1 y par 2 son las coordenadas de azimut y elevación respectivamente.

Tabla 6.5: Envío de respuesta y comandos entre Gpredict y el microcontrolador.

Dentro de código principal, para saber si existe algún dispositivo que quiera conectarse, se debe realizar las siguientes sentencias:

```
1 EthernetClient cliente_gpr = Gpredict.available();
2 if(cliente_gpr)
3 {
4 
5 }
```

codigo 6: captura de paquetes recibidos mediante el software Gpredict

Dentro de las llaves debe ir la acción a realizar según el comando recibido. Los comandos que utiliza Gpredict, son los que se muestran en la tabla 5.2, y el formato para responder a estas peticiones, se encuentran en la tabla 6.5. Para ejemplificar: suponga que se lee el valor de "P 155.20 38.3". Esto significa que la antena debe apuntar al punto 155.20° en azimut, y 38.3° en altura, pero debe responder la petición, como indica la tabla 6.5. Si en vez de una P, llegase una "p", este comando, indica que debe responder su posición al programa. Supongamos que la antena, se encuentra en la posición 125.0° en azimut, y 39° en altura, la respuesta a esta petición será "125.0\n 39°\n", siendo "\n" un carácter de salto de línea y en la pantalla de Gpredict, aparecerán estas coordenadas. En este ejemplo, no se aplicó la corrección de las coordenadas, están implementadas dentro del software. En el caso, que llegue un comando q (desconectarse del gpredict), se debe cambiar la referencia al cenit. En caso de el comando S, se debe para la antena, mediante la función "mover_antena". El código desarrollado, se encuentra en el CD anexo al presente informe.

6.8.4. Stellarium

Para el stellarium, debe configurarse el software, según la sección 5.5.1. Una vez allí, se configura el software como muestra la figura 6.19.

Una vez configurado, debe presionar "control + 0" o en la barra inferior, debe buscar el icono que le diga "mover el telescopio a las coordenadas definidas". Una vez allí, se le abrirá una ventana con la opción de "configurar telescopio". Debe abrir esa ventana, y le aparecerá el telescopio configurado recientemente. Puede configurar más de un telescopio si así lo desea. Aparecerá una ventana como la que se muestra en la figura 6.20.

Una vez, ahí dentro, presionando el botón conectar, se aprecia la siguiente ventana que aparece en la siguiente imagen:

donde se observan los siguientes botones y opciones:

- Rotar: envía las coordenadas al dispositivo que mueve la antena, en el caso del presente documento, es el dispositivo desarrollado en este trabajo.
- Sync: En desuso, no posee ningún tipo de uso.

fase II



Figura 6.19: configuración del stellarium



Figura 6.20: Apertura del telescopio recién creado.

- Ascensión recta: tipo de coordenadas para visualizar estrellas.
- declinación: ídem que ascensión recta.
- objeto actual, centro de la pantalla: Permite poner las coordenadas en a donde debe apuntar el telescopio, usando algún astro seleccionado, o el centro de la pantalla.
- HMS, GMS, DECIMAL: tipo de ángulo mostrado. HMS es utilizando el sistema de medición angular basado en horas, el segundo, es el sexagesimal, y el tercero es el decimal.

Este software, no trae límites para el control de la antena, ya qué al ser un software utilizado para telescopios, supone que puede girar 360° en azimut y 90° en altura. El sistema de coordenadas

fase II 6.8. CONEXIÓN DEL SOFTWARE CON GPREDICT Y STELLARIUM | 67

Ro	otar telesco	pio a _{lorux}	×
Rotar telescopio a las co	ordenadas		
Ascención <u>R</u> ecta (J2000):	0h 0m 0.00	s 🗘	
De <u>c</u> linación (J2000):	0° 0' 0.00"	Gumulo del Perixe GNGC 5316 ▼	O ES
Objeto actual		Centro de la pantalla	
	uctor of Con	o Rigi ▼entauru	
● <u>н</u> мз	<u>G</u> MS	O Decimalpolilla Gitari	
antena_sala_control_iar	- NGC	1 460	NGC
B-Ce	Por favor <u>R</u> otar ntáuridas	; seleccionę _j un objeto antes	
	Sinc.		666
Con	figurar <u>t</u> elesc	opio	

Figura 6.21: Imagen del panel de control del telescopio usando Stellarium

utilizado se denomina ecuatorial, y debe realizarse una transformación de coordenadas para poder mover la antena. Esta transformación, se realiza en la siguiente fase del desarrollo del proyecto.

6.8.5. Programación para conectarse con Stellarium

En este caso, se debe definir un nuevo objeto servidor. La nueva definición del objeto se realiza de la siguiente manera:

```
#define PORT_STELLARIUM 10000
2 EthernetServer stelarium(PORT_STELLARIUM); // socket tcp/ip para stelarium
```

codigo 7: definición de objeto servidor para conectarse con el stellarium

En la sección 5.5.2, se explica como envía los datos el stellarium, es decir, la trama de datos. En esta sección, se explica que el programa stellarium, llama a un software externo para enviar estos datos a través del protocolo TCP/IP. Este se denomina "telescope_server". La codificación que utiliza, es la siguiente, dentro de los bits, la cual según su documentación([12]), utiliza los ángulos

fase II 6.8. CONEXIÓN DEL SOFTWARE CON GPREDICT Y STELLARIUM | 68

en un sistema decimal (los siguientes datos estan en sistema hexadecimal):

- ascención recta:
 - ascensión recta 0hs = 0x100000000
 - ascensión recta 12hs = 0x80000000
 - ascensión recta 24hs = 0x00000000
- declinación:
 - declinación $-90^{\circ} = -0x40000000$

 - declinación $-90^{\circ} = -0x40000000$

y con estos valores, se realiza una regla de tres simple, para ambos ejes coordenados.

Dado que los bits, llegan desordenados (es decir, llegan en orden inverso), se los debe ordenar, para luego realizar la regla de tres simple, las instrucciones para organizar estos datos son:

```
1 uint8_t sunP[19] ;
2 ...
3
4 dec = 0x00000000 | (long (sunP[19])<<24) | (long (sunP[18])<<16) | (long
4 dec = 0x00000000 | (long (sunP[16])<<0);
5 RA = 0x00000000 | (long (sunP[15])<<24) | (long (sunP[14])<<16) | (long
4 (sunP[13])<<8) | (long (sunP[12])<<0);
6</pre>
```

codigo 8: Reorganización de los datos recibidos desde el programa stellarium dentro del microcontrolador

Donde las variables dec y RA, son las coordenadas recibidas desde el software stellarium, los bits recibidos, se guardan en el vector uint8_t sunP[20].

Una vez se realiza esto, se debe definir el código para que el microcontrolador, se comunique con el software stellarium. Este código, se realiza dentro del bucle principal del programa, y se le añade el código , dentro del comportamiento. El código es el siguiente:

```
1 EthernetClient cliente_s = stellarium.available() ;
2 long int dec ;
3 unsigned long int RA = 0 ;
4 uint8_t sunP[20] ; // vector datos recibidos
5 char state_con = 0 ;
6 if (cliente_s)
7 {
8
9 }
```

codigo 9: Parte del software que se encarga de conectarse con el software stellarium programado dentro del microcontrolador.

Luego, dentro de cada bloque if (ver código 6 y código 9), van otras líneas adicionales, las cuales no se han mostrado para no extender el documento. Estas líneas adicionales se encuentran dentro del CD que acompaña al presente texto, y se encargan de mantener la conexión entre los programas de la PC, y el microcontrolador.

6.8.6. Resultados de la conexión con Gpredict y Stellarium

En esta sección, se comprueba la conexión, el intercambio de mensajes entre stellarium y Gpredict, con el microntrolador Atmega328p, utilizando como interface de red, el dispositivo el chip ethernet w5100.

La herramienta seleccionada para realizar este análisis es el software WireShark, que se muestra en el capítulo de redes. Cada software se analiza por separado. Cabe mencionar, que el chip utilizado, no soporta ambos software trabajando en simultaneo, debido a sus limitaciones físicas, impuestas por el fabricante. Por este motivo, se prueban ambos programas por separado.

6.8.6.1. Conexión con Gpredict

Una vez, configurado el software Gpredict, para conectarse, se debe abrir el panel de control del rotador, y se debe oprimir el boton "engage" para calibrar la antena. Si la conexión funciona, dentro de los cuadros de azimut y elevación, se obtienen la posición de la antena (donde dice "read" en la figura 6.17). Esta posición, aparece como una cruz roja en el polar plot. El punto rojo, es la posición a la que se debe dirigir la antena, la cual es la coordenada azimut y altura, marcada con números más grandes en la imagen 6.17.



Figura 6.22: Conexión del microcontrolador al software G
predict mediante el uso del protocolo TCP/IP

En la prueba siguiente, se le dio a la antena, una altura de 45° y ángulo de azimut de 180°. Esta posición está marcada con un círculo rojo dentro de la gráfica polar. La posición que se encuentra el rotador, es de 253.78° en azimut y 47.85° en altura, esta posición se encuentra marcada con una cruz roja dentro de la gráfica polar (ver figura 6.22). A continuación, se han movido los potenciómetros manualmente, y se nota que, al llegar a la posición, todos los leds del protoboard, permanecen apagados. Esto es un indicativo, que tanto el control como el software responden de manera apropiada.

Luego de esta prueba, se ha probado el seguimiento de un satélite, de forma manual (es decir, moviendo los potenciómetros), en este caso, aparece el círculo rojo, la cruz indicando la posición de la antena, y un punto rojo, el cual indica la posición del satélite en el plano polar. Durante la prueba, se ha utilizado el software wireshark, para monitorizar los comandos enviados y recibidos desde Gpredict. En los comandos enviados y recibidos, no se ha mostrado ningún tipo de anomalía. En la figura 6.23 se dejan los resultados del panel de control y en la figura 6.24 los resultados del análisis hecho con wireshark.



Figura 6.23: Panel de control del monitor realizando un seguimiento satelital

No.TreeSourceDenkonProbabProbab1999.5648.03192.168.0.15.0192.168.0.15.1192.168.0.1717CP54 4796 + 4533 [ACK] Seq=41 Ack>78 kin-64163 Len-0449.55642.2192.168.0.127192.168.0.1717CP69 (170 Window Update] 4833 + 49786 [ACK] Seq=73 Ack>58 kin-2633 Len-154218.21564.8192.168.0.127192.168.0.12717CP69 (170 Window Update] 4333 + 49786 [ACK] Seq=44 Ack>58 kin-2633 Len-04318.21564.8192.168.0.127192.168.0.12717CP69 (170 Window Update] 4333 + 49786 [ACK] Seq=44 Ack>58 kin-2633 Len-04410.2529192.168.0.127192.168.0.12717CP54 49786 + 4333 [ACK] Seq=54 Ack>68 kin-26451 Len-04510.317685192.168.0.127192.168.0.12717CP54 49786 + 4333 [ACK] Seq=54 Ack>68 kin-2645 Len-134710.371354192.168.0.127192.168.0.12717CP69 (170 Window Update] 4333 + 49786 [Ack] Kin-2464 Len-134910.481172192.168.0.12717CP69 (170 Window Update] 4333 + 49786 [Ack] Kin-2463 Len-134910.481172192.168.0.12717CP69 (170 Window Update] 4333 + 49786 [Ack] Kin-2433 Len-25111.651897192.168.0.12717CP69 4776 + 4333 [RAK] Seq=73 Ack+38 Win-2464 Len-135111.651897192.168.0.12717CP69 4776 + 4333 [RAK] Seq=73 Ack+38 Win-2464 Len-135111.651897192.168.0.12717CP69 4776 + 4333 [RAK] Seq=73 Ack+38 Win-2464 Len-135111.651897192.168.0.127192.168.0.12717CP69 47		ip.addr == 192.168.0.51					\times
9999152168.e.51TCP5449766453349766LACKSeq-41Ack-78Min-64163Len-94910.26225192108.e.51192108.a.51TCP69(FTC Mindow Updzie)4533+39766[ACK]Seq-78Ack-58Min-2643Len-94110.22526192108.e.51192108.a.51TCP60453349766[ACK]Seq-78Ack-56Min-2643Len-94310.21546192108.a.51192108.a.51TCP644537Ack-76Min-2645Len-94410.23526192108.a.51192108.a.51TCP54497664533AfX5Seq-84Ack-76Min-2645Len-94510.37584192108.a.51192168.a.51TCP54497664533AfX6Seq-84Ack-76Min-2645Len-94610.37587192168.a.51192168.a.51TCP5449766FS94AcK/5Seq-78Ack-78Min-2645Len-94911.441172192168.a.51192168.a.51TCP6449764533A4776[ACK]Seq-73Ack-78Min-2645Len-95111.451797192168.a.51192168.a.51TCP644976FS94AcK/5Seq-73Ack-78Min-2645Len-95111.451797192168.a.5119216	N	o. Time	Source	Destination	Protocol	Length Info	
409.566423192.168.0.51192.168.0.127TCP60[TCP kindow Update]4533 + 49786[ACK] Seq-78ACK=11 Min-2048Len=04110.225648192.168.0.51192.168.0.127TCP60 $4533 + 49786$ [ACK] Seq-78ACK=58 kin-2043Len=154310.25522192.168.0.51192.168.0.51TCP60 $4533 + 49786$ [ACK] Seq-78ACKSeq-78ACK=58 kin-2048Len=04410.25522192.168.0.51192.168.0.51TCP54 $49766 + 4533$ [ACK] Seq-58ACK=84 kin-64157Len=04510.32755192.168.0.51192.168.0.51TCP54 $49766 + 4533$ [ACK] Seq-57ACK=84 kin-64157Len=04610.32756192.168.0.51192.168.0.127TCP60[TCP kindow Update] $4533 + 49786$ [ACK] Seq-77ACK=85 kin-2048Len=04710.31756192.168.0.51TCP54 $49766 + 4533$ [PSH, ACK] Seq-77ACK=85 kin-2048Len=04911.041172192.168.0.51TCP60[TCP kindow Update] $4533 + 49786$ [ACK] Seq-77ACK=95 kin-2048Len=05111.051897192.168.0.51T92.168.0.51TCP60[TCP kindow Update] $4533 + 49786$ [ACK] Seq-18ACK] Seq-18ACK5111.051897192.168.0.51T92.168.0.51TCP6464766 + 4533[ACK] Seq-75ACK=18kin-64134Len=05111.2648.0T92.168.0.51T92.168.0.51TCP		39 9.554398	192.168.0.127	192.168.0.51	TCP	54 49786 → 4533 [ACK] Seq=41 Ack=78 Win=64163 Len=0	
41 10.20225192.168.0.127192.168.0.51TCP69 49766 + 4533PSH, ACK Seq-41 Ack-78 kin-64163 Lem-1542 10.215648192.166.0.51192.166.0.127TCP60 49766 + 453349786 [CKK] Seq-46 Ack-56 kin-2048 Len-044 10.25572192.166.0.51192.166.0.127TCP56 49766 + 4533 [CKK] Seq-56 Ack-84 kin-64157 Lem-245 10.31765192.166.0.51192.166.0.51TCP56 49766 + 4533 [CKK] Seq-56 Ack-84 kin-64157 Lem-246 10.22558192.166.0.51192.166.0.51TCP56 49766 + 4533 [CKK] Seq-56 Ack-84 kin-64157 Lem-247 10.37154192.166.0.51192.166.0.51TCP56 49766 + 4533 [CKK] Seq-58 Ack-97 kin-64144 Lem-5148 10.38728192.166.0.51192.166.0.51TCP64 49766 + 4533 [CKK] Seq-58 Ack-97 kin-64144 Lem-5150 11.65187192.166.0.51192.166.0.127TCP60 [TCP kindow Update] 4533 + 49786 [ACK] Seq-97 Ack-58 kin-2048 Lem-951 11.65187192.166.0.51192.166.0.127TCP60 [TCP kindow Update] 4533 + 49786 [ACK] Seq-73 Ack-73 kin-2048 Lem-052 11.103452192.166.0.51192.166.0.51TCP54 49766 + 4533 [CKK] Seq-73 Ack-138 kin-64138 Lem-053 11.15702192.166.0.51192.166.0.51TCP54 49766 + 4533 [CKK] Seq-73 Ack-138 kin-64138 Lem-054 11.163440192.166.0.51192.166.0.51TCP54 49766 + 4533 [CKK] Seq-73 Ack-138 kin-64138 Lem-055 11.23348192.166.0.51192.166.0.51TCP54 49766 + 4533 [CKK] Seq-73 Ack-138 kin-64138 Lem-055 11.23348192.166.0.51192.166.0.51TCP54 49766 + 4533 [40 9.566423	192.168.0.51	192.168.0.127	TCP	60 [TCP Window Update] 4533 → 49786 [ACK] Seq=78 Ack=41 Win=2048 Len=0	
42 10.215048 192.168.0.51 192.168.0.127 TCP 60 4533 + 49786 [PSH, ACK] Seq-78 Ack-56 kim-2031 Len-6 44 10.25522 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq-56 Ack-84 kim-64157 Len-2 45 10.32558 192.168.0.127 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq-56 Ack-84 kim-64157 Len-2 46 10.32559 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq-56 Ack-84 kim-64157 Len-2 47 10.731354 192.168.0.51 192.168.0.51 TCP 67 49786 + 4533 [PSH, ACK] Seq-56 Ack-87 kim-64144 Len-6 48 10.380728 192.168.0.51 192.168.0.51 TCP 69 49786 + 4533 [PSH, ACK] Seq-56 Ack-87 kim-64144 Len-15 50 11.06187 192.168.0.51 192.168.0.51 TCP 69 49786 + 4533 [PSH, ACK] Seq-58 Ack-97 kim-64144 Len-15 51 11.06187 192.168.0.51 192.168.0.51 TCP 60 [TCP kindow update] 4533 + 49786 [AcK] Seq-133 Ack-73 kim-2048 Len-6 51 11.05187 192.168.0.51 TCP 69 49786 + 4533 [PSH, ACK] Seq-73 Ack-183 kim-64138 Len-2 51 11.156702 192.168.0.51 TCP 67 46786 + 4533 [PSH, ACK] Seq-73 Ack-183 kim-64138 Len-8 51 11.156702 192.168.0.51 TCP 64 9786 + 4533 [PSH, ACK] Seq-75 Ack-183		41 10.202295	192.168.0.127	192.168.0.51	TCP	69 49786 → 4533 [PSH, ACK] Seq=41 Ack=78 Win=64163 Len=15	
43 192.168.0.51 192.168.0.51 TCP 60 [TCP Mindow Update] 4533 + 49786 [AK] Seq=54 Ak=55 Min=2448 Len=0 44 10.37656 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [CN], Seq=56 Ak=48 Min=515 Ten=0 45 10.37656 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [AK] Seq=56 Ak=48 Min=244 Ak=58 Min=2448 Len=0 46 10.38723 192.168.0.51 192.168.0.51 TCP 64 4786 (AK) Seq=57 Ak=53 Min=2448 Len=0 49 11.04127 192.168.0.51 192.168.0.51 TCP 64 4786 (AK) Seq=77 Ak=73 Min=2448 Len=0 51 11.051897 192.168.0.51 TP2.168.0.51 TCP 64 4786 (AK) Seq=73 Ak=139 Min=64134 Len=15 53 11.105429 192.168.0.51 TP2.168.0.51 TCP 54 4786 (AK) Seq=618 Ak=75 Min=248 Len=0 53 11.105429 192.168.0.51 TCP 54 4786 (AK) Seq=73 Ak=130 Min=64134 Len=3 54 11.105449 192.168.0.51 TCP 54 4786 (AK) Seq=73 Ak=130 Min=64134 Len=4 55		42 10.215048	192.168.0.51	192.168.0.127	TCP	60 4533 → 49786 [PSH, ACK] Seq=78 Ack=56 Win=2033 Len=6	
44 10.25522 192.168.0.127 192.168.0.51 TCP 54 49786 + 4333 [ACK] Seq=56 Ack=84 Min-64157 Len=0 45 10.37765 192.168.0.51 192.168.0.51 TCP 56 49786 + 4333 [ACK] Seq=56 Ack=84 Min-64157 Len=2 46 10.327354 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [ACK] Seq=56 Ack=73 Min-64144 Len=0 47 10.37154 192.168.0.51 192.168.0.51 TCP 69 49786 + 4533 [ACK] Seq=57 Ack=58 Min-2048 Len=0 49 11.04172 122.168.0.127 192.168.0.51 TCP 69 49786 + 4533 [ACK] Seq=73 Ack=73 Min-2048 Len=0 51 11.05197 192.168.0.51 192.168.0.51 TCP 64 (TCP Mindow Update] 533 + 49786 [ACK] Seq=73 Ack=73 Min-2048 Len=0 51 11.051097 192.168.0.51 TCP 56 49786 + 4533 [ACK] Seq=73 Ack=73 Min-2048 Len=13 51 11.169040 192.168.0.51		43 10.215048	192.168.0.51	192.168.0.127	TCP	60 [TCP Window Update] 4533 → 49786 [ACK] Seq=84 Ack=56 Win=2048 Len=0	
45 10.31768 192.168.0.517 TCP 56 478.433 [PSH, ACK] Seq=56 Ack=84 Min=64157 Len=13 46 10.329530 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=58 Ack=97 Win=64144 Len=9 47 10.371354 192.168.0.51 192.168.0.51 TCP 66 [TCP Window Update] 433 + 49786 [ACK] Seq=97 Ack=58 Win=64144 Len=9 49 11.04172 192.168.0.51 192.168.0.127 TCP 66 49786 + 4533 [PSH, ACK] Seq=97 Ack=73 Win=64144 Len=15 51 11.051897 192.168.0.51 192.168.0.51 TCP 54 49786 ACK] Seq=97 Ack=73 Win=64138 Len=9 51 11.051897 192.168.0.51 192.168.0.51 TCP 54 49786 4786 LACK] Seq=103 Ack=73 Win=64138 Len=9 54 11.16940 192.168.0.51 192.168.0.51 TCP 54 49786 4533 [ACK] Seq=75 Ack=103 Win=64138 Len=9 Set<11.32346		44 10.255272	192.168.0.127	192.168.0.51	TCP	54 49786 → 4533 [ACK] Seq=56 Ack=84 Win=64157 Len=0	
46 10.329530 192.168.0.51 192.168.0.51 TCP 67 453.4 42766 PSA.4 Ack-58 Vin-65144 Len-B 48 10.388728 192.168.0.51 192.168.0.51 TCP 60 [TCP Window Update] 4533 + 49786 [AcK] Seq=97 Ack-58 Win-64144 Len-B 49 11.041172 192.168.0.51 192.168.0.51 TCP 60 [FCP Window Update] 4533 + 49786 [AcK] Seq=97 Ack-73 Win-2048 Len-B 50 11.051897 192.168.0.51 192.168.0.51 TCP 60 FCP Window Update] 4533 + 49786 [AcK] Seq=97 Ack-73 Win-2048 Len-B 51 11.051897 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq-97 Ack-73 Win-2048 Len-B 53 11.156702 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq-183 Ack-73 Win-2048 Len-B 54 11.219095 192.168.0.51 TD2.168.0.51 TCP 64 49786 FCH, Ack Seq-116 Ack+75 <td></td> <td>45 10.317685</td> <td>192.168.0.127</td> <td>192.168.0.51</td> <td>TCP</td> <td>56 49786 → 4533 [PSH, ACK] Seq=56 Ack=84 Win=64157 Len=2</td> <td></td>		45 10.317685	192.168.0.127	192.168.0.51	TCP	56 49786 → 4533 [PSH, ACK] Seq=56 Ack=84 Win=64157 Len=2	
4710.371354192.168.0.127192.168.0.51TCP5449786 + 433349786(AK)Seq=58Ack=97Min=64144Len=04810.388728192.168.0.127192.168.0.51192.168.0.127192.168.0.127192.168.0.127192.168.0.127192.168.0.127192.168.0.127192.168.0.127192.168.0.127192.168.0.127192.168.0.127192.168.0.127192.168.0.127192.168.0.51192.168.0		46 10.329530	192.168.0.51	192.168.0.127	TCP	67 4533 → 49786 [PSH, ACK] Seq=84 Ack=58 Win=2046 Len=13	
4410.38728192.168.0.51192.168.0.127TCP60[TCP Window Update]4533 49786 [AcK]Seq=97Ack-58Win-2048Len=04911.041172192.168.0.51192.168.0.51192.168.0.51192.168.0.51192.168.0.51192.168.0.127TCP604533 49786 [PSH, ACK]Seq=97Ack-73Win-2048Len=05111.051897192.168.0.51192.168.0.127TCP604533 49786 [PSH, ACK]Seq=73Ack-183Win-64138Len=05211.165702192.168.0.51192.168.0.51TCP5449786 + 4533[PSH, ACK]Seq=73Ack-183Win-64138Len=25411.169704192.168.0.51192.168.0.51TCP5449786 + 4533[PSH, ACK]Seq=73Ack-183Win-64138Len=25411.169704192.168.0.51192.168.0.51TCP5449786 + 4533[PSH, ACK]Seq=75Ack-184Win-64135Len=35511.23344192.168.0.51192.168.0.127TCP6949786 + 4533[PSH, ACK]Seq=75Ack-164Win-64125Len=35811.884635192.168.0.51192.168.0.127TCP604533 + 49786[PSH, ACK]Seq=75Ack-164Win-2048Len=96111.33344192.168.0.51192.168.0.127TCP604533 + 49786[PSH, ACK]Seq=75Ack-164Win-2048Len=96111.884635192.168.0.51<		47 10.371354	192.168.0.127	192.168.0.51	TCP	54 49786 → 4533 [ACK] Seq=58 Ack=97 Win=64144 Len=0	
49 11.041172 192.168.0.127 192.168.0.51 192.168.0.51 192.168.0.51 192.168.0.51 192.168.0.51 192.168.0.51 192.168.0.51 192.168.0.51 192.168.0.51 192.168.0.51 TCP 60 4533 + 49786 FAK.FX KCK Seq=103 Ack=73 Win=2033 Len=6 51 11.051897 192.168.0.51 TCP 54 49786 + 4533 FAK.FX AcK=73 Win=64138 Len=6 53 11.156702 192.168.0.51 TCP 56 49786 + 4533 FAK.FX AcK=73 Win=64138 Len=6 54 11.16904 192.168.0.51 192.168.0.127 TCP 56 49786 + 4533 FSH, ACK Seq=73 Ack=108 Win=64138 Len=6 55 11.219095 192.168.0.51 192.168.0.127 TCP 64 49786 + 4533 [ACK] Seq=75 Ack=108 Win=64134 Len=15 56 11.323348 192.168.0.51 192.168.0.51 TCP 64 176 AcK Seq=116 Ack=75 Win=2048 Len=0 101.1835 118.1836435 192.168.0.51 TCP 6		48 10.388728	192.168.0.51	192.168.0.127	TCP	60 [TCP Window Update] 4533 → 49786 [ACK] Seq=97 Ack=58 Win=2048 Len=0	
59 11.051897 192.168.0.51 192.168.0.127 TCP 60 4333 + 49786 [PSH, ACK] Seq=97 Ack=73 Min=2033 Len=6 51 11.051897 192.168.0.51 192.168.0.127 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=73 Ack=103 Min=64138 Len=0 53 11.156702 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=73 Ack=103 Min=64138 Len=2 54 11.169040 192.168.0.51 192.168.0.51 TCP 67 4933 + 49786 [PSH, ACK] Seq=73 Ack=103 Min=64138 Len=3 55 11.219095 192.168.0.51 192.168.0.51 TCP 67 49786 + 4533 [ACK] Seq=75 Ack=116 Win=2406 Len=13 55 11.219095 192.168.0.51 192.168.0.51 TCP 69 49786 + 4533 [ACK] Seq=75 Ack=116 Win=64125 Len=0 56 11.23348 192.168.0.51 TCP 69 49786 + 4533 [ACK] Seq=75 Ack=116 Win=64125 Len=15 58 11.884635 192.168.0.51 TCP 60 4533 + 49786 [PSH, ACK] Seq=116 Ack=90 Win=2048 Len=0 60 11.941365 192.168.0.51 TCP 60 4533 + 49786 [PSH, ACK] Seq=122 Ack=90 Win=2048 Len=15 61 11.98251 192.168.0.51 TCP 64 4786 + 4533 [PSH, ACK] Seq=912 Ack=90 Win=2048 Len=0 61 11.98251 192.168.0.51 TCP 64 4786 + 4533 [PSH, ACK] Seq=92 Ack=122 Win=64119 Len=2		49 11.041172	192.168.0.127	192.168.0.51	TCP	69 49786 → 4533 [PSH, ACK] Seq=58 Ack=97 Win=64144 Len=15	
51 11.051897 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [AK] Seq-13 Ack=73 Win=2048 Len=0 52 11.163452 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq-73 Ack=108 Win=64138 Len=0 53 11.156702 192.168.0.127 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq-73 Ack=108 Win=64138 Len=2 54 11.169040 192.168.0.127 192.168.0.127 TCP 67 4333 + 49786 [PSH, ACK] Seq-73 Ack=108 Win=64125 Len=0 56 11.23348 192.168.0.127 TCP 67 4378 + 4533 [PSH, ACK] Seq-73 Ack=108 Win=248 Len=2 56 11.23348 192.168.0.51 192.168.0.127 TCP 69 (TCP Window Update] 4533 + 49786 [ACK] Seq-116 Ack=75 Win=2048 Len=0 57 11.872378 192.168.0.51 192.168.0.127 TCP 69 49786 + 4533 [PSH, ACK] Seq-116 Ack=75 Win=2048 Len=0 58 11.884635 192.168.0.51 TD2.168.0.51 TCP 69 49786 + 4533 [PSH, ACK] Seq-116 Ack=90 Win=203 Len=6 61 11.988251 192.168.0.51 TD2.168.0.51 TCP 69 49786 + 4533 [PSH, ACK] Seq-124 Ack=90 Win=2048 Len=0 61 11.988251 192.168.0.51 TD2.168.0.51 TCP 54 49786 FAS3 [PSH, ACK] Seq-122 Ack=92 Win=2048 Len=6 61 12.604247 192.168.0.51 TD2		50 11.051897	192.168.0.51	192.168.0.127	TCP	60 4533 → 49786 [PSH, ACK] Seq=97 Ack=73 Win=2033 Len=6	
5211.183452192.168.0.127192.168.0.51TCP54549786 + 4533[PSH, ACK]Seq=73Ack=103Win=64138Len=05311.156702192.168.0.51192.168.0.51192.168.0.51TCP569786 + 4533[PSH, ACK]Seq=13Ack=103Win=64138Len=135411.169040192.168.0.51192.168.0.51TCP674533[PSH, ACK]Seq=103Ack=75Win=2046Len=135511.219095192.168.0.51192.168.0.51TCP64[TCP Window Update]4533 + 49786[ACK]Seq=116Ack=75Win=2048Len=05711.872378192.168.0.51192.168.0.51TCP6949786 + 4533[PSH, ACK]Seq=126Ack=75Win=2048Len=05811.884635192.168.0.51192.168.0.127TCP6949786 + 4533[PSH, ACK]Seq=126Ack=104Win=2048Len=06011.941305192.168.0.51192.168.0.51TCP5449786 + 4533[PSH, ACK]Seq=122Ack=90Win=2048Len=06111.98251192.168.0.51192.168.0.51TCP5449786 + 4533[PSH, ACK]Seq=122Ack=90Win=2048Len=06111.941305192.168.0.51TCP5449786 + 4533[PSH, ACK]Seq=122Ack=90Win=2048Len=06111.941305192.168.0.51TCP5449786 + 4533[PSH, ACK]Seq=122Ack=90Win=2048 </td <td></td> <td>51 11.051897</td> <td>192.168.0.51</td> <td>192.168.0.127</td> <td>TCP</td> <td>60 [TCP Window Update] 4533 → 49786 [ACK] Seq=103 Ack=73 Win=2048 Len=0</td> <td></td>		51 11.051897	192.168.0.51	192.168.0.127	TCP	60 [TCP Window Update] 4533 → 49786 [ACK] Seq=103 Ack=73 Win=2048 Len=0	
53 11.156702 192.168.0.127 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=73 Ack-103 Win=64138 Len=2 54 11.169040 192.168.0.51 192.168.0.127 192.168.0.127 192.168.0.127 TCP 67 4533 + 49786 [PSH, ACK] Seq=73 Ack-103 Win=64125 Len=0 55 11.219995 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=75 Ack-116 Win=64125 Len=0 57 11.233748 192.168.0.51 192.168.0.127 TCP 69 49786 + 4533 [PSH, ACK] Seq=75 Ack-116 Win=64125 Len=0 58 11.233348 192.168.0.51 192.168.0.127 TCP 69 49786 + 4533 [PSH, ACK] Seq=75 Ack-116 Win=64125 Len=15 58 11.884635 192.168.0.51 192.168.0.127 TCP 60 4533 + 49786 [PSH, ACK] Seq=72 Ack+126 Win=64125 Len=15 59 11.884635 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=12 Ack+90 Win=2033 Len=0 60 11.941305 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=12 Ack+90 Win=2048 Len=0 61 11.986251 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=92 Ack-12 Win=64119 Len=2 62 12.000847 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=92 Ack-12 Win=64119 Len=2 61 11.986251 192.168.0.51 TCP 56 49786 + 453		52 11.103452	192.168.0.127	192.168.0.51	TCP	54 49786 → 4533 [ACK] Seq=73 Ack=103 Win=64138 Len=0	
54 11,169040 192,168.0.127 TCP 67 4333 49786 [PSH, ACK] Seq=138 Ack=75 Min=2046 Len=13 55 11,219095 192,168.0.127 192,168.0.127 TCP 67 43786 4533 [ACK] Seq=73 Ack=75 Min=2048 Len=13 56 11,233348 192,168.0.51 192,168.0.127 TCP 60 [TCP Window Update] 4533 +49786 [ACK] Seq=75 Ack=116 Min=64125 Len=15 58 11.824353 192,168.0.51 192,168.0.127 TCP 60 49786 + 4533 [ACK] Seq=75 Ack=10 Min=2048 Len=6 60 11.948455 192,168.0.51 192,168.0.127 TCP 60 49786 + 4533 [ACK] Seq=124 Ack=90 Min=2048 Len=6 61 1.941305 192,168.0.51 TCP 54 49786 / 4533 [ACK] Seq=90 Ack=122 Min=64119 Len=2 61 1.941305 192,168.0.51 TCP 54 49786 / 4533 [ACK] Seq=90 Ack=122 Min=64119 Len=2 61 1.940851 192,168.0.51 TD2,168.0.51		53 11.156702	192.168.0.127	192.168.0.51	TCP	56 49786 → 4533 [PSH, ACK] Seq=73 Ack=103 Win=64138 Len=2	
55 11.219095 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq=75 Ack=116 Min=64125 Len=0 56 11.233348 192.168.0.51 192.168.0.127 192.168.0.127 192.168.0.51 TCP 69 [TCP Window Update] 4533 + 49786 [ACK] Seq=75 Ack=116 Win=64125 Len=0 57 11.872378 192.168.0.51 192.168.0.51 TCP 69 49786 + 4533 [PSH, ACK] Seq=75 Ack=116 Win=64125 Len=15 58 11.884635 192.168.0.51 192.168.0.127 TCP 60 4533 + 49786 [PSH, ACK] Seq=75 Ack=116 Win=64125 Len=15 60 11.941305 192.168.0.127 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=122 Ack=90 Win=2048 Len=0 61 11.941305 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=2 61 11.942351 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=22 Ack=120 Win=2048 Len=13 63 12.041334 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq=90 Ack=122 Win=64109 Len=13 64 12.052483 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq=22 Ack=135 Win=2048 Len=0 65 12.041304 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=24 Ack=13		54 11.169040	192.168.0.51	192.168.0.127	TCP	67 4533 → 49786 [PSH, ACK] Seq=103 Ack=75 Win=2046 Len=13	
56 11.233348 192.168.0.51 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=116 Ack=75 Win=2048 Len=0 57 11.672378 192.168.0.127 192.168.0.127 TCP 60 49786 + 4533 [FAK] ACK] Seq=116 Ack=75 Win=2048 Len=0 58 11.884635 192.168.0.51 192.168.0.127 TCP 60 4533 + 49786 [ACK] Seq=116 Ack=90 Win=2033 Len=6 59 11.884635 192.168.0.51 192.168.0.127 TCP 60 4533 + 49786 [ACK] Seq=116 Ack=90 Win=2033 Len=6 60 11.941305 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq=116 Ack=90 Win=2033 Len=6 61 11.980251 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq=116 Ack=90 Win=2033 Len=6 61 11.980251 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq=122 Ack=90 Win=2048 Len=0 61 12.060847 192.168.0.51 TCP 54 49786 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=2 61 12.062843 192.168.0.51 TCP 54 49786 [PSH, ACK] Seq=420 Ack=32 Win=2048 Len=0 65 12.864265 192.168.0.51 TD2.168.0.51 TCP 67 4533 + 49786 [ACK] Seq=424 Ack=135 Win=64106 Len=13 65 12.8642		55 11.219095	192.168.0.127	192.168.0.51	TCP	54 49786 → 4533 [ACK] Seq=75 Ack=116 Win=64125 Len=0	
57 11.872378 192.168.0.127 192.168.0.51 TCP 69 49786 + 4533 [PSH, ACK] Seq=75 Ack=116 Win=64125 Len=15 58 11.884635 192.168.0.51 192.168.0.127 TCP 60 4533 + 49786 [PSH, ACK] Seq=116 Ack=90 Win=2033 Len=6 59 11.884635 192.168.0.51 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=122 Ack=90 Win=2048 Len=0 60 11.941305 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=0 61 11.941305 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=0 61 11.941305 192.168.0.51 192.168.0.51 TCP 57 49786 + 4533 [PSH, ACK] Seq=122 Ack=92 Win=2045 Len=13 62 12.000847 192.168.0.51 192.168.0.51 TCP 57 49786 + 4533 [PSH, ACK] Seq=122 Ack=92 Win=2045 Len=13 63 12.041334 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=125 Ack=92 Win=2045 Len=13 64 12.052483 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=125 Ack=135 Win=64106 Len=2 65 12.819689 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=135 Ack=94 Win=2048 Len=0 65 12.819589 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] S		56 11.233348	192.168.0.51	192.168.0.127	TCP	60 [TCP Window Update] 4533 → 49786 [ACK] Seq=116 Ack=75 Win=2048 Len=0	
58 11.884635 192.168.0.51 192.168.0.127 TCP 60 4333 + 49786 [PSH, ACK] Seq=116 Ack=90 Win=2033 Len=6 59 11.884635 192.168.0.51 192.168.0.127 192.168.0.127 192.168.0.127 192.168.0.127 60 11.941305 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=0 61 11.98251 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=2 62 12.0008047 192.168.0.51 192.168.0.51 TCP 67 4533 + 49786 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=2 63 12.041334 192.168.0.51 192.168.0.51 TCP 67 4533 + 49786 [ACK] Seq=92 Ack=135 Win=2045 Len=13 63 12.041334 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq=92 Ack=135 Win=64106 Len=2 64 12.052483 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [ACK] Seq=92 Ack=135 Win=64106 Len=2 65 12.864265 192.168.0.51 TD2.168.0.51 TCP 67 4533 + 49786 [PSH, ACK] Seq=135 Ack=94 Win=2048 Len=0 61 12.95595 192.168.0.51 TD2.168.0.51 TCP 67 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.68476 192.168.0.51 TCP 56 49786 + 4533 [PSH		57 11.872378	192.168.0.127	192.168.0.51	TCP	69 49786 → 4533 [PSH, ACK] Seq=75 Ack=116 Win=64125 Len=15	
59 11.884635 192.168.0.51 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=122 Ack=90 Win=2048 Len=0 60 11.941305 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq=90 Ack=122 Win=64119 Len=0 61 11.988251 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [ACK] Seq=90 Ack=122 Win=64119 Len=2 62 12.000847 192.168.0.51 192.168.0.51 TCP 57 43736 + 4533 [PSH, ACK] Seq=92 Ack=132 Win=2046 Len=13 63 12.041334 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=12A Ack=92 Win=2048 Len=6 64 12.052483 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=13A Ack=92 Win=2048 Len=6 65 12.86109 192.168.0.51 192.168.0.127 TCP 66 (TCP Window Update] 4533 + 49786 [ACK] Seq=135 Ack=92 Win=2048 Len=6 66 12.864265 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=135 Ack=94 Win=2048 Len=13 67 12.91559 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=135 Ack=94 Win=2048 Len=13 68 12.892047 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=148 Ack=148 Win=2048 Len=13 69 13.688476 192.168.0.51 TCP		58 11.884635	192.168.0.51	192.168.0.127	TCP	60 4533 → 49786 [PSH, ACK] Seq=116 Ack=90 Win=2033 Len=6	
60 11.941305 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=0 61 11.988251 192.168.0.127 192.168.0.51 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=2 62 12.000847 192.168.0.51 192.168.0.51 TCP 67 4533 + 49786 [PSH, ACK] Seq=92 Ack=135 Win=64106 Len=13 63 12.041334 192.168.0.51 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=122 Ack=92 Win=2046 Len=13 64 12.052483 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=125 Ack=92 Win=2048 Len=0 65 12.819689 192.168.0.127 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=92 Ack=135 Win=64106 Len=2 66 12.064265 192.168.0.127 192.168.0.127 TCP 66 49786 + 4533 [PSH, ACK] Seq=92 Ack=135 Win=64094 Len=3 67 12.919559 192.168.0.51 192.168.0.127 TCP 54 49786 [PSH, ACK] Seq=94 Ack=148 Win=2048 Len=0 68 12.932047 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.68476 192.168.0.51 192.168.0.51 TCP 66 49786 + 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=0 61 12.9320477<		59 11.884635	192.168.0.51	192.168.0.127	TCP	60 [TCP Window Update] 4533 → 49786 [ACK] Seq=122 Ack=90 Win=2048 Len=0	
61 11.988251 192.168.0.127 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=2 62 12.000847 192.168.0.51 192.168.0.127 192.168.0.127 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=92 Ack=135 Win=64108 Len=13 63 12.041334 192.168.0.51 192.168.0.51 TCP 54 49786 [PSH, ACK] Seq=92 Ack=135 Win=64106 Len=6 64 12.052483 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=92 Ack=135 Win=64106 Len=2 65 12.84265 192.168.0.127 192.168.0.127 TCP 66 49786 + 4533 [PSH, ACK] Seq=92 Ack=135 Win=64106 Len=2 66 12.864265 192.168.0.51 192.168.0.127 TCP 56 49786 + 4533 [PSH, ACK] Seq=135 Ack=94 Win=2048 Len=0 67 12.919559 192.168.0.51 192.168.0.51 TCP 54 49786 [PSH, ACK] Seq=42 Ack=138 Win=64093 Len=13 68 12.932047 192.168.0.51 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.68476 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=44 Ack=148 Win=2048 Len=0 69 13.68476 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=44 Ack=94 Win=2048 Len=0 69 13.68476 192.168.0.51 TCP 56 49786 + 4533 [60 11.941305	192.168.0.127	192.168.0.51	TCP	54 49786 → 4533 [ACK] Seq=90 Ack=122 Win=64119 Len=0	
62 12.000847 192.168.0.51 192.168.0.127 TCP 67 4333 + 49786 [PSH, ACK] Seq=122 Ack=92 Win=2046 Len=13 63 12.041334 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq=92 Ack=135 Win=2046 Len=0 64 12.052483 192.168.0.51 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=135 Ack=92 Win=2048 Len=0 65 12.819689 192.168.0.51 192.168.0.127 TCP 56 49786 + 4533 [PSH, ACK] Seq=135 Ack=92 Win=2048 Len=0 66 12.864265 192.168.0.51 192.168.0.127 TCP 56 49786 + 4533 [PSH, ACK] Seq=135 Ack=94 Win=2048 Len=0 67 12.919559 192.168.0.127 TCP 54 49786 + 4533 [PSH, ACK] Seq=135 Ack=94 Win=2048 Len=13 68 12.932047 192.168.0.51 TD2.168.0.51 TCP 54 49786 + 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.688476 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.688476 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=144 Ack=94 Win=2048 Len=0 70 13.701127 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=13 71 13.741786 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=148 Ac		61 11.988251	192.168.0.127	192.168.0.51	TCP	56 49786 → 4533 [PSH, ACK] Seq=90 Ack=122 Win=64119 Len=2	
63 12.041334 192.168.0.127 192.168.0.51 TCP 54 49786 + 4533 [ACK] Seq=22 Ack=135 Min=64106 Len=0 64 12.052483 192.168.0.51 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=135 Ack=92 Win=2048 Len=0 65 12.819689 192.168.0.127 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=135 Ack=92 Win=2048 Len=0 66 12.062465 192.168.0.127 192.168.0.127 TCP 67 4533 + 49786 [PSH, ACK] Seq=135 Ack=94 Win=2046 Len=13 67 12.919559 192.168.0.51 192.168.0.127 TCP 64 9786 + 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=0 68 12.932047 192.168.0.51 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.68476 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=0 70 13.701127 192.168.0.51 192.168.0.127 TCP 66 49786 + 4533 [PSH, ACK] Seq=148 Ack=96 Win=2048 Len=0 71 13.741704 192.168.0.127 TCP 67 4533 + 49786 [PSH, ACK] Seq=148 Ack=96 Win=2048 Len=13 71 13.741704 192.168.0.127 192.168.0.127 TCP 57 49786 + 4533 [PSH, ACK] Seq=148 Ack=96 Win=2048 Len=13 71 13.741704 192.168.0.127 192.168.		62 12.000847	192.168.0.51	192.168.0.127	TCP	67 4533 → 49786 [PSH, ACK] Seq=122 Ack=92 Win=2046 Len=13	
64 12.652.483 192.168.0.51 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=135 Ack=92 Win=2048 Len=0 65 12.618.0.51 192.168.0.127 192.168.0.127 TCP 67 4533 + 49786 [ACK] Seq=135 Ack=94 Win=2048 Len=13 66 12.915559 192.168.0.51 192.168.0.51 TCP 67 4533 [PSH, ACK] Seq=94 Ack=138 Win=640693 Len=13 68 12.932047 192.168.0.51 TCP 60 [TCP Window Update] 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.68476 192.168.0.51 TCP 60 [TCP Window Update] 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.68476 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=44 Ack=148 Win=2048 Len=0 70 13.701127 192.168.0.127 TCP 56 49786 + 4533 [PSH, ACK] Seq=44 Ack=148 Win=2048 Len=13 71 13.741700 100.158 0.51 TCP 56 49786 [PSH, ACK] Seq=44 Ack=148 Win=2048 Len=13 71 13.741700 100.158 0.51 TCP 56 49786 [PSH, ACK] Seq=44 Ack=148 Win=2048 Len=13 71 13.741700 100.158 0.51 <		63 12.041334	192.168.0.127	192.168.0.51	TCP	54 49786 → 4533 [ACK] Seq=92 Ack=135 Win=64106 Len=0	
65 12.819689 192.168.0.127 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=32 Ack=135 Win=64166 Len=2 66 12.819689 192.168.0.51 192.168.0.127 TCP 67 4533 49786 [PSH, ACK] Seq=32 Ack=148 Win=64093 Len=2 67 12.919559 192.168.0.127 192.168.0.51 TCP 54 49786 +4533 [ACK] Seq=34 Ack=148 Win=64093 Len=0 68 12.932047 192.168.0.51 192.168.0.51 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=44 Ack=48 Win=64093 Len=0 69 13.688476 192.168.0.51 192.168.0.51 TCP 66 49786 + 4533 [PSH, ACK] Seq=44 Ack=48 Win=64093 Len=0 70 13.68476 192.168.0.51 192.168.0.127 TCP 66 49786 + 4533 [PSH, ACK] Seq=44 Ack=48 Min=64093 Len=2 70 13.684.76 192.168.0.127 TCP 67 4533 [PSH, ACK] Seq=44 Ack=96 Win=2046 Len=13 71 1		64 12.052483	192.168.0.51	192.168.0.127	TCP	60 [TCP Window Update] 4533 → 49786 [ACK] Seq=135 Ack=92 Win=2048 Len=0	
66 12.864265 192.168.0.51 192.168.0.127 TCP 67 4333 + 49786 [PSH, ACK] Seq=135 Ack=94 Win=2046 Len=13 67 12.919559 192.168.0.127 192.168.0.51 192.168.0.51 192.168.0.51 68 12.932047 192.168.0.51 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.688476 192.168.0.51 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=148 Ack=94 Win=2048 Len=0 70 13.701127 192.168.0.51 192.168.0.127 TCP 67 4533 + 49786 [PSH, ACK] Seq=148 Ack=96 Win=2048 Len=0 71 13.741700 100.168 0.127 102.168.0.127 TCP 57 49786 [PSH, ACK] Seq=148 Ack=96 Win=2048 Len=13 71 13.741700 100.168 0.127 100.168 0.117 TCP 54 49786 [PSH, ACK] Seq=148 Ack=96 Win=2046 Len=13		65 12.819689	192.168.0.127	192.168.0.51	TCP	56 49786 → 4533 [PSH, ACK] Seq=92 Ack=135 Win=64106 Len=2	
67 12.919559 192.168.0.127 192.168.0.51 TCP 54 49786 → 4533 [ACK] Seq=94 Ack=148 Win=64093 Len=0 68 12.932047 192.168.0.51 192.168.0.127 TCP 60 (TCP Window Update] 4533 → 49786 [ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.688476 192.168.0.51 TCP 56 49786 → 4533 [PSH, ACK] Seq=148 Ack=148 Win=64093 Len=2 70 13.701127 192.168.0.127 TCP 67 4533 [PSH, ACK] Seq=148 Ack=148 Win=64093 Len=3 71 13.741704 192.168.0.127 TCP 67 4533 + 49786 [PSH, ACK] Seq=148 Ack=164 Win=2048 Len=13 71 13.741704 192.168.0.127 192.168.0.51 TCP 54 49786 [ACK] Seq=148 Ack=94 Win=2048 Len=13 71 13.741704 192.168.0.127 192.168.0.51 TCP 54 49786 [ACK] Seq=148 Ack=94 Win=2048 Len=13		66 12.864265	192.168.0.51	192.168.0.127	TCP	67 4533 → 49786 [PSH, ACK] Seq=135 Ack=94 Win=2046 Len=13	
68 12.932047 192.168.0.51 192.168.0.127 TCP 60 [TCP Window Update] 4533 + 49786 [ACK] Seq=148 Ack=94 Win=2048 Len=0 69 13.688476 192.168.0.127 192.168.0.51 TCP 56 49786 + 4533 [PSH, ACK] Seq=34 Ack=148 Win=64093 Len=2 70 13.701127 192.168.0.51 192.168.0.127 TCP 67 4333 + 49786 [FACK] Seq=34 Ack=148 Win=64093 Len=2 71 13.741700 192.168.0.127 192.168.0.127 TCP 67 4333 + 49786 [FACK] Seq=148 Ack=96 Win=2046 Len=13		67 12.919559	192.168.0.127	192.168.0.51	TCP	54 49786 → 4533 [ACK] Seq=94 Ack=148 Win=64093 Len=0	
69 13.68476 192.168.0.127 192.168.0.51 TCP 56 49786 + 4533 /PSH, ACK Seq=34 Ack=148 Win=64093 Len=2 70 13.701127 192.168.0.51 192.168.0.127 TCP 67 4533 + 49786 [PSH, ACK] Seq=34 Ack=168 Win=64093 Len=2 71 13.741700 100 168 6.51 TCP 54 403786 _AK33 /K rel Seq=144 Ack=164 Win=64080 Len=2		68 12.932047	192.168.0.51	192.168.0.127	TCP	60 [TCP Window Update] 4533 → 49786 [ACK] Seq=148 Ack=94 Win=2048 Len=0	
70 13.701127 192.168.0.51 192.168.0.127 TCP 67 4533 + 49786 [PSH, ACK] Seq=148 Ack=96 Win=2046 Len=13 71 13 7/1700 102 168 0 127 102 168 0 51 TCP 5/ /0786 x /533 [ACK] Sen=06 Ack=161 Win=6/080 Len=0		69 13.688476	192.168.0.127	192.168.0.51	TCP	56 49786 → 4533 [PSH, ACK] Seq=94 Ack=148 Win=64093 Len=2	
71 13 741700 102 168 0 177 102 168 0 51 TCD 54 03786 x 4533 [ACV] Sen-OG Arb-161 Win-64080 Len-0		70 13.701127	192.168.0.51	192.168.0.127	TCP	67 4533 → 49786 [PSH, ACK] Seq=148 Ack=96 Win=2046 Len=13	
	_	71 13 7/1700	192 168 0 127	192 168 A 51	тср	51 10786 2 1533 [NCV] Sen-OG Nobe-161 Win-61080 Len-O	

Figura 6.24: Captura de paquetes TCP/IP utilizando el programa wirwshark mediante el seguimiento de un satelite

6.8.6.2. Conexión con Stellarium

En el caso de stellarium, al no poseer un panel de control, como el Gpredict, se debe verificar de alguna forma, que las coordenadas recibidas, sean las correctas. En este caso, se usa el puerto serie como medio de depuración. Dentro del código, se transforman las coordenadas y se verifica que la unidad angular sea la correcta. Además, se realiza una verificación mediante el software wireshark para asegurarse que la comunicación sea fiable, y se respeten los protocolos entre ambos dispositivos (PC y microcontrolador). Para verificar si las coordenadas son correctas, se ha oprimido el botón "centro de la pantalla", y luego el botón rotar. La figura 6.25 muestra las coordenadas enviadas

por el panel de control del telescopio del software stellarium, y en la figura 6.26 se observan los resultados por puerto serie.

Cabe destacar, que el ángulo de ascensión recta marcado por el stellarium es de -109,41°, y el del programa desarrollado, es de 250.58°. Este desfasaje, se da, por el signo negativo de la ascensión recta. Este signo negativo, indica que es contrario al sentido establecido por los astrónomos en este tipo de coordenadas. Para transformarla, se debe restarle 360° a ese ángulo, y se obtendrá la ascensión recta. La cuenta que debe realizarse es:

$$360^{\circ} - 109,41^{\circ} = 250,58$$

Se observa, que el ángulo coincide, con el valor predicho, esto se observa en la imagen 6.26.

Rotar telescopio a	×
Rotar telescopio a las coordenadas	
Ascención <u>R</u> ecta (J2000): -109.417892°	stati
De <u>c</u> linación (J2000): -66.328007°	pnect
Objeto actual Centro de la pantalla	
-Cen táuridas 🔹 🗾]
O <u>H</u> MS O <u>G</u> MS O <u>De</u> cimal	
antena_sala_control_iar	
<u>R</u> otar	
Sinc.	
Configurar <u>t</u> elescopio	

Figura 6.25: Panel de control del rotador del stellarium al momento de realizar las pruebas sobre el software

Además, se revisa la conexión mediante el software wireshark. Los resultados del análisis se muestran en la imagen 6.27.

6.9 Integración de partes del software

En esta sección se procede a unir todas las partes desarrolladas en esta etapa. Esta integración, se realiza utilizando el esquema de la figura 6.1. La primera parte, debe realizar la función de autocalibración, luego debe iniciar el control de la antena, para volverla a su posición de equilibrio.

Para realizar el control de la antena, se debe llamar a la función Leer_encoders(), acto seguido, a la función de control, controlMotores(ref1, ref2). Esto debe realizarse periódicamente, por ende, dentro de la programación del scheduler deben ponerse ambas funciones. El tiempo de control

S COM5
20:15:29.607 -> declinacion: -66.33
20:15:29.607 -> ascencion recta: 250.58

Figura 6.26: Coordenadas recibidas por el stellarium

	o.addr == 192.168.0.51				8	3 🖘 👻 +
No.	Time	Source	Destination	Protocol	Length Info	
	15 17.287374	192.168.0.127	192.168.0.51	NBNS	92 Name query NBSTAT *<00><00><00><00><00><00><00><00><00><00	
	18 17.296717	192.168.0.51	192.168.0.127	ICMP	70 Destination unreachable (Port unreachable)	1
	21 18.789496	192.168.0.127	192.168.0.51	NBNS	92 Name query NBSTAT *<00><00><00><00><00><00><00><00><00><00	
	22 18.799747	192.168.0.51	192.168.0.127	ICMP	70 Destination unreachable (Port unreachable)	1
	23 20.289959	192.168.0.127	192.168.0.51	NBNS	92 Name query NBSTAT *<00><00><00><00><00><00><00><00><00><00	
	24 20.299849	192.168.0.51	192.168.0.127	ICMP	70 Destination unreachable (Port unreachable)	r i
	28 21.830253	192.168.0.127	192.168.0.51	TCP	66 49898 → 10000 [SYN] Seq=0 Win=64240 Len=0 MSS=1460 WS=256 SACK_PERM=1	
	29 21.849818	192.168.0.51	192.168.0.127	TCP	60 10000 → 49898 [SYN, ACK] Seq=0 Ack=1 Win=2048 Len=0 MSS=1460	
	30 21.850040	192.168.0.127	192.168.0.51	TCP	54 49898 → 10000 [ACK] Seq=1 Ack=1 Win=64240 Len=0	
	41 34.035676	192.168.0.127	192.168.0.51	TCP	74 49898 → 10000 [PSH, ACK] Seq=1 Ack=1 Win=64240 Len=20	
	42 34.070840	192.168.0.51	192.168.0.127	TCP	60 10000 → 49898 [ACK] Seq=1 Ack=21 Win=2048 Len=0	
	43 34.087505	192.168.0.51	192.168.0.127	TCP	74 10000 → 49898 [PSH, ACK] Seq=1 Ack=21 Win=2048 Len=20	
	44 34.119106	192.168.0.127	192.168.0.51	TCP	54 49898 → 10000 [FIN, ACK] Seq=21 Ack=21 Win=64220 Len=0	
	45 34.138724	192.168.0.51	192.168.0.127	TCP	60 10000 → 49898 [ACK] Seq=21 Ack=22 Win=2048 Len=0	
	46 34.138724	192.168.0.51	192.168.0.127	TCP	60 10000 → 49898 [FIN, ACK] Seq=21 Ack=22 Win=2048 Len=0	
L	47 34.138852	192.168.0.127	192.168.0.51	TCP	54 49898 → 10000 [ACK] Seq=22 Ack=22 Win=64220 Len=0	
	48 34.184201	192.168.0.127	192.168.0.51	TCP	66 49899 → 10000 [SYN] Seq=0 Win=64240 Len=0 MSS=1460 WS=256 SACK_PERM=1	
	49 34.194159	192.168.0.51	192.168.0.127	TCP	60 10000 → 49899 [SYN, ACK] Seq=0 Ack=1 Win=2048 Len=0 MSS=1460	
	50 34.194310	192.168.0.127	192.168.0.51	TCP	54 49899 → 10000 [ACK] Seq=1 Ack=1 Win=64240 Len=0	
	52 41.054255	192.168.0.127	192.168.0.51	TCP	54 49899 → 10000 [FIN, ACK] Seq=1 Ack=1 Win=64240 Len=0	
	53 41.065485	192.168.0.51	192.168.0.127	TCP	60 10000 → 49899 [ACK] Seq=1 Ack=2 Win=2048 Len=0	
	54 41.065485	192.168.0.51	192.168.0.127	TCP	60 10000 → 49899 [FIN, ACK] Seq=1 Ack=2 Win=2048 Len=0	
	55 41 065610	102 168 0 127	102 168 0 51	TCP	54 49899 - 10000 [ACV] Sec-2 Ack-2 Win-64240 Len-0	

Figura 6.27: Coordenadas recibidas por el stellarium

seleccionado es 10ms. Estas funciones, se encuentran dentro del archivo "timer.cpp". Para inicializar dichas funciones, se debe realizar el código mostrado en la función setup, del archivo "main.cpp" mostrado en el apéndice del presente capítulo. Asimismo, en esta función, se programa, la obtención de la IP por DHCP, y se muestra por el display LCD.

La información angular, el número de IP, la depuración de variables, etc, se realiza mediante el puerto serie. En la próxima sección, se utiliza el display LCD para mostrar la dirección IP, y como se utilizan sus métodos para escribir texto en ella. Esto se realiza en el mismo reloj definido para utilizar la función leer_encoders y controlMotores(ref1,ref2);

6.9.1. Resultados

Para realizar la depuración del software realizado hasta este momento del desarrollo, se han realizado los siguientes pasos:

- 1. Se conecto Gpredict con el rotador.
- 2. Se movieron los potenciómetros, y se revisó que el ángulo de movimiento total de la antena sea el de la figura 6.17
- 3. Se conecto Stellarium con el rotador.
- 4. Se mueve la posición del software stellarium, y quedan registrados los datos por puerto serie.

Luego de realizados estos pasos, se comprobó que todo el software respondía de forma correcta, y no se encontró ningún tipo de Bug o error en el código.

6.10 Programación del display LCD

El entorno arduino, provee una librería específica para el manejo del display con el chip PCF8574. Esta se denomina LyquidCrystal_I2C. Para utilizarla, se debe incluir en el archivo principal del proyecto. Una vez incluida, se debe crear un objeto LCD, que será el encargado de realizar todas las funciones del display. El objeto LCD se crea de la siguiente forma: LiquidCrystal_I2C lcd (ADRRESS_LCD_I2C,COLS_LCD,FILAS_LCD), donde ADRESS_LCD tiene el valor 0x27, que es la dirección del display para el uso del I2C (ver apéndice A).

Algunos de los métodos que posee esta clase, son:

- print(String c): imprime el String c en el display.
- setCursor(x,y): posiciona el cursor en una fila y columna(x es la columna e y es la fila)
- backlight():prende el backlight del display LCD.

Estas funciones, serán utilizadas para mostrar información en el display LCD, reemplazando al puerto serie. El código se encuentra en el CD, que viene con el presente informe

6.11 Análisis del código realizado

En esta sección, se muestran las principales métricas relacionadas al código. En primer lugar, se cuentan las líneas de desarrollo, utilizando la herramienta de visual Studio Code denominada VSCodeCounter. Los resultados se resumen a continuación:

lenguaje	archivos	código	comentarios	lineas en blanco	total
C++	8	692	189	197	1078
ini	1	13	9	2	24

Tabla 6.6: Tabla resumen de las líneas de desarrollo realizadas hasta el momento

Luego de esto, se analiza, los resultados arrojados por el compilador, que el código ocupa 80% de la memoria de programa, y 52.9% de la memoria RAM.

Viendo la gran cantidad de memoria de programa que ocupa, se realizó un análisis con mayor profundidad del código, utilizando una herramienta de desarrollo conocida como "avr-obj-dump". La explicación de esta herramienta rebasa el alcance de este documento. Solamente se dirá que es una herramienta para analizar la memoria de microcontroladores AVR, revisando variables, objetos, etc. Una de las conclusiones, que se pueden obtener utilizando este método, es que las librerías de Arduino, se cargan de forma completa dentro del microcontrolador. No distingue entre funciones que usa y cuales no, el compilador. Debido a esta situación, ha agregado código para aumentar la capacidad de la memoria FLASH. En la siguiente figura 6.28se deja una imagen con algunos de los resultados del Obj-Dump.

6.12 Conclusiones

En este capítulo, se muestra como han sido los pasos para construir un apuntador de antena basado en tecnología arduino, y sus librerías. Las librerías, poseen la desventaja de cargarse en memoria sin distinción acerca del uso o no de la funcionalidad. Esto, es un punto en contra, pero la velocidad de desarrollo mediante el uso de estas librerías, es superior si uno debe realizar los desarrollos desde cero. Se ha logrado realizar un control de tipo ON/Off, a pesar de las limitaciones

del microcontrolador, y que respondan de manera adecuada a los requerimientos del proyecto,



Figura 6.28: Programa desensamblado en código assembler del microcontrolador. Se utilizó la herramienta avr-obj-dump.

además, posee un manejo muy preciso de los tiempos de actuación, a pesar de ser un procesador de bajo costo en el mercado local.

Para finalizar, esta sección, se ha construido la gran parte del software en esta sección, queda la parte de transformación de coordenadas, que será analizada y aplicada en la próxima fase. La construcción de esta función, requiere de conocimientos de trigonometría esférica, ya que todas estas coordenadas utilizadas, se refieren a una esfera. Fase III

Sistemas de coordenadas astronómicas

Sistemas de coordenadas astronómicas

Resumen

Se brindan los fundamentos de las coordenadas astronómicas. Además, se resumen algunos de los sistemas de coordenadas utilizados en astronomía. Esta descripción es necesaria, para poder realizar la transformación de coordenadas dentro del microcontrolador, en caso que se este siguiendo una estrella o satélite, mediante el programa Stellarium,

7.1 Introducción

En este capítulo se describe como realizar la transformación de coordenadas. El microcontrolador, recibe las coordenadas en coordenadas ecuatoriales horarias (con el software Stellarium), y debe realizar la transformación a coordenadas a ecuatoriales locales, luego debe realizarse otra transformación, al sistema horizontal local, dado el tipo de montura (altazimutal) que posee la antena. El presente capítulo, intenta explicar algunos de los sistemas de coordenadas se usan en astronomía, y necesarios para el presente trabajo. Existen otros sistemas de coordenadas, pero rebasan el alcance del proyecto, el lector interesado puede ver la referencia [13]. Antes de comprender los sistemas de coordenadas astronómicos, se debe empezar conociendo conceptos básicos de la trigonometría esférica, esfera celeste, etc. Al lector que este familiarizado con estos temas, puede omitir este capítulo.

7.2 Esfera - Elementos fundamentales

La superficie usada para las coordenadas astronómicas es la esfera. Por ello, se define una esfera, en conjunto con sus elementos fundamentales. A partir de esto, se obtienen algunos resultados de una materia denominada trigonometría esférica. Este tópico, plantea triángulos sobre la superficie de una esfera. Estos se arman a partir de los elementos básicos de una esfera. Por este motivo, la esfera se define a continuación:

Definición de esfera [13]. Conjunto de puntos del espacio equidistantes de otro punto fijo.

Sobre esta definición, al punto fijo, se lo conoce como centro de la esfera y lo vamos a denotar con la letra **O**. La distancia desde O a cualquier punto, se denomina **radio de la esfera (R)**

Si a la esfera, se corta con un plano, según este plano contenga a O, o no, se definen dos tipos de círculos o circunferencias:

- Circunferencia máxima (o circulo máximo): Circunferencia que se obtiene al cortar la esfera con el plano que contiene a O
- Circunferencia menor (o circulo menor): Si el centro de la esfera(O) no esta contenida en el plano que corta a la esfera.

Ahora, para definir las posiciones de un punto, sobre la esfera, se requiere definir círculos de referencia, usando círculos menores y mayores. Si se tiene un círculo máximo, y se traza una recta perpendicular al plano del circulo máximo, y que pase por **O**, esta recta, corta a la esfera en dos puntos, denominados polos. Además de estos elementos, se tienen los siguientes:

- Círculo fundamental: circulo máximo mencionado.
- Círculos paralelos: círculos paralelos al fundamental. Son círculos menores.
- Círculos secundarios: círculos máximos que pasan por los polos.

La imagen que se muestra a continuación muestra todos estos círculos definidos en esta sección:



Figura 7.1: Esfera con sus elementos fundamentales

7.3 Arcos y ángulos sobre una esfera

Dados dos puntos A y P sobre una esfera, que no sean extremos de un diámetro, corresponden a un único circulo máximo o circunferencia máxima (figura 7.2a). La distancia más corta entre A y P es el arco de circunferencia AP

Si se coloca otro punto, denominado B (ver figura 7.2b), entonces, el circulo máximo entre B y P también es único. Este círculo, interseca al círculo máximo entre A y P, formando un ángulo α , este ángulo, se denomina "ángulo esférico", y el punto de intersección se denomina vértice del ángulo esférico (P). El valor de este ángulo viene dado por el ángulo de intersección de los planos que contienen a los círculos máximos (α en la figura 7.2b).

Si ahora se tienen dos arcos PA y PB, ambos siendo un cuarto de la circunferencia máxima, se tiene que el arco AB es igual al arco formado por la recta OA y OB (ver figura 7.2c). Además, la longitud de la circunferencia es R α . Así, para una esfera dada, la longitud del arco AB es proporcional a α . Por ser el arco AB proporcional al radio, puede darse una unidad angular, o puede decirse que el radio de la esfera es uno, ya que en la esfera celeste el radio es desconocido (ver sección 7.7 distancia al objeto).

7.4 Trigonometría esférica

La trigonometría esférica es una parte de la geometría esférica que estudia los triángulos formados por en la superficie de una esfera. Este tópico, es de importancia para comprender los sistemas de coordenadas empleados, y obtener las relaciones entre ellos. Así como en la geometría plana, existen los teoremas del coseno y del seno, aquí se obtiene algo similar, con el mismo nombre, además, a partir de estos, se obtiene la denominada "fórmula de los cinco elementos".

Para comenzar, se debe realizar un triángulo esférico. Este triangulo esférico, se forma por la intersección de tres planos de circulo máximo con una esfera. Esta intersección forma un triángulo sobre la superficie de la esfera. Este triangulo, está determinado por tres arcos de circunferencia. Los



Figura 7.2: Ubicación de puntos sobre una esfera

elementos de este triangulo son los tres arcos, y los tres ángulos diedros entre ellos. Por convención denotamos los arcos con minúscula y los vértices con mayúscula. Así, el vértice A, tiene por opuesto el arco a, y así sucesivamente. En la siguiente figura se observa la formación un triángulo esférico.



Figura 7.3: Formación de un triángulo esférico. Se muestran los lados principales y la intersección de tres planos para formarlo.

Para obtener las relaciones entre los ángulos y lados del triángulo esférico, se toma el triángulo y se aísla, luego realiza la siguiente construcción geométrica: se dibuja la recta tangente al segmento b en el punto A, y otra recta tangente en el arco c en el punto A. La recta tangente se extiende hasta el plano definido por ODE. Este procedimiento se observa en la figura 7.4. En la figura 7.4, segmento AD es tangente al arco c, y el segmento AE es tangente al arco b. Debido a que el segmento OAB y OAC son círculos, sus tangentes son perpendiculares a la recta que une sus centros. Es decir, los ángulos formados por OAD y OAE tienen 90°. Además, notamos que el ángulo DOE es el arco a (o arco BC), y por definición, DAE es el ángulo esférico en A. A partir de esto, se usa el teorema del coseno para triángulos planos, y se tiene una especie de pirámide con cuatro triángulos (ver figura 7.4).



Figura 7.4: Triángulo esférico aislado. En rojo se muestra el ángulo recto.

7.4.1. Teorema del coseno para triángulos esféricos

A partir de la figura 7.4 se obtiene la siguiente relación de los tríangulos DOE y DAE. A partir del teorema del coseno para triángulos, se tiene:

$$\widehat{DOE} = a(\text{ver figura 7.4})$$

$$\overline{DE}^2 = \overline{OD}^2 + \overline{OE}^2 - 2\overline{OD}\ \overline{OE}\cos(\overline{DOE}) \stackrel{*}{=} \overline{OD}^2 + \overline{OE}^2 - 2\overline{OD}\ \overline{OE}\cos(a)$$
(7.4.1)

$$\overline{DE}^2 = \overline{AD}^2 + \overline{AE}^2 - 2\overline{AD}\ \overline{AE}\cos(A) \tag{7.4.2}$$

Donde la primera expresión corresponde al triángulo \overline{DOE} y la segunda al triángulo \overline{DAE} . Igualando las expresiones anteriores, y operando algebraicamente, se obtiene la siguiente expresión:

$$(\overline{OD}^2 - \overline{AD}^2) + (\overline{OE}^2 - \overline{AE}^2) = 2(\overline{OD}\ \overline{OE}\cos(a) + \overline{AD}\ \overline{AE}\cos(A))$$
(7.4.3)

Por lo expuesto en la sección anterior, los triángulos \overline{DOA} y \overline{OEA} son triangulos rectángulos. Se usa el teorema de Pitágoras aplicado al triángulo \overline{DOA} y se obtiene que $\overline{OD}^2 = \overline{OA}^2 + \overline{AD}^2$. Del mismo modo, se aplica el teorema al triángulo rectángulo \overline{OEA} , y se obtiene $\overline{OE}^2 = \overline{OA}^2 + \overline{AE}^2$. De estas expresiones, podemos obtener expresiones para el miembro izquierdo de la igualdad de la ecuación 7.4.3. La suma de ambos miembros, da por resultado $2\overline{OA}$, y reemplazando resulta en la siguiente expresión:

$$\overline{OA}^2 = (\overline{OD} \ \overline{OE} \cos(a) + \overline{AD} \ \overline{AE} \cos(A))$$
(7.4.4)

Como los triángulos que se observan $(\overline{OEA} \text{ y } \overline{ODA})$, son rectángulos en A. Por medio de esta observación, se obtienen expresiones para \overline{OD} , \overline{OE} , y \overline{AD} y \overline{AE} . Estas se obtienen usando relaciones trigonométricas (seno y coseno). El ángulo entre EOA es b, ídem si miramos otros ángulos. Con esta observación, se obtienen las siguientes relaciones:

$$\cos(b) = \frac{\overline{OA}}{\overline{OE}} \qquad \sin(b) = \frac{\overline{AE}}{\overline{OE}} \qquad \cos(c) = \frac{\overline{OA}}{\overline{OD}} \qquad \sin(C) = \frac{\overline{AD}}{\overline{OD}} \tag{7.4.5}$$

Reemplazando estas expresiones, en la ecuación 7.4.4. Luego, de realizar este reemplazo, se despeja de la expresión resultante $\cos(a)$, se obtiene una de las ecuaciones referidas a la ley del

coseno esférico.

$$\cos(a) = \cos(b)\cos(c) + \sin(c)\sin(b)\cos(A) \tag{7.4.6}$$

Realizando este procedimiento, sobre todos los triángulos de la figura 7.4, se obtiene **la ley del** coseno para triángulos esféricos:

$$\cos(a) = \cos(b)\cos(c) + \sin(c)\sin(b)\cos(A)$$

$$\cos(b) = \cos(a)\cos(c) + \sin(a)\sin(c)\cos(B)$$

$$\cos(c) = \cos(a)\cos(b) + \sin(a)\sin(b)\cos(C)$$

(7.4.7)

7.4.2. Ley del seno para triángulos esféricos

Esta ley establece las relaciones entre ángulos diedros, y segmentos angulares del triángulo esférico. Para demostrar su validez, se parte de la expresión de la ley de los cosenos. Si tomamos la primera expresión de la ley de los cosenos(ecuación 7.4.7), y despejamos en términos de los senos, se obtiene lo siguiente:

$$\sin(b)\sin(c)\cos(A) = \cos(a) - \cos(b)\cos(c)$$

De la expresión anterior, elevando ambos miembros al cuadrado, y operando algebraicamente, usando identidades trigonométricas, se llega a la siguiente expresión:

$$\sin^2(b)\sin^2(c)\sin^2(A) = 1 - \cos^2(a) - \cos^2(b) - \cos^2(c) + 2\cos(a)\cos(b)\cos(c)$$
(7.4.8)

Si se realiza el mismo procedimiento para cada ecuación de la ley de cosenos esféricos, se obtiene la misma expresión, para las otras dos ecuaciones. Luego, se igualan las tres expresiones, queda:

$$\sin^2(b)\sin^2(c)\sin^2(A) = \sin^2(b)\sin^2(c)\sin^2(C) = \sin^2(a)\sin^2(c)\sin^2(B)$$

Dividiendo ambos miembros por la expresión $\sin^2(a) \sin^2(b) \sin^2(c)$ (esto se puede realizar, dado que todos los ángulos oscilan entre 0° y 180°). Luego, se toma en todos los miembros, raiz cuadrada, se obtiene la siguiente expresión:

$$\frac{\sin(A)}{\sin(a)} = \frac{\sin(C)}{\sin(c)} = \frac{\sin(B)}{\sin(b)}$$
(7.4.9)

Esta expresión, se denomina Ley del seno para triángulos esféricos.

7.5 Fórmula de los cinco elementos

La ley del coseno para triángulos esféricos, como la ley del seno, contemplan solo cuatro elementos del triángulo esférico. Se usa la ley del coseno, para obtener un grupo de seis(6) formulasn que contemplen cinco elementos del triángulo esférico. Se parte de la primera ecuación de la ley del coseno (ecuación 7.4.7), y se obtiene lo siguiente:

$$\sin(b)\sin(c)\cos(A) = \cos(a) - \cos(b)\cos(c) \tag{7.5.1}$$

Del conjunto de ecuaciones 7.4.7, se toma la tercera ecuación $(\cos(c))$, y se reemplaza en la expresión anterior, realizando este paso, se obtiene la siguiente expresión:

$$\sin(b)\sin(c)\cos(A) = \cos(a)\sin^2(b) - \cos(b)\sin(a)\sin(b)\cos(C)$$
(7.5.2)

Se divide ambos miembros de la expresión anterior por sin(b), se obtiene la primera expresión que vincula cinco elementos del triángulo esférico:

$$\sin(b)\cos(A) = \cos(a)\sin(b) - \cos(b)\sin(a)\cos(C) \tag{7.5.3}$$

La ecuación anterior, representa la **fórmula de los cinco elementos para triángulos esféri-** cos

Se observa, en la expresión anterior, que esta expresión, relaciona cinco elementos del triángulo esférico. Realizando un procedimiento similar, se obtiene un conjunto de 6 ecuaciones, que relacionan todos los elementos. Estas expresiones vienen dadas por:

$$\begin{cases} \sin(c)\cos(A) = \cos(a)\cos(b) - \cos(b)\sin(a)\cos(C)\\ \sin(c)\cos(B) = \cos(b)\sin(b) - \cos(a)\sin(b)\cos(C) \end{cases}$$
(7.5.4)

$$\sin(b)\cos(A) = \cos(a)\sin(c) - \sin(a)\cos(c)\cos(B)$$

$$\sin(b)\cos(C) = \cos(c)\sin(a) - \sin(c)\cos(a)\cos(B)$$
(7.5.5)

$$\begin{cases} \sin(a)\cos(B) = \cos(b)\sin(c) - \sin(b)\cos(c)\cos(A)\\ \sin(a)\cos(C) = \cos(c)\sin(b) - \sin(c)\cos(b)\cos(A) \end{cases}$$
(7.5.6)

7.6 Ubicación de los puntos sobre una esfera

El sistema utilizado es el sistema de coordenadas esféricas. Este sistema, solo requiere de dos coordenadas angulares para ubicar un punto sobre la superficie (esto es así, porque el radio de una esfera permanece constante). La figura 7.5, muestra dos arcos de circunferencia, los cuales son CB y BA. Luego, para obtener las coordenadas del punto A, se debe girar un ángulo CB, y otro ángulo BA. Este par ordenado da la posición del punto A. Además, se debe elegir un origen para el sistema de coordenadas esférico del cual se toma como ángulo cero. En la imagen 7.5 es el punto C, sobre un círculo máximo. A partir de este círculo, se define otra medida angular, el arco BA, medido desde el plano que pasa por el origen y contiene a C. En otras palabras, el ángulo BA, se mide sobre el circulo secundario, tomando como ángulo cero, el punto B. Si este ángulo se define negativo o positivo, o de 0° a 360° , depende de la aplicación particular.



Figura 7.5: Ubicación de un punto usando un plano de referencia

7.7 La esfera Celeste

Una vez, conocidas las partes fundamentales de una esfera, se debe conocer una esfera que es de importancia en astronomía de posición, la esfera celeste. Esta esfera, se compone de un centro O, denominado centro de observación. En el centro, se ubica el observador de los astros, o satélites en nuestro caso. Cabe recalcar, que esta esfera es una construcción ficticia para determinar la posición de los astros, es decir, es una abstracción para poder ubicar objetos en el cielo. La observación astronómica, depende de la posición del observador sobre el planeta tierra, por este motivo, se debe conocer los puntos de la tierra, su sistema de coordenadas, para poder determinar la orientación de una antena o telescopio. Estos sistemas de coordenadas son latitud y longitud, y se requiere de una definición formal, ya que a partir de estos, se realiza la transformación de coordenadas.

7.8 Elementos de la superficie terrestre y Sistemas de coordenadas geográficos

El seguimiento de las estrellas, astros y satélites, dependen de la posición del observador en la superficie terrestre. Al depender de la posición del observador sobre la superficie terrestre, se deben dar los datos de observación y la ubicación del observador. Esta ubicación, está dada por la latitud y la longitud del lugar y además, se requieren de otros planos, como el ecuador y el eje de rotación de la tierra. Es por este motivo, que la presente sección, se van a presentar los elementos fundamentales de la superficie terrestre.

El planeta tierra posee una forma casi esférica. Existe una línea recta imaginaria sobre la cual rota sobre su propio eje. Esta línea imaginaria, pasa por el centro de la tierra, y toca a la esfera en dos puntos: el polo norte geográfico (PNg) y el polo sur geográfico (PSg). El plano que es perpendicular a esta línea recta, se denomina ecuador terrestre. Este plano, divide a la tierra en dos hemisferios: hemisferio boreal (hemisferio norte) y hemisferio austral (hemisferio sur). Los planos paralelos al ecuador, que cortan al planeta tierra en círculos menores, se denominan paralelos geográficos. Existen cuatro de ellos con nombres particulares:

- Trópico de cáncer
- Trópico de Capricornio
- Círculo polar Ártico.
- Círculo polar Antártico.

El semicírculo que pasa por los polos geográficos, y por un punto O de su superficie, se denomina meridiano geográfico del punto O. El meridiano que pasa por el observatorio de Greenwich (en Inglaterra), se denomina primer meridiano, o meridiano de grenwich. Este meridiano, junto con el que esta a 180° de él, divide a la tierra en otros dos hemisferios: hemisferio occidental y hemisferio oriental. El meridiano de Greenwich, se toma como cero. La imagen, 7.6 los conceptos explicados hasta aquí.

Luego, se tienen las siguientes definiciones de latitud y longitud, con sus respectivos símbolos:

Longitud(λ):Esta se mide desde la intersección del primer meridiano con el ecuador terrestre, hasta el circulo secundario que pasa por O. Este se mide, desde -180° a 180°, siendo el O, el cruce del meridiano de Greenwich con el ecuador. Si está en el hemisferio oriental, va de 0 a 180°, si se encuentra en el hemisferio occidental, va de -180° a 0°. Otra convención, es agregar la palabra "este u oeste", y dar el valor de longitud en valor absoluto. Esta notación, no se emplea por ser confusa, y no se dirá más al respecto.



Figura 7.6: Tierra supuesta de forma esférica para mostrar sus elementos principales. Se muestran todos los datos necesarios para la ubicación de un punto sobre la superficie terrestre

Latitud(φ):se mide sobre el meridiano del punto O, desde el ecuador terrestre. Este valor oscila desde -90° a 90°. Los valores positivos corresponden al hemisferio boreal, y los negativos al hemisferio sur.

7.9 Definición y elementos de la esfera celeste

Si se encuentra en una zona despoblada, usted al observar el cielo, tiene la impresión de encontrarse dentro de una esfera, la cual se ve únicamente la parte superior de ella. Esta idea es la que se usa para construir la esfera celeste. Esta esfera, puede tener su origen en tres puntos distintos, el primero, es el del observador, segundo, en el centro de la tierra, y el tercero, en el centro del sol. La que tiene el centro en la posición del observador, se denomina "esfera celeste topocéntrica", la que tiene su centro en la tierra, se denomina "esfera celeste geocéntrica" y la otra esfera es denominada "heliocéntrica". La diferencia entre ambas, es su origen de coordenadas. Estas difieren en algunos segundos de arco para observación, ya que la observación del cielo contiene otros fenómenos como difracción, paralaje, etc. Esta diferencia, se hace necesaria, cuando se trabaja con instrumentos que tengan la precisión para diferenciar estos segundos de arco.

Por lo visto en el párrafo anterior, se puede dar una definición formal de la esfera celeste: "Esfera de radio unidad en cuyo centro(O) se encuentra el observador". Cabe destacar, que la distancia del observador al astro es desconocida, por eso se elige de radio unidad. Además, al observar el cielo, este da la impresión de que todos los puntos se encuentran en la misma distancia. Una vez definida, la esfera celeste, en el presente trabajo usamos la esfera topocéntrica, ya que es la que toma al observador en la superficie terrestre. La esfera celeste topocéntrica se muestra en la imagen 7.7 (se muestra solo la parte superior).

En el gráfico, se observa un plano de circulo máximo, que es tangente a la superficie terrestre, este plano se denomina "plano del horizonte", al intersecarse con el plano del meridiano del observador (longitud del observador), se define la dirección Norte en el "plano del horizonte", y el Sur. En el gráfico aparecen con la letra N y S respectivamente. Además, este plano, divide a la esfera celeste en dos regiones "horizonte visible" y "horizonte no visible".En el gráfico se muestra el horizonte visible, el horizonte no visible, se encuentra debajo del observador. Si desde el lugar de observación, se lanza una plomada (dirección de la gravedad en ese punto), se observa que esta



Figura 7.7: Esfera celeste ubicada en el plano del horizonte. En ella, se omite la parte no visible de la esfera celeste

dirección, es perpendicular al plano del horizonte. Este plano, corta a la esfera celeste en dos puntos particulares: zenit y nadir. El zenit, se encuentra por encima del observador a 90° del plano del horizonte. Este punto se encuentra en el horizonte visible. Se denota con z en la gráfica. El nadir no se encuentra dibujado.

Esta esfera celeste, se encuentra rotando en torno al eje de rotación de la tierra. Si tomamos el eje de rotación, de la tierra, y se translada de manera paralela a este mismo, obtenemos otro punto de la esfera celeste: el polo sur celeste y el polo norte celeste. En el gráfico se dibuja solo el polo norte celeste. Este eje, forma un ángulo con el zenit, que es $90-\phi$, o dicho de otra manera, si miro al norte sobre el meridiano, me elevo un angulo ϕ , tengo un eje paralelo al eje de rotación terrestre.

Si sobre el eje de rotación del polo sur celeste y del polo norte celeste, trazamos un círculo máximo, perpendicular a él, y que pase por el observador, se obtiene otro plano: el ecuador celeste. Este plano, es paralelo al ecuador terrestre. Este plano no se encuentra dibujado en la gráfica. Finalmente queda decir que por comodidad, cuando hablamos de una esfera celeste, en general se dibuja como muestra la 7.8.

7.10 Sistemas de coordenadas

Los sistemas de coordenadas empleados, dependen del observador, existen varios sistemas de coordenadas astronómicos. En este apartado, solamente se verán dos, los cuales son los que se usan en este trabajo. Estos son las coordenadas horizontales, y las coordenadas ecuatoriales horarias. Sin embargo, cabe destacar que existe otro sistema de coordenadas ecuatoriales, denominadas coordenadas ecuatoriales absolutas, que no mencionamos, por tener que considerar otros conceptos, como eclíptica, y tiempo sidéreo, y además, la medida de estos. Además, cada sistema de coordenadas, considera un plano fundamental, sobre el cual se toman medidas angulares, y estos planos definen los sistemas de referencia.



Figura 7.8: Esfera celeste sobre un punto de la tierra

7.10.1. Sistema de referencia horizontal

Este sistema es un sistema de coordenadas, con origen en el observador sobre un punto de la tierra. Su eje fundamental, es la esfera celeste, ubicada en la posición del observador. Sus ejes principales son la línea zenit – nadir, y el plano del horizonte. Este plano, en su corte, con el meridiano local, genera la línea norte—sur sobre el plano del horizonte. Este plano, además, si trazamos una perpendicular a la línea norte – sur por el centro de la esfera (posición del observador), tenemos los otros puntos, llamados este—oeste. En este sistema de coordenadas, se define un ángulo cero. Este punto, puede ser el norte o el sur sobre el plano del horizonte. A partir de él, dirigiéndonos hacia el este, lo tomamos en sentido positivo. Este ángulo se conoce con el nombre de "angulo de azimuth". El cero que este en el norte o el sur, depende del tipo de materia que estemos analizando. En astronomía se toma el sur, y en navegación se toma el norte como cero. En el presente documento, se considera como cero al norte geográfico, pues el software sobre el que se esta desarrollando, así lo indica en su manual. Cabe destacar que este ángulo, se denota con la letra Az o simplemente A. El otro ángulo es la altura. Una vez girado el ángulo de azimuth, este debe elevarse sobre el plano del horizonte, un cierto ángulo. Este ángulo se conoce con el nombre de "altura" o "elevación". Esta altura ira entre $0 \ge 90^{\circ}$. En general se denota con la letra H. Además, si no se define la altura, se puede definir la "distancia zenital" que es $z = 90^{\circ}$ -H. A continuacion, se repite la imagen 6.8 para aclarar lo expuesto:

7.10.2. Sistemas de coordenadas ecuatoriales

En este sistema, existen dos tipos: locales (o horarias) y celestes. En este tópico solo tratamos las coordenadas ecuatoriales locales, las celestes, requieren de otros conceptos, como tiempo sidéreo y plano de la eclíptica, y no se tratan en este informe.

El sistema de coordenadas ecuatoriales, basa sus ejes principales en el eje polar. Este eje polar, interseca el plano del horizonte en el origen de la esfera celeste. Perpendicular a esta línea, se traza un círculo máximo cortando a la esfera celeste, denominado "ecuador celeste". Todas las coordenadas son medidas a partir de estos ejes. Este tiene dos coordenadas: ángulo horario (simbolizado con la letra t), y ángulo de declinación denominado con la letra δ .

El ángulo horario (t, H en la figura 7.10), se mide desde la intersección del meridiano local, hasta



Figura 7.9: Coordenadas horizontales para realizar el apuntamiento de una antena. La antena que se pretende apuntar, posee este tipo de montura.

el punto donde se encuentre el astro o satélite. Este ángulo en general se mide en horas, en sentido norte – este y oscila entre 0hs y 24hs. La declinación (D en la 7.10) se mide por el meridiano que pasa entre el polo elevado del horizonte (sur o norte, según la posición del observador en el planeta tierra), y el cruce con el ecuador. Este mide entre 0° y 90° positivos o negativos. Son negativos si se encuentran debajo del ecuador, y positivos si se encuentran por encima de él. La siguiente figura aclara lo expuesto en esta sección:



Figura 7.10: Sistema de coordenadas ecuatoriales horarias. Estas se usan comunmente en telescopios de aficionados, debido a que solo requieren de un movimiento para seguir un astro.

7.10.3. Transformación de coordenadas

Los dos sistemas de coordenadas mostrados en este informe, usan dos coordenadas angulares para determinar la posición dentro del sistema de referencia utilizado. Estas posiciones, pueden transformarse de uno a otro. Esta cuenta, es la que debe realizarse cuando se usa el software stelarium dentro del microcontrolador. Por tal motivo, el único pasaje de coordenadas que mostramos en este inciso es la transformación de coordenadas ecuatoriales horarias a coordenadas horizontales. Cabe destacar, qué en este tipo de problemas, la latitud siempre es conocida. La transformación de coordenadas, implica trigonometría esférica. Se Hace uso de las fórmulas, del seno, coseno, y de los cinco elementos. Para empezar, se sabe que los datos conocidos son el ángulo horario, y la declinación, y la latitud del lugar. Con estos datos, y suponiendo el sur, como eje 0° de las coordenadas horizontales y hacia el oeste. Con estos datos, se presenta el siguiente triangulo esférico mostrado en la figura 7.11.



Figura 7.11: Transformación de coordenadas. Este triangulo recibe el nombre de triangulo de posición. Este triangulo depende de la posición del observador en la tierra

Cabe destacar, que la distancia entre el zenit y el polo norte, es $90^{\circ} - \phi$, si estamos ubicados en el polo norte, si estamos en el polo sur, esta distancia cambia a $90^{\circ} + \phi$. Con la declinación, ocurre que si estamos por debajo del ecuador, la distancia es $90-\delta$ si la declinación esta en el hemisferio sur celeste, y si se encuentra en el polo norte, es positiva. Por este hecho, si el polo que esta dentro de nuestro horizonte visible es el polo sur, este ángulo es $90+\delta$, donde delta va con su signo correspondiente.

Del triángulo, se necesita el angulo A, y la altura h. La altura h, la se obtiene haciendo $z = 90^{\circ}-h$. El angulo η utilizado en el gráfico, se denomina, **ángulo paraláctico**.

Utilizando el teorema del coseno para triángulos esféricos:

$$\cos(z) = \cos(90^\circ - \delta)\cos(90^\circ - \phi) + \sin(90^\circ - \phi)\sin(90^\circ - \delta)\cos(360^\circ - t)$$

$$\cos(z) = \sin(\delta)\sin(\phi) + \cos(\phi)\cos(\delta)\cos(t)$$
(7.10.1)

Con esto, se obtiene el ángulo z, dado que $z=90-h\rightarrow cos(90-h)=cos(h),$ entonces se tiene que:

$$\cos(h) = \sin(\delta)\sin(\phi) + \cos(\phi)\cos(\delta)\cos(t)$$
(7.10.2)

Si se usa la fórmula de los cinco elementos, para el ángulo A, se tiene que

$$\cos(z)\sin(180^{\circ}-A) = \sin(z)\cos(A-180^{\circ}) = \cos(90^{\circ}-\phi)\sin(90^{\circ}-\delta) - \cos(90^{\circ}-\delta)\sin(90^{\circ}-\phi)\cos(360^{\circ}-t)$$
(7.10.3)

Con lo cual, se han obtenido dos ecuaciones para resolver el angulo de Azimut, y el de altura. Con esto, no nos alcanza para resolver el sistema, ya que la función inversa $\arccos(x)$ esta definida para x entre $[-\pi/2\pi/2]$.Por este motivo, se requiere de otra ecuación, que nos brinde el signo de $\cos(A)$, y luego realizando el coseno inverso, obtenemos el ángulo total. Para obtener el signo, se basa en el uso del teorema del seno esférico. Realizando esto, obtenemos la siguiente ecuación:

$$\frac{\sin(180^{\circ} - A)}{\sin(90^{\circ} - \delta)} = \frac{\sin(360^{\circ} - t)}{\sin(z)}$$

$$\sin(A)\sin(z) = \sin(t)\cos(\delta)$$
(7.10.4)

En resumen, las ecuaciones para realizar la transformación de coordenadas:

$$\begin{cases} \cos(z) = \sin(\delta)\sin(\phi) + \cos(\phi)\cos(\delta)\cos(t) \\ \sin(z)\cos(A) = -\cos(\phi)\sin(\delta) + \cos(\delta)\sin(\phi)\cos(t) \\ \sin(A)\sin(z) = \cos(\delta)\sin(t) \end{cases}$$
(7.10.5)

De la primera ecuación, obtenemos el valor de cos(z), tomando la función inversa, obtenemos el valor de z. Se realiza, z = 90 - h y se obtiene el ángulo de altura.

Con el valor de z, se introduce, en la segunda ecuación, y se obtiene el signo de cos(A). La función inversa del coseno, devuelve valores entre 0 y 180°. Debido al sistema de coordenadas que se ha seleccionado para medir los ángulos (sistema horizontal), si el cos(A) < 0, se debe sumarle 90° al A encontrado. Si el cos(A), es positivo, se debe resolver, de la manera usual. Esto es, si esta entre 0 y 90°, corresponde este ángulo, y si esta por encima de 90°, corresponde, restarle 360°. A continuación, se deja una tabla, con los resultados de esta sección.

Signo del coseno A	Ángulo de azimut
$\cos(A) > 0 \ge 0^{\circ} < A < 90^{\circ}$	Az
$\cos(A) > 0 \ge 90^{\circ} < A < 180^{\circ}$	$360^{\circ} - Az$
$\cos(A) < 0 \text{ y}$	$90^{\circ} + Az$

Tabla 7.1: Resumen del valor del ángulo de azimut en base al signo de $\cos(A)$

Cabe recordar, que esta deducción se realiza para poder realizar la cuenta dentro del microprocesador Arduino, y luego mover los motores hacia esa posición. Se debe tomar en cuenta, que el software Stellarium, brinda las coordenadas en el sistema ecuatorial, y se deben transformar al sistema horizontal dentro del microcontrolador.

7.11 Coordenadas Software Stellarium

El programa stellarium, utiliza coordenadas ecuatoriales absolutas. Estas coordenadas, son iguales a las ya vistas, excepto que el cero, se toma sobre un punto fijo, denominado "punto vernal".Este punto, define el tiempo sidéreo local. Para realizar esta transformación, se debe considerar la implementación de una base de tiempo sidéreo. Este planteo, escapa el alcance general del proyecto, ya que el agregado de esta base de tiempo, demanda aproximadamente un mes más de proyecto, y no se pueden cumplir con el cronograma previsto. Por este motivo, se plantea este capítulo, donde se brindan las ecuaciones, y queda como trabajo futuro la implementación de la transformación de coordenadas. Los pasos a seguir para la transformación de coordenadas dentro del microcontrolador son los siguientes:

- Obtener Hora sidérea Local
- Realizar la implementación del sistema de ecuaciones 7.10.5
- Transfomación de coordenadas obtenidas al sistema HMS (hora-minuto-segundo), para realizar la validación de los datos con el mismo software.

 Prueba y validación de los datos mediante algún mecanismo visual (display, puerto serie, etc) a definir.

7.12 Conclusiones

En este trabajo, se muestra la complejidad y dificultad de realizar un apuntamiento hacia un objeto celeste. Este trabajo, solo muestra algunos resultados, de todos los que se han investigado, para llegar a la solución de la transformación de coordenadas. Este tópico, se considera una de las partes fundamentales para el apuntado, ya que de ella dependen los movimientos de los motores. Además, en este trabajo, no se han tenido en cuenta errores debido a movimientos de la tierra (en especial: nutación y precesión), y otros efectos, como pueden ser el paralaje y la aberración, o la forma semiesférica de la tierra, y el geoide de referencia. Sin incluir, que se han dejado de lado conceptos como tiempo sidéreo y plano de la eclíptica. Estos tópicos nombrados anteriormente, deberían tenerse en cuenta, si el apuntamiento debe ser preciso, pues los movimientos de nutación y precesión, tienen el efecto de cambiar los ángulos de las estrellas en el cielo, y pueden perturbar las orbitas de los satélites, además, cambian el punto sidéreo referenciado como cero. Los puntos que se explican en el tópico transformación de coordenadas son los que se deben programar dentro del microcontrolador, para que pueda apuntar a una estrella con el software Stellarium, en especial la ecuación de transformación. En este trabajo, no se ha implementado debido a que no cumple con los tiempos previstos por el proyecto.

Fase IV

Sistema electrónico de posicionamiento - Construcción de prototipo y resultados

Diseño de un puente H para el posicionador

Resumen

En esta sección, se diseña y seleccionan los componentes electrónicos para controlar los motores que mueven la antena. El circuito que se realiza es el denominado puente H, el cual permite la inversión de polaridad para poder mover la antena en ambos sentidos.

8.1 introducción

Se realiza el diseño y construcción de un puente H basado en transistores MOSFET de canal P y canal N. Se realiza de esta forma debido a que se tiene una sola fuente de alimentación, y al usar ambos tipos de transistores, no se requiere elevar la tensión respecto de la tensión de alimentación para realizar el disparo de los MOSFET. Los MOSFET seleccionados son el IRFP240 (canal N) y el IRF 9530 (canal P) ambos disponibles en el mercado local. Estos MOSFET se han seleccionado por manejar las corrientes del motor que mueve la antena. En total se realizan dos puentes H, uno para cada motor y, por tanto, se muestra el análisis de uno solo de estos, ya que el otro circuito es idéntico. Se debe proteger cada puente H contra el cortocircuito debido a que los pines del microcontrolador se ponen en nivel bajo al cargar un código. Por tanto, se comienza con un diseño preliminar, y al observar que este control puede ser destructivo para los transistores MOSFET, se rediseña este mismo, para no dañar el componente. Además, se selecciona el disipador para el uso adecuado de los transistores, MOSFET, ya que deben evacuar el calor generado en su interior.

8.2 Análisis de los transistores MOSFET y BJT

Se analiza el funcionamiento de los transistores MOSFET y BJT cuando son usados como llave on/off. En general los MOSFET tienen rápida respuesta (del orden de nanosegundos), y soportan varios ampere de corriente. Estos, se usan para dirigir el sentido de giro de un motor, en una estructura conocida como puente H. Este circuito, permite invertir el sentido de la corriente, y con esto logra cambiar el sentido de giro de los motores (o visto de otro modo, invierte la polaridad de la tensión sobre la carga).

Los transistores MOSFET, son controlados por transistores BJT de propósito general. Estos, realizan el accionado de dejar pasar o no la corriente sobre los transistores MOSFET. Estos transistores, se comandan desde el microcontrolador.

8.2.1. Transistor MOSFET

El transistor de tipo MOSFET se basa en tres terminales, llamados Gate, Source y Drain. Existen dos tipos: incrementales (o de enriquecimiento) y decrementales (o decrecimiento). El MOSFET de tipo decremental no se utiliza, y por tanto, solamente se hace mención de él. El tipo de MOSFET utilizado es el incremental.

El MOSFET incremental (válido para el decremental también), se denominan de canal N o de canal P. En el MOSFET de canal N, se basa en que existe una tensión entre Gate y Source positiva, más alta que una tensión denominada "tensión umbral" (V_t), el dispositivo MOSFET, empieza a conducir, en una zona de operación llamada de saturación. El diagrama de un MOSFET es el que muestra la figura 8.1. No se dan las explicaciones sobre la física del dispositivo de estado sólido, pero se ilustra a continuación en conjunto con el circuito de prueba:



Figura 8.1: Esquema de un MOSFET a la izquierda. A la derecha se muestra el modelo circuital y su símbolo

Si se realiza el circuito de la derecha sobre un MOSFET de canal N, se obtienen las siguientes curvas:



Figura 8.2: Curvas características de un transistor MOSFET de canal N

Donde V_t es la tensión umbral del dispositivo. Se observa en la curva 8.2b que existen tres regiones de operación del MOSFET, estas son:

- 1. Región de corte: ocurre cuando $V_{gs} < V_t$. En esta condición la corriente entre Drain y Source es nula, es decir, se tiene una llave abierta.
- 2. Región de saturación: en esta zona se cumple la siguiente desigualdad: $V_{gs} > V_t$ y $V_{gs} V_t < V_{ds}$. En esta zona se tiene la saturación y la llave se comporta como una fuente de corriente controlada por tensión.
- 3. Región óhmica o zona óhmica: en este caso se tiene la siguiente desigualdad: $V_{gs} > V_t$ y $V_{gs} V_t > V_{ds}$. El dispositivo permite el paso de corriente entre los terminales drain y source.

En la zona óhmica, se presenta una resistencia, llamada R_{ds} cuando empieza a conducir el MOSFET. Este valor viene dado por la pendiente de la recta en la zona óhmica. Esta pendiente esta dada por:

$$R_{ds} = \frac{V_{gs}}{I_{ds}}$$

Se utiliza la zona óhmica, debido a que la corriente que circula por la carga es variable, y se debe fijar la tensión entre Gate y Source. Por este motivo, para el diseño del puente H, se trabaja en esta zona.

8.2.2. Transistor BJT como llave electrónica

El transistor BJT es un transistor que tiene tres junturas, de tipo NPN y PNP. Este dispositivo puede usarse como llave electrónica o para la amplificación de señales (zona activa). Para este trabajo, se usa como llave, y se muestra su funcionamiento en esta zona, dejando de lado la zona activa de los transistores. El símbolo del transistor es el siguiente:



(a) símbolo del transistor BJT de tipo NPN (b) símbolo del transistor BJT de tipo PNP

Figura 8.3: Símbologia electrica de transistores BJT

En la figura anterior, se ven dos tipos de transistores NPN y PNP. En ella se observa que es un dispositivo de tres terminales, denominados emisor(E) - base(B) y colector (C).

Debido a que tiene tres terminales, se las puede asociar a un tipo de juntura NP o PN, y en base a la polarización de estas, se determina el uso del transistor. Estas junturas son colector – base y base-emisor. En el caso de un transistor NPN, la juntura colector base es de tipo NP, y la juntura Base – emisor es de tipo PN.

El transistor PNP o NPN, poseen distintas configuraciones según sean los circuitos de configuración (topología del circuito): emisor común – base común y colector común. En esta sección, solo se considera la topología emisor común, ya que es la que se usa en este trabajo. Esta topología, usa al transistor como llave on/off.

Los transistores BJT, ya sean PNP o NPN, tienen un conjunto de curvas características, que determinan como es la transferencia entre los parámetros del transistor. Estas curvas, se muestran en la figura 8.4 para el transistor de tipo NPN. Si desea las curvas del transistor PNP, basta con invertir las tensiones.

Se observa en la figura 8.4b que la relación entre la corriente de base y la tensión base emisor (que es una juntura pn en este caso), se comporta como si fuese un diodo. En la figura 8.4c se observa que el transistor tiene tres regiones de operación: saturación – activa y corte. La zona de corte, ocurre cuando la corriente de base es nula. En la región activa, la corriente de colector es proporcional a la corriente de base. Este factor de proporción se denomina "ganancia del transistor", y se lo denota con β o con h_{FE} , y son un parámetro individual de cada transistor. En otras palabras, en la zona activa se cumple:

$$I_c = \beta I_b \tag{8.2.1}$$



(c) Curva característica regiones de operación de un transistor

Figura 8.4: Curvas características de un transistor BJT

En la zona de saturación, se observa (ver figura 8.4c) que la relación no se cumple, es más, la relación entre la corriente de base a colector es mayor que la de colector entre la ganancia del transistor. Es decir, se cumple que:

$$I_b > \frac{I_c}{\beta} \tag{8.2.2}$$

VCE

Cabe destacar, que esto ocurre por la polarización de la juntura. En el caso de corte, ambas junturas se polarizan en inversa, y en saturación, ambas se polarizan en directa. En este estado, la tensión V_{ce} de la figura 8.4a es muy pequeña, polarizando entre colector y base de forma directa. Si la juntura Base emisor se polariza en polarización directa, mientras la juntura entre colector y base en polarización inversa, se está en zona activa (es decir, en la zona de amplificación y se cumple la ecuación 8.2.1).

En las gráficas de la figura 8.4, se observa que la zona de trabajo de un transistor depende fuertemente de la corriente de base, y la topología de circuito que se esté utilizando. Por ello, es que es necesario, determinar dos parámetros importante: resistencia de base(R_B en la figura 8.4a) y máxima corriente de colector en zona activa. Este parámetro, permite determinar si el transistor se satura o no, pues es necesario elevar la corriente de base por encima de una valor mínimo para que el transistor entre en saturación. Para calcular la resistencia de base, se analiza el circuito que está a continuación:



Figura 8.5: Circuito para el cálculo de la resistencia de base de un transistor bipolar NPN. En este diagrama donde dice "pin de microcontrolador" es el control del transistor entre corte y saturación realizado mediante la programación del sistema embebido

De la figura 8.5, donde dice "pin del microcontrolador", es el pin destinado a poner en corte al transistor, o saturarlo. Dada una resistencia de colector (R_c en figura 8.5), y una tensión de entrada V_p (ver figura 8.5), se obtienen las ecuaciones para el cálculo de R_B . Si realizamos la malla entre colector y emisor, cerrándola sobre el mismo transistor, se tiene la siguiente ecuación de Kirchhoff:

$$V_{CE} = V_{BE} + V_{CB} \to V_{CB} = V_{CE} - V_{BE}$$
(8.2.3)

Para que el transistor se encuentre en estado de corte, se debe cumplir que $V_{CB} > 0$ y la tensión $V_{BE} < 0$ o menor a un valor que especifique el fabricante del dispositivo (generalmente 0.6V), la saturación se da cuando $V_{BE} > 0$ y $V_{CB} < 0$. Si en un transistor se cumple que $V_{CB} > 0$ y $V_{BE} > 0$, se puede afirmar (en base a la expresión 8.2.3) $V_{CE} > V_{BE}$, y el transistor esta en zona activa.

Si suponemos el transistor en zona activa, de la expresión 8.2.3, la corriente máxima de colector, la podemos obtener, igualando $V_{CB} = 0$. Si esto ocurre, I_C adopta el valor de (resolviendo la malla de la derecha de la figura 8.5):

$$I_{Cmax} = \frac{V_{CC} - V_{CE}}{R_c} = \frac{V_{CC} - V_{BE}}{R_c}$$
(8.2.4)

y el valor de la corriente de base para esta condición es:

$$I_{Bmin} = \frac{I_{Cmax}}{\beta} \tag{8.2.5}$$

Luego, si la corriente por la base, aumenta por encima de I_{Bmin} , entonces V_{BE} aumenta la corriente de colector, disminuyendo V_{CE} y esta baja hasta un valor menor a V_{BE} . En este punto, la tensión V_{CE} se denomina tensión colector-emisor de saturación, y se denota V_{CEsat} . Para obtener

la corriente de colector en estas condiciones:

$$I_{Csat} = \frac{V_{CC} - V_{CEsat}}{R_c} \tag{8.2.6}$$

Por tanto, dado una I_{Bmin} , la I_B que circule por la base, debe ser mayor a esta I_{Bmin} . Con estos datos, se puede hallar la resistencia de base, que satisfaga estos requerimientos. De la figura 8.5, si se realiza en análisis circuital de la malla del lado izquierdo se obtiene que¹:

$$R_B < \frac{V_p - V_{BE}}{I_{bmin}} \tag{8.2.7}$$

Luego, se debe seleccionar una R_B que satisfaga la desigualdad anterior.Cuando la tension V_p es cero, el transistor está cortado, y no hay circulación de corriente en la malla. En esta situación, ocurre que $V_{BE} = 0$. Por ende, el procedimiento para seleccionar la resistencia, tanto de colector, como de base, se basa en las corrientes de base y colector. Estas, tienen valores máximos y mínimos brindados por los fabricantes, y se debe tener la hoja de datos al seleccionar esta resistencia.

8.2.3. Componentes seleccionados

Los MOSFET se eligien de tal manera que cumplan tres requerimientos:

- Disponibilidad en el mercado local
- Menor resistencia entre Drain y source
- Soporten una corriente variable entre 0.4 A y 7 A

Los MOSFET que se encuentran en el mercado local que cumplen todos los requisitos son el IRFP240 (canal N) y el IRF9530 (canal P). Una vez que se seleccionan los transistores MOSFET, se debe elegir la tensión entre gate y source para ambos dispositivos, que se adecuada, cuidando que los transistores no se destruyan. Además, se eligien dos MOSFET de canal P y dos de canal N ya que se cuenta con una única fuente de tensión.

8.2.3.1. MOSFET IRFP240

Este MOSFET es de canal N, con una R_{ds} máxima de 0.18 ohm. Su tensión umbral V_t oscila entre 2 V y 4 V. Debido a esta situación, la tensión V_{gs} debe ser superior a 4 volts para asegurar su conducción. Para decidir qué tensión se debe aplicar entre Gate y Source, se debe tener en cuenta, la tensión máxima que soporta entre gate y source (V_{gs}) . Este dato, extraído de la hoja de datos es 20 V. De la discusión precedente, obtenemos que V_{gs} debe estar comprendida entre 4 V y 20 V (ver [14]). La tensión entre gate y source está definida sobre un rango de tensiones y se debe elegir aquella que minimice la resistencia entre drain y source (R_{ds}) , y posea un rango de operación completo entre 0.44 y 7 A (corriente consumida por el motor, debido al movimiento de la antena, esta corriente es variable). La curva I_d a V_{gs} a una temperatura de 25° C se obtiene del datasheet, y se muestra en la siguiente figura:

En la figura 8.6 se observa que la menor tensión V_{gs} es de 4.5 V, y tiene una corriente máxima de aproximadamente 0.5 A. La curva siguiente, posee una tensión V_{gs} de 5 V, y una corriente máxima de 2.3 Ampere aproximadamente. La curva que le sigue, se logra mediante una tensión de 5.5 V y una corriente de 6 ampere, y luego sigue aumentando V_{gs} y se observan las distintas

 $^{^1\,}$ Para llegar a esta expresión, se debe plantear que $I_b > I_{bmin}$ y despejar R_B



Figura 8.6: Diagrama de Id vs Vgs del MOSFET IRFP240. Esta curva se extrae de la hoja de datos del transistor

tensiones entre drain y source. La corriente que maneja el motor oscila entre 0.44 y 7 A. De la gráfica, observamos que el menor V_{gs} que encontramos es 7 Volts, y se obtiene un V_{ds} que oscila entre 0.1 y 0.7 V aproximadamente (datos extraídos del gráfico).

Por el hecho de que el valor dentro del gráfico es aproximado, se realiza, una simulación del dispositivo, con el software NI Multisim. El circuito para simular es el que se muestra en la figura 8.1, con una tensión de V_{gd} entre 6.5 y 7.5 V, con iteraciones cada 0.3 V y V_{ds} oscilando entre 0 y 24 V. El resultado se muestra en la figura 8.7



Figura 8.7: Resultados de simulación del MOSFET IRFP240. En él, se fija V_{gs} , y se hace variar V_{ds} , y luego se grafica la corriente en función de V_{ds}

En las gráficas que se muestran en la figura 8.7, se contempla que la corriente de diseño (entre 0.4A y 7A) produce valores caida de tensión entre drain y source 0.1 V y 0.625 V (resultado de la simulación). Del gráfico (figura 8.7) se ve, que con una tensión V_{gs} superior a 7 volts, se tiene la misma resistencia aproximadamente, dentro del rango de operación del motor. Como la resistencia es similar las caídas de tensión, quedan prácticamente sin cambio.

8.2.4. MOSFET IRF9530

Este MOSFET es de canal P, y tiene una resistencia R_{ds} máxima de 0.3 Ω . Este MOSFET, tiene la conducción de corriente de source a drain. La idea de la elección de este componente es igual al anterior. Es decir, se debe elegir una tensión V_{gs} (en este caso negativa), que pueda funcionar sobre todo el rango de operación completo y minimice V_{ds} (también en este caso negativa). El análisis es similar al transistor anterior, y se debe partir por que la V_{gs} mínima es de -4 V y la máxima soportada entre V_{gs} es de -20 V. Por este motivo, la tensión debe oscilar entre -20 a -4 V (ver [15]). El criterio para seleccionar la tension V_{gs} es reducir lo más posible V_{ds} en todo el rango de operación de la corriente. Las curvas del transistor a 25°C se muestran a continuación:



Fig. 1 -Typical Output Characteristics, T_C = 25 °C

Figura 8.8: Curva V_{gs} frente a I_{DS} del transistor IRFP9530

De la curva anterior, se obtiene que se debe reducir la tensión entre gate y source menor a -5.5Volts, siendo el mejor valor el de -15V, que produce una V_{ds} menor en todo el rango de operación. El punto óptimo ocurre con V_{gs} de -15v, pero simplemente, relajando las condiciones, se puede ver que con $V_{gs} < -7Volts$, se encuentra la misma pendiente.

8.2.5. Transistor BC548

Este transistor es de propósito general, tipo NPN, y se usa para controlar el disparo de los transistores MOSFET. En el caso de corte, corriente en la base es nula, y la tensión entre colector y emisor, es la tensión de la fuente V_{cc} en la figura 8.5. Esta tensión, debe asegurarse que sea soportada por el dispositivo para no dañarlo. La máxima tensión soportada entre colector y emisor es de 30V (ver [16]). También, se considera el otro estado: saturación. En esta condición, el fabricante brinda la corriente de colector (I_c) máxima que es soportada por el dispositivo(esta limitación, se debe a la potencia que debe disipar el dispositivo en estas condiciones) y la tensión V_{CE} en este estado. En estado de corte y saturación deja de valer la relación de ganancia de corriente de colector a corriente de base (8.2.1) y en las hojas de datos, este dato aparece con el nombre de H_{FE}). La curva característica de este transistor se muestran 8.9 a continuación (extraída de la hoja de datos).

Por tanto, de las especificaciones extraídas del datasheet, en el estado de saturación debe cumplirse lo siguiente:

$$0 < V_{CE} \le 0.25$$
 $I_c < 100 \text{ma}$ $\frac{I_c}{I_b} = 10$

Los datos anteriores son válidos si $I_c=10\mathrm{ma}$
e $I_b=0,5\mathrm{ma}$

En el caso de corte, la corriente por la base es nula, y la tensión entre la base y el emisor es menor a 0.7 V, y con esta configuración, se obtiene que la corriente de colector es nula. Por ende,



Figura 8.9: Diagrama V_{CE} vs I_c del transistor BC548

el diseño debe plantearse en términos de la corriente máxima de colector, y que la corriente de diseño sea menor. Se resumen los principales parámetros de este transistor en la siguiente tabla:

Corriente de colector máxima	Rango H_{FE}	V_{CEsat}	V_{BE}
100 mA	$100 \ a \ 800^{1}$	$0.25 \mathrm{~V}$	$0.65 \mathrm{V}$

¹ Este dato fue extraido a partir de varios fabricantes del transistor BC548.

Tabla 8.1: Principales parámetros del transistor BC548

8.3 Diseño del puente H – Control de las llaves

Se realiza un primer diseño del puente H, donde solamente con dos transistores BJT se hará el control de las cuatro llaves. El segundo diseño, usa cuatro transistores, donde unimos dos por la base para evitar el cortocircuito. Existen soluciones comerciales integradas, pero estas no se utilizan en el presente trabajo.El problema del diseño del puente H es el control de las llaves para evitar el cortocircuito al cargar el código sobre el microcontrolador. Se han realizado pruebas sobre transistores de muy bajo costo, y este problema ha sido notorio, destruyendo varios transistores. Por lo tanto, al utilizar estos MOSFET de potencia, al tener un coste elevado, requiere tener precauciones sobre el diseño, a fin de evitar estos cortocircuitos.

8.3.1. Primer diseño – Control de cuatro llaves mediante dos BJT

El primer diseño, se deben calcular todas las resistencias de control, para poder evitar el cortocircuito. El primer diseño se muestra en la figura 8.10

Donde se deben calcular las resistencias en base a los valores de tensión de diseño en la sección 8.2.2. V_{g3} y V_{g4} deben tener el valor de 7 V, y para el análisis circuital, se lo supone fijo. Las resistencias, se calculan de un único lado, ya que son las mismas por la simetría del circuito. Además, se debe calcular la resistencia de base en cada transistor BJT, que no se muestran en la figura 8.10. En primer lugar, se deben calcular las resistencias R_1 y R_2 en el estado de saturación del transistor Q5 (o Q6). La resistencia faltante (R_3) , se calcula con el transistor Q5 (o Q6) en estado de corte. La tensión de alimentación es de 24 V (V_{cc})



Figura 8.10: Primer diseño del puente H. Esta configuración impide el cortocircuito en caso que los transistores MOSFET se activen de forma accidental

Los valores de tensión de V_{g1} y V_{g2} deben ser iguales, pero deben cumplir dos condiciones: cuando el transistor Q5 (o Q6) este abierto (o en estado de corte), debe tener una tensión menor a aquella que hace conducir el transistor MOSFET, la segunda condición es cuando Q5 (o Q6), esté saturado, el valor debe ser mayor al valor de la tensión umbral del transistor MOSFET (en este caso, menor ya que el transistor MOSFET es de canal P).

El V_{gs} de los MOSFET de canal P oscila entre -2 a -4 V. Por tanto, $V_{gs1} = V_s - V_{g1} = V_{cc} - V_{g1} = 24 - V_{g1}$. Dado que $V_{gs1} > -2V$ y $V_{gs1} > -4V$ se obtienen las siguientes desigualdades:

$$V_{gs1} > -2V \rightarrow V_{g1} - V_s > -2V \rightarrow V_{g1} - V_{cc} > -2V \rightarrow V_{g1} - 24V > -2V \rightarrow V_{g1} > 22V \quad (8.3.1)$$

$$V_{gs1} > -4V \rightarrow V_{g1} - V_S > -4V \rightarrow V_{g1} - V_{cc} > -4V \rightarrow V_{g1} - 24V > -4V \rightarrow V_{g1} > 20V \quad (8.3.2)$$

Por tanto, cuando los transistores MOSFET de canal N conduzcan, debe existir una tensión mayor a 22 volts en V_{g1} (o V_{g2}) para asegurar el corte del transistor MOSFET de canal P.

Análogamente, cuando el transistor Q5 o Q6 estén conduciendo (en estado de saturación), el MOSFET de canal P debe ponerse en conducción. Para esta situación, se plantea una tensión V_{gs} que sea menor a -7 V, se elige $V_{gs} = -15V$, que es lo óptimo según la sección 8.2.3.1. $V_{gs1} = -15 \rightarrow Vg1 = -15 + V_{cc} = 24V - 15V = 9V$ Volts. Si esto es posible, entonces se podrá realizar, si no, se deberá recurrir a una V_{g1} mayor, pero deberá ser subóptimo, aceptando algunos milivolts más de pérdida en V_{ds} . Para realizar los cálculos, se empieza suponiendo que el transistor Q5 está conduciendo y Q6 está cortado (figura 8.10). En esta condición se debe analizar los siguientes circuitos (se ha utilizado el mismo transistor, ya que el circuito del lado opuesto es el mismo):

Del circuito, se observa que la resistencia crítica para calcular es R_1 (o R_4). Esta resistencia, debe cumplir que permita la apertura y cierre del MOSFET en base a la tensión que este aplicada sobre ella. Por tanto, se empieza realizando el cálculo esta resistencia, y luego se calculan las restantes.

En el caso de que Q5 esté en estado de corte(ver figura 8.11b) se debe cumplir que $V_g > 22V$ (ver ecuación 8.3.1).




(b) diagrama del circuito a analizar con el transistor Q5 en estado de conducción. Se observa, que V_{g4} es aproximadamente 0V

(a) Diagrama de circuito, con el transistor Q5 en estado de corte

Figura 8.11: Esquema de los transistores de control del puente H

Se denomina a la corriente que circula por el circuito de la figura 8.11b I_c , y a la corriente que circula por el circuito de la figura 8.11a I_S (esta corriente circula por R_1, R_2 y R_3). Como Vg > 22V, se analiza el circuito de la figura 8.11a quedando la siguiente desigualdad:

$$V_{g1} = V_{cc} - I_c R_1 > 22V \xrightarrow{V_{cc} = 24} I_c R_1 < 2V$$
(8.3.3)

Para el caso de la saturación (figura 8.11b), se plantea que la tensión $V_{gs} < -15V$. Con esto se obtiene una segunda desigualdad $(V_{gs} = V_{g1} - V_{cc})$:

$$V_{g1} - V_{cc} < -15V \xrightarrow{V_{cc}=24} V_{g1} < 9V$$
 (8.3.4)

Luego, con la ecuación anterior, se calcula cual debe ser el valor para I_S . Se realiza el análisis circuital de la figura 8.11b, se tiene la siguiente ecuación usando leyes de Kirchhoff:

$$V_{g1} = V_{cc} - I_s R_1 < 9V \xrightarrow{V_{cc} = 24V} I_S R_1 > 15V$$
(8.3.5)

Luego, de la desigualdad anterior, se propone $I_S = 1$ mA, con esto, se obtiene una resistencia $R_1 > 15$ K Ω . Se elige $R_1 = 16$ K Ω , luego se calcula la resistencia total, con esta corriente, siendo la resistencia total en saturación $R_t = R_1 + R_2$. La resistencia total (R_t) y la resistencia R_2 viene dada por:

$$R_t = \frac{V_{cc}}{1\text{ma}} = \frac{24}{1\text{ma}} = 24K\Omega \xrightarrow{R_t = R_1 + R_2} R_2 = 24K\Omega - 16K\Omega = 9K\Omega$$
(8.3.6)

Luego, resta analizar el estado de saturación del transistor Q5 (o Q6). Con la ecuación 8.3.3, se calcula el valor de I_S con el valor de $R_1 = 16k\Omega$. Con esto, el valor $I_c < \frac{2V}{16k\Omega} = 0,125$ mA. Se selecciona el valor de $I_s = 0,1$ ma, y se calcula el valor de la resistencia R_3

Para que exista el valor propuesto de I_c , se debe plantear que la resistencia total en este estado, viene dada por $R_t = R_1 + R_2 + R_3 = \frac{24V}{I_s}$, de esta expresión resulta $R_3 = 216K\Omega$

Se debe verificar si cumplen las condiciones de corte y saturación de los transistores MOS-FET con estas resistencias. Si se realiza el análisis con las resistencias calculadas, se resumen los resultados en la siguiente tabla:

	corte	saturación
V_{g1}	22.5V	21.89
V_{g4}	6.96V	х

Tabla 8.2: Tabla resumen de la primera iteración.

Luego se realiza el mismo procedimiento, donde se cambia la I_s inicial. La tabla 8.3, la siguiente tabla resume las iteraciones realizadas.

	р	arámetros			estado			Condic	iones	Condiciones	
	ci	ircuitales			co	rte	saturación	de corte de		de sat	cumple req
$I_s[ma]$	$R_1[\mathrm{K}\Omega]$	$R_2[K\Omega]$	$I_c[ma]$	$R_3[\mathrm{K}\Omega]$	$V_{g1}[V]$	$V_{g4}[V]$	$V_{g1}[V]$	$V_{g1} > 22V$	$V_{g4} > 7v$	$V_{g1} < 9V$	
1	16	9	0.1	216	22.5	6.96	21.89	\checkmark	X	×	no
2	8	4	0.2	108	22.4	21.6	16	√	\checkmark	×	no
5	3.1	1.7	0.5	43.2	22.45	21.6	8.5	\checkmark	\checkmark	\checkmark	Si^1
3	6	2	0.3	72	22.2	21.6	6	\checkmark	\checkmark	\checkmark	si ¹
10	2	0.4	0.8	27.6	22.4	22.08	4	√	1	\checkmark	si ¹

 1 En este caso, se cumplen las condiciones para su uso, solo que el transistor MOSFET elegido soporta una tension máxima de 20 volts entre Gate y Source.

Tabla 8.3: Valores que se obtienen mediante el primer proceso de iteración

La tabla 8.3, se nota que las únicas posibilidades son I_s de 3,5 o 10 mA. Estos valores, si bien cumplen, son destructivos para el transistor de canal N, pues su tensión máxima soportada entre gate y source es 20 V. De la tabla, se analiza que al aumentar la corriente de saturación, los valores de tensión, permanecen casi sin cambio a partir de 3ma. Por este motivo, se han relajado las condiciones para los MOSFET, para que trabajen en un punto subóptimo de trabajo. El procedimiento es el mismo, donde se cambian los requerimientos para la tensión entre Gate y Source. En la tabla 8.4,se muestran los resultados de la segunda iteración.

	p c	arámetros ircuitales			co	estade rte	o saturación	Condiciones de corte		Condiciones de saturación	cumple req
$I_s[ma]$	$R_1[K\Omega]$	$R_2[K\Omega]$	$I_c[ma]$	$R_3[K\Omega]$	$V_{g1}[V]$	$V_{g4}[V]$	$V_{g1}[V]$	$V_{g1} > 22V$	$V_{g4} > 7v$	$V_{g1} < 17V$	
2	10	2	0.1	228	23	22.8	4	~	~	√	Si^1
1	8	16	0.1	216	23.2	21.6	16	~	√	√	Si^1
5	2.4	2.4	0.5	43.2	22.8	21.6	12	~	~	√	Si^1
10	1.3	1.1	1	21.6	22.7	21.6	13	√	√	√	Si^1

 1 En este caso, se cumplen las condiciones para poder usarlo, solo que la limitante es el dispositivo MOSFET elegido, ya que su tensión máxima que soporta entre Gate y Source es 20 volts.

Tabla 8.4: Valores que se obtienen mediante el segundo proceso de iteración

La observación sobre ambas iteraciones, es que existe una relación de compromiso al seleccionar R_1 , y al cambiar esta elección, influye sobre R_3 , y genera que la tensión entre Gate y source del MOSFET de canal P, esté al límite, mientras la tensión entre gate y source del MOSFET de canal N es superior a la permitida. Observando las iteraciones, se concluye, que, de forma casi independiente a la elección de las resistencias, las tensiones caídas son aproximadamente las mismas. No se puede garantizar la no conducción con estos valores de resistencias, pero se garantiza la destrucción del MOSFET de canal N, al superar su máxima tensión de gate y source. Este hecho, motiva el rediseño del control de los transistores MOSFET.

8.3.2. Segundo Diseño – Control de cuatro llaves mediante cuatro BJT

Al ser casi independiente el circuito con el valor de las resistencias, debe rediseñarse, aumentando la tensión, en caso del canal P, y disminuirla, en caso del canal N. Se ha rediseñado el control



de los transistores MOSFET, usando 4 transistores BJT que trabajen en contrafase. El circuito rediseñado se observa en la siguiente imagen:

Figura 8.12: Rediseño del circuito para evitar el cortocircuito entre los MOSFET

En este circuito, si se ponen todas las resistencias del mismo valor, cumple con todos los requisitos, pues la tensión V_{gs} , de ambos transistores MOSFET, es la mitad de la tensión de fuente, y esta tensión es soportada por los transistores. Si se consideran, los casos de tolerancia de las resistencias, ocurre lo mismo, suponiendo una tolerancia del 10%, la mitad de la tensión subirá 10% o disminuirá 10% (caso extremo), la tensión en los terminales entre gate y source es de $12 \pm 1,2$ V, que está dentro de los rangos de operación. En este caso, se usan resistencias de $10K\Omega$. Si se observan las llaves, considerando como entrada a las resistencias R11 y R5,como entradas digitales, se observa el comportamiento mostrado en la tabla 8.5.

Estado en-	Estado en-	Estado Q5	Estado Q6	Estado Q7	Estado Q8	MOSFET
trada R_5	trada $R_1 1$					Activados
0	0	corte	corte	corte	corte	Q2 y Q4
1	0	saturación	saturación	corte	corte	Q1 y Q4
0	1	Corte	Corte	Saturación	Saturación	Q2 y Q3
1	1	Saturación	Saturación	Saturación	Saturación	Q1 Y Q3

Tabla 8.5: tabla de verdad para el control del puente H

Se observa en la tabla anterior, que no existe ningún caso en el cual se genere el cortocircuito. La tabla anterior, se obtiene realizando el análisis circuital sobre los controles delas llaves, mostrados en la figura 8.12.

Para el cálculo de R_5 , se debe suponer el transistor Q5 y Q7, o los complementarios del lado derecho de la figura 8.12, en estado de saturación. En este estado, la resistencia de colector para el transistor Q5 (o Q8) es de $R_{TCQ5} = 20K\Omega$ y para el otro transistor (Q7 o Q6) es de $R_{TCQ7} = 10K\Omega$. Con estos valores, se calcula la I_{CQ5SAT} e I_{CQ7SAT} (ver ecuación 8.2.6).

$$\begin{cases} I_{CQ5SAT} = \frac{V_{CC} - V_{CEsat}}{R_{TCQ5}} & \frac{V_{CC} > V_{CEsat}; V_{CC} = 24V}{V_{CC} > V_{CEsat}; V_{CC} = 24V} \rightarrow I_{CQ5SAT} = \frac{24V}{20K\Omega} = 1,2\text{ma} \\ I_{CQ7SAT} = \frac{V_{CC} - V_{CEsat}}{R_{TCQ7}} & \frac{V_{CC} > V_{CEsat}; V_{CC} = 24V}{V_{CC} > V_{CEsat}; V_{CC} = 24V} \rightarrow I_{CQ7SAT} = \frac{24V}{10K\Omega} = 2,4\text{ma} \end{cases}$$

$$(8.3.7)$$

La corriente de base mínima para cada transistor, se basa en en el peor caso de la ganancia H_{FE} , en el caso del transistor BC548, el peor caso ocurre cuando $H_{FE} = 200$ (ver [16] o tabla 8.1). Con estos valores, se obtienen las corrientes mínimas por la base de cada transistor(ver ecuación 8.2.5):

$$\begin{cases} I_{bQ5min} = \frac{I_{CQ5SAT}}{H_{FEmin}} = \frac{1,2\text{ma}}{200} = 6\mu A\\ I_{bQ5min} = \frac{I_{CQ5SAT}}{H_{FEmin}} = \frac{2,4\text{ma}}{200} = 12\mu A \end{cases}$$
(8.3.8)

Por este motivo, la corriente que se requiere para la resistencia R_5 debe ser mayor a la suma de ambas corrientes, para garantizar la saturación. La corriente $I_{bminR_5} = 12\mu A + 6\mu A = 18\mu A$ y se utiliza la ecuación 8.2.7, para calcular los posibles valores de R_5 . Se realiza este calculo(usando $V_p = 5$ V que es la tensión del puerto de salida del microcontrolador, y $V_{BE} = 0.6$ V), da por resultado $R_5 < 244K\Omega$. Se selecciona $R_5 = 1K\Omega$.

Luego, se realiza una simulación, donde en la resistencia R_5 y R_{11} se coloca a contrafase una onda cuadrada de 500Hz de periodo. Se coloca un osciloscopio entre las terminales de R_8 (ver figura 8.12), en la simulación. El resultado se observa a continuación:



Figura 8.13: Simulación del circuito de la figura 8.12

Se observa, que la tensión cambia de signo, como se esperaba. Esta carga que se ha puesto, es para probar el puente H. En futuros desarrollos, se espera poder tener un modelo completo del motor, para poder realizar la simulación, y el control de manera adecuada (control por PID).

8.4 Modelado térmico y Selección del disipador

Dado que por los transistores MOSFET, circulará una corriente de 7 A. En realidad, el motor consume 5 A, pero se ha calculado con 7 A, dado que en las observaciones experimentales, varias veces realiza fuerza, consumiendo más corriente de lo debido. El transistor MOSFET tiene que evacuar el calor de su interior hacia el ambiente por alguno de los medios conocidos para disipación del calor (convección, radiación y conducción). Esta cantidad de corriente, multiplicada por la tensión V_{ds} , se obtiene la potencia disipada por el transistor (no se tienen en cuenta pérdidas por conmutación), al ser la corriente un valor elevado, este hace que la potencia sea un valor cosiderable, y hace que el transistor MOSFET, eleve su temperatura, haciendo necesario algún medio para evacuar el calor hacia el exterior. El dispositivo utilizado para extraer el calor y enviarlo al ambiente, se conoce con el nombre de disipador. Este dispositivo es el encargado de evacuar el calor del interior del dispositivo hacia el medio ambiente que lo rodea.

El proceso de análisis de la temperatura en el dispositivo, y en el disipador, es excesivamente complejo, se toma un modelo eléctrico equivalente. En este modelo se considera una "resistencia térmica", una potencia disipada, y una diferencia de potencial, representada por una diferencia de tensión.

La resistencia térmica, se puede ver del siguiente modo: si se tiene una barra de algún material conductor del calor, y la diferencia de temperaturas en ambos extremos es diferente, existe un flujo de calor, de aquella que está a mayor temperatura hacia aquella que está a temperatura menor. Por lo tanto, al existir un flujo de energía de un extremo a otro, podemos plantear que existe una potencia térmica (energía por unidad de tiempo). Esta potencia se define por:

$$P_{cond} = \frac{\lambda A \Delta T}{d}$$

Siendo

 λ : conductividad térmica del material

A: Área de sección transversal

 ΔT : diferencia de temperaturas

 $d: {\rm distancia}$ entre ambas caras

Se nota, de la expresión anterior, que se puede relacionar con una resistencia térmica, denotada como $R_{\theta cond}$, definida por:

$$R_{\theta cond} = \frac{\Delta T}{P_{cond}} = \frac{\lambda A}{d} \tag{8.4.1}$$

Si el calor, debe fluir, a través de varios materiales, entonces se plantea diferentes resistencias en serie, siendo la resistencia térmica total del sistema, es la suma de todas las resistencias. Por tanto, la diferencia de temperaturas, es igual a la potencia por la resistencia total. Esto es análogo a un circuito eléctrico, donde la corriente es la potencia, las resistencias son la resistencia térmica, y la diferencia de tensión, es el producto de la potencia por la resistencia. La siguiente imagen aclara este concepto:

Se debe ser capaz de decidir sobre la elección del disipador. Este modelo térmico eléctrico es el que se va a utilizar para elegir el disipador. El mecanismo explicado hasta aquí, es el mecanismo de conducción. Hay otro mecanismo de transferencia de calor que es importante, radiación. Este mecanismo, permite la disipación de calor, en base al área que este en contacto con la otra superficie. En nuestro caso, el disipador, está en contacto con el medio ambiente. El tercer mecanismo de evacuación del calor, carece de interés en este trabajo.

8.4.1. Selección del disipador

El disipador es el elemento que extrae el calor desde dentro del dispositivo hacia el medio ambiente. Por tal motivo, se debe elegir un disipador que cumpla con las condiciones de diseño.

La selección del disipador, depende de la máxima temperatura de juntura admisible por el dispositivo. Teniendo, la T_{JMAX} , la temperatura ambiente máxima T_{AMAX} , la máxima tensión de operación, y los puntos de operación del dispositivo, y las perdidas por conmutación (promediando la energía en un periodo de conmutación), la máxima resistencia que este dispositivo posee. Por lo



Figura 8.14: Relación entre potencia térmica y eléctrica para el cálculo de disipadores. Además, se muestra el camino seguidos por el calor en un dispositivo electrónico que tenga disipador, y el modelo térmico en la parte de debajo de la figura principal

tanto, se estima que la potencia de pérdida, es la potencia en estado activo más la potencia perdida por conmutación. Si usamos estos datos, obtenemos la resistencia máxima entre temperatura y ambiente:

$$R_{\theta JA} = \frac{T_{jmax} - T_{jmin}}{P_{cond}}$$

Esta resistencia, se obtiene de las hojas de datos de los dispositivos, y la resistencia entre la carcasa y el ambiente, es un dato del fabricante del disipador.

En caso que el fabricante, nos brinde la resistencia entre la juntura y la carcasa, entonces, se debemos calcular la resistencia entre el disipador y el ambiente. Luego, debe seleccionarse un disipador con menor resistencia a la encontrada.

8.4.2. Datos de transistores MOSFET - cálculo de resistencia térmica

El cálculo se realiza el MOSFET de canal P, y el de canal N, es análogo, y solo se dan los resultados.

El transistor IRFP9530, es un transistor MOSFET tipo P, que tiene una temperatura de juntura máxima de 175° C. De la hoja de datos(ver [15]),se extraen los siguientes parámetros térmicos dados por el fabricante:

parámetros térmicos transistor IRFP9530				
Parámetro	Simbolo	tipico	máximo	unidad
Máxima juntura - Ambiente	$R_{\theta JA}$	-	62	
Juntura carcasa con Grasa siliconada	$R_{\theta CS}$	0.5	-	$^{\rm o}C/W$
Máxima juntura carcasa(Drain)	$R_{\theta JC}$	-	1.7	

Tabla 8.6: Tabla resumen de los parámetros térmicos del transistor IRFP9530(extraidos de [15])

Se observa en la tabla anterior, que la máxima resistencia entre la juntura y el ambiente es de 62° C/W. Si se coloca un disipador, como en nuestro caso, obtenemos una resistencia de 0.5° C/W, la máxima resistencia juntura ambiente es de 1.7° C/W

Para determinar si el uso del disipador es necesario, se plantea el siguiente circuito térmico:





Donde para calcular los valores, usamos $R_{\theta JA} = 62^{\circ}C/W$ y la temperatura ambiente, la suponemos 50° C. Esto es por dos motivos, el primero es que, en verano, el sol puede darle de frente, el otro, es que, al estar montado sobre una estructura de metal, que está expuesta directamente al sol, va a ser capaz de transferir su calor. La potencia disipada por el MOSFET (corriente máxima 7 A) en este caso es:

$$P = (7A)^2 \times 0.3K\Omega = 14.7W$$

Por esto, la temperatura de juntura tiene por resultado:

$$T_{i} = PR_{\theta JA} + T_{a} = 515^{\circ}C \tag{8.4.2}$$

Esta temperatura de juntura es destructiva para el transistor. Por este motivo, debe colocarse un disipador sobre el transistor MOSFET

Si el circuito requiere un disipador, además de él, agregamos una capa aislante, grasa siliconada y el mismo disipador. Este modelo térmico se muestra a continuación:



Figura 8.16: Modelo térmico completo para el cálculo de la resistencia térmica de un disipador

Donde las resistencias son las siguientes:

- $R_{\theta}JC$:resistencia entre la juntura y la carcasa del dispositivo: en este caso es de 1.7 $^{\circ}C/W$
- $R_{\theta}Caisl$: resistencia térmica entre la carcasa y el aislante
- $R_{\theta}aislG$: resistencia térmica entre aislante y la grasa siliconada
- $R_{\theta}GD$: resistencia térmica entre la grasa y el disipador
- $R_{\theta}DA$: resistencia térmica del disipador

De la figura 8.14, se observa que se tienela suma de las tres resistencias $:R_{Caisl} + R_{aislG} + R_{GD} = 0.5C/W$ (valor mínimo, según la tabla 8.6). Estos datos se usan para realizar el cálculo del disipador. En realidad, se deben obtener estos valores de resistencias térmicas de forma experimental o mediante hojas de datos.

Para el cálculo de la resistencia del disipador, se debe hacer que el transistor trabaje a una temperatura de juntura menor a 175°C, se propone que trabaje a 100° C. Si se observa el circuito de la figura 8.16, y se realiza el análisis de mallas, obtenemos la $R_{\theta DA}$ mediante la siguiente expresión:

$$R_{\theta dap} = \frac{\Delta T}{P} - (R_{\theta JC} + R_{\theta Caisl} + R_{\theta aislG} + R_{\theta GD}) \frac{100^{\circ}C - 50^{\circ}C}{14,7W} - (1,7^{\circ}C/W + 0,5^{\circ}C/W) = 1,2^{\circ}C/W$$

$$R_{\theta dap} = 1,2^{\circ}CW$$
(8.4.3)

El disipador, debe tener esta resistencia térmica o menor a esta. Cabe destacar, que esta sobredimensionado en corriente (por 2 A), para considearar casos en que existan trabas mecánicas sobre el motor, y que no se dañen los transistores.

En el caso del MOSFET de canal N, se tienen los siguientes parámetros:

parámetros térmicos transistor IRFP9530				
Parámetro	Simbolo	tipico	máximo	unidad
Máxima juntura - Ambiente	$R_{\theta JA}$	-	40	
Juntura carcasa con Grasa siliconada	$R_{\theta CS}$	0.24	-	$^{\rm o}C/W$
Máxima juntura carcasa(Drain)	$R_{\theta JC}$	-	0.8	

Tabla 8.7: Parámetros	térmicos del	transistor	IRFP240N.(extraidos de	e [14])
-----------------------	--------------	------------	------------	--------------	-------	----

En este caso, la potencia disipada por él es menor, ya que su R_{dsmax} es de 0.18 Ω Por lo tanto, su potencia máxima será de 8.82 watts, con lo cual, si realizamos el mismo cálculo con la expresión 8.4.2, su temperatura de juntura es de 230°C (su temperatura de juntura máxima es de 150°C). Por lo tanto, requiere de disipador (se usó la misma temperatura ambiente que para el MOSFET de canal P)

El transistor MOSFET de canal N requiere disipador y se realiza el mismo circuito que la figura 8.16, pero con la potencia de 8.82 W, y con los valores de la tabla 8.7, se obtienen los valores de resistencia térmica para el cálculo del disipador:

$$R_{\theta dap} = \frac{\Delta T}{P} - (R_{\theta JC} + R_{\theta Caisl} + R_{\theta aislG} + R_{\theta GD}) \frac{100^{\circ}C - 50^{\circ}C}{8,82W} - (0.24^{\circ}C/W + 0.83^{\circ}C/W) = 1.2^{\circ}C/W$$

$$R_{\theta dap} = 4.6^{\circ}CW$$
(8.4.4)

Por lo tanto, la resistencia térmica del disipador de canal N, debe ser menor a 4.6 $^{\circ}C/W$. Se calculan por separado, ya que no necesariamente los transistores MOSFET de canal N y P, estarán montados sobre el mismo disipador.

8.4.3. Ensayos sobre disipadores – Calculo de resistencias térmicas

Los disipadores, poseen un elevado coste, sumado a la falta de disponibilidad de hojas de datos, de los existentes en el mercado local², lo que se realiza es un ensayo de tipo experimental, donde

 $^{^{2}}$ Este experimento fue realizado durante la cuartentena obligatoria dispuesta por autoridades nacionales, dentro de las posibilidades que se tenian para realizar ensayos

se miden las resistencias térmicas de disipadores disponibles para su uso en la institución. Esta medición se realiza sobre el circuito integrado LM7809, que es un regulador de tensión. Se usa este componente debido a su bajo coste y alta disponibilidad en el mercado local. La fuente utilizada, es una fuente de 24V, 10A. Para el ensayo se realiza el siguiente circuito:



Figura 8.17: Circuito para realizar el ensayo de los disipadores

La corriente medida por el amperímetro fue de 0.22Ampere. El cálculo de la potencia viene dado por:

$$P = 0.22 * (24 - 9) = 3.3W$$

Se toma la medición de la temperatura del ambiente, mediante un sensor DHT11, conectado a un Arduino, y se lo muestra en pantalla, mediante el puerto Serial. La temperatura del disipador, será tomada desde una termocupla adosada a un tester modelo sinometer m890G.

El ensayo consiste en esperar que el disipador alcance una temperatura en estado estable, y se pueda estimar la resistencia térmica mediante la expresión 8.4.1, donde la potencia disipada es de 3.3W. La diferencia de temperatura viene dada por la diferencia entre la medida por la termocupla del tester, con la del ambiente, medida por el sensor DHT11.

A continuación, se deja una imagen del montaje hecho para medir la temperatura de un disipador.



Figura 8.18: Armado del banco de prueba para medir la resistencia térmica de los disipadores

Los disipadores que se miden son los que se muestran en la imagen 8.19. El circuito térmico, está representado por la figura 8.16, donde suponemos las resistencias de



Figura 8.19: Disipadores a ensayar. Los mismos se ensayan con el circuito de la figura 8.17

contacto entre el integrado y el disipador despreciable frente a la resistencia que se desea medir. La resistencia térmica entre la juntura y la carcasa del disipador es de 5°C/W (extraído de la hoja de datos del circuito integrado LM7809). Por tanto, se resuelve el circuito térmico (figura 8.16) y se desprecia la resistencia de contacto entre el aislante, y grasa disipadora viene dada por la siguiente expresión:

$$R_{\theta da} = \frac{T_{disipador} - T_{ambiente}}{P} \tag{8.4.5}$$

donde P = 3.3W. Los resultados del ensayo se resumen en la siguiente tabla 8.8.

Número de disipa-	Temperatura final [^{0}C]	Temperatura ambiente $[^{\circ}C]$	resistencia térmica [$^{\rm o}C/W$]
dor(figura 8.19)			
1	45	27	5.45
2	53	22	9.39
3	46	26	6.06
4	56	22	10.3
5	45	22	6.96
6	52	23	8.78
7	62	23	11.8
8	45	22	13.6

Tabla 8.8: tabla con resultados del ensayo sobre los disipadores de la figura 8.19

De la tabla anterior, se observa, que ninguno de los disipadores puede usarse en el armado del puente H.

El disipador disponible dentro de la institución para su uso, esta sobredimensionado, y este es el que se usa, ya que es el único que satisface los requerimientos de temperatura. Este, no aparece en la tabla debido a que no tenia disponibilidad de medirlo cuando se realizo el ensayo. En la siguiente figura se observa el disipador disponible para su uso.



Figura 8.20: disipador sobre el cual se montaran los transistores MOSFET. Dada la situación actual, es el único disponible dentro de la institución

8.5 Conclusiones

En este trabajo, se expuso que el control sobre las llaves de un puente H tiene su complejidad. En él, se tuvieron en cuentan todos los detalles del aspecto teórico, desde la corriente máxima que circulará por él, potencia a disipar y resistencia de temperatura. Todos estos aspectos, se fueron resolviendo de a uno en el presente capítulo, cada uno, presentando distintos grados de dificultad. Estos diseños, además, se han simulado con éxito, cargando las librerias de los componentes del puente H dentro del software de simulación.

Armado del prototipo - Resultados y conclusiones - Mejoras

Resumen

Se muestran los resultados y conclusiones del proyecto. A partir de ellos, se proponen mejoras y trabajos futuros.

9.1 Introducción

Se realiza el armado, pruebas y verificación, del software y hardware, integrado todo en un sistema. Los pasos que se han seguido para realizar la integración son los siguiente:

- 1. armado de la placa prototipo
- 2. verificación funcional de la placa prototipo
- 3. comprobación de las tensiones que actúan sobre los transistores mosfet
- 4. Armado y conexionado del puente H a las lineas de comando de ellas.
- 5. Verificación del sistema integrado

En base a los resultados obtenidos, se proponen mejoras sobre el diseño.

9.2 Circuito final y prototipo

En la segunda fase, se tiene el circuito de la figura 6.4, y en la figura 6.2 se tienen los puertos seleccionados para comandar cada motor. Estos puertos, se deben conectar al control del puente H, de la figura 8.12 (es decir, a los transistores BJT). Cabe mencionar, que se se arma el mismo control sobre las llaves y puente H para cada motor. El circuito en su versión final se muestra en la figura 9.1

El circuito, se arma sobre un PCB prototipo de 10cmx10cm, perforado. La placa se realiza de esta manera, dada la situación actual debido a la pandemia del Sars-Cov-2. El protitipo se encuentra en la imagen 9.2 en conjunto con sus puntos de entrada y salida de la misma.

9.3 Pruebas sobre el prototipo

Se carga el código realizado dentro del microcontrolador, alimentando el sistema con la fuente de tensión adquirida para este proyecto. Esta fuente, es una fuente switching de 24V - 10A , marca pronext, y posee alta disponibilidad en el mercado local.

Una vez que se carga el código, se mide la tensión en los puntos V_{g1}, V_{g2}, V_{g3} y V_{g4} del circuito que se muestra en la figura 8.12, del capítulo anterior. Esta medición, se realiza sobre todos los puntos, y se debe verificar que la tensión en estos puntos sea la estimada, dado que la tensión de la fuente puede llegar a dañar los transistores mosfet del puente H. Luego de realizadas estas mediciones, se debe conectar con Gpredict para verificar su correcto funcionamiento.

Las pruebas se han realizado sobre un banco de trabajo, aún no se ha conectado a la antena, debido a que se deben realizar reparaciones mecánicas sobre la misma para ponerse en funcionamiento.



Figura 9.1: Circuito de la placa de desarrollo con la integraci´pn del puente H con los drivers de los MOSFET y microcontrolador.



Figura 9.2: Descripción de la placa prototipo realizada

fase IV

Al iniciar el software, este, realiza la función de autocalibración. Esta función, prende los puertos 5 y 9 de la placa de desarrollo, y apaga los puertos 6 y 10. Los puertos 5 y 6, se asocian al puente H que comanda el angulo de altura o elevación, mientras los puertos 9 y 10, se asocian al segundo eje de la antena.

Al iniciarse, el programa sobre el microcontrolador, realiza la la autocalibración, donde se usan dos potenciometro de $10 \text{K}\Omega$ (uno para cada eje), para realizar las pruebas. Las tensiones que se muestran en la siguiente tabla durante la autocalibración, responden al circuito de la figura 8.12. Las mediciones se han realizado con un multímetro marca Zurich, modelo ZR-4300

		Moto	r de azimut		
puerto 5^1	puerto 6	$V_g 1[V]$	$V_g 2[V]$	$V_g 3[V]$	$V_g 4[V]$
L	L	23.8V[24 V]	11.2[12 V]	23.9 [24 V]	$11.2 \ [12 V]$
L	Н	$23.9 \ [24 V]$	12.1[12 V]	12.1[12 V]	$0.01 \ [0.25 \ V]$
Н	L	12.2[12 V]	$23.9 \ [24 V]$	$0.01 \ [0.25 \ V]$	12.2[12 V]
Н	Н	$12.1 \ [12 V]$	$12.2 \ [12 V]$	$0.02 \ [0.25 \ V]$	$0.01 \ [0.25 \ V]$
		Moto	or de altura		
puerto 9^1	puerto 10	$V_g 1[V]$	$V_g 2[V]$	$V_g 3[V]$	$V_g 4[V]$
L	L	24.20V [24 V]	12.30 [12 V]	24.1 [24 V]	12.01[12 V]
L	Н	$23.95 \ [24 V]$	$12.15 \ [12 V]$	12.10 [12 V]	$0.01 \ [0.25 \ V]$
Н	L	$12.2 \ [12 V]$	23.9 [24 V]	$0.01 \ [0.25 \ V]$	12.2 [12 V]
Н	Н	12.1 [12.1 V]	12.2 [12.2 V]	$0.02 \ [0.25 \ V]$	0.01 [0.25 V]

 1 Se refiere a los estados de los puertos. L denota estado bajo, H denota estado alto. El puerto 5 y 9 se conecta a R5 en la figura 8.12. El otro puerto se conecta a la resistencia R11

Tabla 9.1: Resumen de las tensiones medidas en el gate de los transistores mosfet, antes de realizar el armado del puente H

9.4 Prueba y validación del puente H

De la tabla 9.1, se observa que las tensiones responden correctamente al planteo que se realizó en el capítulo anterior. Luego, se realizó la construcción del puente H sobre el disipador mostado en la figura 8.20. Una vez armado, se procede a armar todo el sistema con sus partes dentro de una caja estanca. En la figura 9.3 se deja una imagen del montaje sobre la caja estanca.

Al realizar este montaje, se debe probar el circuito del puente H, de dos maneras:

- Actualizando el firmware del dispositivo, y verificando que no se generé ningún cortocircuito
- Poner los puertos en los tres estados posibles dentro de un programa, y medir con un multímetro la tensión sobre el puente H.

En el primer caso, se actualiza el firmware, y la prueba no destruye ningún transistor. En el segundo caso, se crea un código que coloque los puertos en los estados que trabaja el dispositivo. El código se encuentra dentro del CD anexado con el presente informe. Las pruebas que se hicieron se resumen en la tabla 9.2. En la figura 9.4 se muestran los multímetros que se usan en esta experiencia.

9.4.1. Pueba sobre la integración del sistema

Una vez, cerrada la caja estanca, se realizó una prueba sobre el sistema final. En la instalación para realizar el movimiento de la antena, restan realizar algunos ajustes, debido al ruido que posee



Figura 9.3: Montaje del PCB prototipo de 10x10 (mostrado en ??, en conjunto con la fuente, y armado de los puente H, que se encuentran sobre el disipador. Este sistema es el circuito final de la figura 9.1

N	lotor de azi	mut	Motor de altura			
puerto 5	puerto 6	Tensión[V]	puerto 9	puerto 10	Tensión[V]	
L	L	0.01	L	L	0.01	
L	Η	$24 \mathrm{V}$	L	Н	24V	
L	Н	-24 V	L	Н	-24V	

Tabla 9.2: Resultados de la prueba realizada sobre el puente H con el sistema integrado

el sistema, margen para el control, etc. Se usa Gpredict, para conectarse al dispositivo, y ver la respuesta en las tensiones, al colocar la mira sobre el círculo (ver figura 6.22). Se realizó este ensayo con un potenciometro de forma manual. Se observá que la tensión cambia de signo, indicando, que el motor debe girar hacia el lado contrario. Esta prueba se realizó en los dos ejes, y se obtuvieron los siguientes resultados:

Cabe destacar, que los resultados obtenidos, han sido sobre un banco de trabajo. Luego de verificar el correcto funcionamiento, se coloca debajo de la antena, para luego ajustar detalles de funcionamiento (relación SNR en el A/D, ajustar el error en el control, etc). La montura sobre la antena, se tratará de realizar antes de la presentación oral del presente trabajo.

9.5 Conclusiones

Al finalizar este proyecto, se muestra el trabajo de orientar una antena, en base a software libre, y que muchas de estas herramientas, se deben estudiar en profundidad para tener un conocimiento pleno de la realización de un apuntamiento. En este trabajo, se emplea ingeniería de diseño de sistemas, diseño de software mediante un sistema embebido, y se aprovechan las herramientas existentes sobre la plataforma arduino. Este trabajo, utiliza herramientas desarrolladas a lo largo

9.6. MEJORAS Y TRABAJOS PROPUESTOS | 116



Figura 9.4: Multimetros durante la prueba del puente H, el tester meterman 38XR, mide la tensión del puente H relacionado a la altura o elevación, el otro, se asocia a la otra salida del puente H

de la carrera de Ing. Electrónica de la UNLP. Estas dos ramas son la de control, y la de sistemas digitales. Se podría haber incluido la programación de un receptor, pero el proyecto, no se habría desarrollado en los plazos previstos. Los resultados, a pesar de que no se ha probado la antena en funcionamiento, aun resultan satisfactorios, ya que permiten poner en funcionamiento, una instalación en desuso desde hace varias décadas. Al realizar este desarrollo, el autor, va a quedar ligado al funcionamiento y puesta en marcha de la parte de comunicaciones de la antena.

9.6 Mejoras y trabajos propuestos

Las mejoras posibles pueden llegar a ser ofrecidos como tesis de la carrera de Ing Electrónica de la UNLP, o realizados por el autor del presente texto:

Programación remota del dispositivo mediante ethernet

referencia azimuth	Ángulo del apuntamien-	tensión puente Az	referencia elevación	Ángulo del apuntamien-	tensión puente altu-
	to	-		to	ra
180 ^o	270°	+24V	45^{0}	90^{0}	-24V
180 ^o	130^{0}	-24V	45^{0}	30°	+24V
180 ^o	180º	0V	45 ^o	45°	0V

Tabla 9.3: Resultados del movimiento del potenciometro de forma manual. Dada la autocalibración, se observa el cambio de signo en la tensión del puente H

- Diseño de los receptores de comunicaciones
- Control PID sobre el microcontrolador.
- Descentralizado del sistema: es decir, que el microcontrolador solo realice el control, y reciba las ordenes a partir de otro, debido a que el consumo de memoria por usar ethernet es excesivo
- Creacion de una API¹ de tiempo sidereo para el radioobservatorio.

 $[\]overline{^{1}}$ Es una interfaz avanzada de programación

Apéndice

Protocolos de comunicación Serie

A.1 Introducción

En la presente sección, se describen dos protocolos utilizados con los periféricos seleccionados para el presente trabajo final. Los dos protocolos que utilizan estos dispositivos se denominan Serial Peripherical Interface o SPI, por sus siglas en inglés, y el protocolo I2C (también se lo puede encontrar con el nombre de Two Wire o TWI). Ambos protocolos definen señales de entrada y salida, y un dispositivo maestro, que es el encargado de enviar los datos a los periféricos correspondientes. En este trabajo, el dispositivo maestro, es el microcontrolador ATmega328P. Ambos protocolos son de tipo serie. Además, se revisa el pinout disponible de cada dispositivo, y se da una breve explicación sobre cada pin que poseen los perifericos (w5100 ethernet y display LCD con chip adaptador para I2C.

A.2 Protocolo SPI

El protocolo SPI, define tres señales: MOSI, MISO y SCK o CLOCK. Dado que el protocolo SPI, consta de un dispositivo maestro, puede constar de varios dispositivos esclavos. Para seleccionar el dispositivo con el que se quiere comunicar, se debe agregar un cable adicional por dispositivo, este cable adicional se denomina Slave Select, o SS. El dispositivo maestro, selecciona un dispositivo esclavo para comunicarse a través de esta linea, denominada SS. A continuación, se deja una imagen de las conexiones entre un dispositivo maestro y tres esclavos:





Las señales que utiliza el protocolo SPI son las siguientes:

 SCK o CLOCK: Se encarga de generar una señal de reloj. Esta señal es generada por el dispositivo maestro.

- MOSI(Master Output Slave Input): Son los datos que envía el dispositivo maestro al esclavo.
- MISO(Master Input Slave Output): Son los datos que envía el dispositivo esclavo al maestro.

El dispositivo maestro, es el encargado de seleccionar a que dispositivo se quiere comunicar, mediante la línea o cable de SS en la figura A.1. Además, el maestro, puede recibir información del dispositivo esclavo. Por tanto, la comunicación es de tipo "full-duplex" (ambos dispositivos son capaces de transmitir y de recibir al mismo tiempo). Todos los datos salientes, se transmiten en serie, por ende, es requisito, que cada dispositivo maestro y/o esclavo, posean un registro de desplazamiento a medida que se reciben los datos.

Esta comunicación es sincrónica, la señal de CLOCK, genera una señal de reloj, de una determinada frecuencia, y esta es utilizada para la sincronía con las señales MOSI y MISO respectivamente, para que se transfieran los datos entre sí. La señal de clock, solo esta activa durante la comunicación, luego se queda en estado alto o bajo, según se haya definido previamente. Debido a esto, se pueden definir cuatro modos de funcionamiento, dos basados en la polaridad del reloj, y otros dos, basados en la fase de la señal de reloj. En la siguiente imagen, se muestra un diagrama de tiempos de las señales involucradas en el protocolo SPI.



Figura A.2: Señales del protocolo SPI en función del tiempo. La letra z dentro del diagrama indica estado de alta impedancia

Como se observa, en la figura, primero se pone la señal de slave select(ss) en nivel bajo, y luego empieza la comunicación. Cuando finaliza la comunicación, vuelve a su estado alto. Las señales se denominan CPOL por las siglas de "clock polarity" y CPHA por "clock phase". De la figura, se observa que hay cuatro modos de funcionamiento:

- Modo 0: Con CPOL = 0 y CPHA = 0. Modo en el cual el estado del reloj permanece en estado lógico bajo y la información se envía en cada transición de bajo a alto, es decir alto activo.
- Modo 1:CPOL=1 y CPHA = 1. El estado del lógico del reloj es alto, y se envían datos cuando hay una transición del estado alto al estado bajo.

- Modo 2: CPOL = 1 y CPHA =0. El estado lógico del reloj es alto, y se envían los datos en cada transición de bajo a alto(existe un desfase entre el estado lógico y el envío de los datos).
- Modo 3: CPOL = 1 y CPHA = 1. Modo en el cual el reloj permanece en estado lógico alto y la información se envía en cada transición de alto a bajo, es decir bajo activo.(existe un desfase entre el estado lógico y el envío de los datos).

Por último, se debe destacar, que no todos los dispositivos soportan todos los modos, por ende, para realizar una comunicación entre dos dispositivos, se debe verificar que ambos por los menos tengan un modo en común para que la comunicación pueda llevarse a cabo.

A.3 Procotolo I2C

El protocolo I2C, o Wire Serial, es un protocolo de comunicación serie, el cual define dos señales: SDA y SCL. La señal SDA es para transmitir los datos en formato serie(SDA proviene de las siglas serial data), y SCL, es una señal de reloj(SCL proviene de serial clock, en otras bibliografías, las puede encontrar como SCK o CLK).

Este protocolo, presenta una arquitectura del tipo maestro esclavo. El maestro es el encargado de enviar los datos, y los reciben los esclavos. Puede existir más de un maestro. El diagrama eléctrico es el siguiente:



Figura A.3: diagrama de las conexiones entre una maestro y n esclavos mediante el uso del protocolo I2C

Dado, que solo tiene dos cables, la forma de identificar un dispositivo es mediante una dirección, esta dirección, es un número binario formado por 7 bits, o 10 bits(en este último caso, son muy escasos los dispositivos), según el dispositivo. Si la dirección del esclavo, contienen solo 7 bits, esto quiere decir, que se puede conectar hasta 128 dispositivos. Esta dirección, debe ser dada por el fabricante del dispositivo o debe configurarse de alguna forma provista por el fabricante.

El maestro, se comunica con los esclavos, mediante el uso de una secuencia de inicio, y una secuencia de parada, con esto, los esclavos reconocen si se quiere comunicar con alguno de ellos. Entre mensajes, existen bits de reconocimiento que el esclavo envía al maestro, para que el maestro pueda reconocer de qué forma se están recibiendo los datos por parte de los esclavos o esclavo correspondiente.

Como se observa en la figura A.3, el estado del canal de comunicación por defecto es el estado alto. Cuando el master quiere iniciar la comunicación, pone la línea SDA en bajo, eso les indica a los esclavos que se va a iniciar una comunicación por parte del master. Acto seguido, se inicia la



Figura A.4: Diagrama de tiempos que utiliza el protocolo I2C.En este caso, se utiliza una dirección de 7 bits

señal de SCL, la cual es una señal de reloj(ver figura A.4). Luego se envían de forma sincronizada la dirección del esclavo con el cual se quiere comunicar, y un bit extra, el cual le avisa si requiere información del dispositivo o va a enviarle información. El dispositivo que posee esa dirección, reconoce que le van a enviar datos, y envía un bit de ACK, sobre la línea SDA, poniéndola en bajo. Luego, envía otros 8 bits, y el esclavo transmite un ACK, poniendo la linea SDA en bajo. Así, cada 8 bits, luego cuando la linea SCL permanece en alto, significa que la comunicación ha finalizado. Si el dispositivo no esta disponible, o no existe esa dirección, la señal SDA permanece en alto, y se corta la comunicación. Por otro lado, si la comunicación es del esclavo al maestro, el maestro también debe enviarle el bit de confirmación correspondiente.

Cabe destacar, que la velocidad de comunicación viene dada por la señal de reloj. Se definen cuatro modos de velocidad para el bus I2C:

- MODO ESTANDAR
- MODO RAPIDO
- MODO HIGH SPEED
- MODO ULTRA FAST

Cada modo, define una frecuencia para su señal de reloj. Cuando se desean conectar maestros y esclavos, debe verificarse con su hoja de datos que ambos posean el mismo modo de velocidad, para cada dispositivo.

A.4 Chip ETHERNET W5100 shield

El chip ethernet W5100, ya viene en un módulo integrado, mostrado en la figura 3.1. Este módulo, posee 10 pines. Este módulo, trae un circuito integrado denominado W5100, el cual, se utiliza para proveer soluciones ethernet. Soporta los protocolos TCP/IP, y se puede configurar, para que se conecte a la red local mediante un cable ethernet.

Los puertos que tiene este módulo son los siguientes (ver figura A.5):

- pin Vcc: Pin donde se debe conectar una fuente de alimentación de 5 V
- pin GND: Se conecta la tierra del sistema.
- pin SS: Cable de slave select para el protocolo SPI
- pin MOSI:Línea MOSI para el protocolo SPI
- pin MISO Línea MISO para el protocolo SPI

- pin SCK o CLOCK: Línea CLOCK para el protocolo SPI
- pin Reset: Resetea el dispositivo ethernet, borrando todas sus configuraciones.
- pin P+: Power of Ethernet. Cable destinado a recibir alimentación por la línea de red ethernet.Recibe potencia positiva
- pin P+: Power of Ethernet. Cable destinado a recibir alimentación por la línea de red ethernet.Recibe potencia negativa

Cabe destacar, que las lineas P+ y P-, son para poder utilizar el estandar "Power of Ethernet", el cual define lineas para la transmisión de la alimentación a través de un cable de red.



Figura A.5: Esquema de pines que posee el módulo W5100.

Si se observa la hoja de datos del dispositivo, se observan que los modos SPI soportados son los modos $0 \ge 3$ respectivamente(véase pag. 61 de [17]).

A.5 Display LCD con adaptador para I2C

En el caso del display, el display, trae integrado un adaptador para I2C. Este adaptador es el circuito integrado PCF8574. Este según su hoja de datos(ver [18]), se utiliza para expandir la cantidad de puertos de un microcontrolador, mediante el protocolo I2C a través de dos puertos, ya que este protocolo solo utiliza dos líneas para su comunicación.

Este dispositivo, (PCF8574) puede usarse para leer los puertos a la salida, o para escribir los puertos a su salida. En este caso particular, esta placa con este circuito integrado, está realizada para aplicarla exclusivamente a los displays LCD, y se provee la librería para su uso con el display LCD.

Para conocer la dirección de comunicación, se debe revisar la hoja de datos, y puede darse hasta 8 direcciones distintas, en base a los puertos del circuito integrado, denominados A0,A1,A2,por el



Figura A.6: Foto del display LCD de la parte de atrás, donde se observan los pines A0,A1 y A2 accesibles para poder modificarlos.

fabricante. Estos puertos del circuito integrado PCF8574 se encuentran disponibles en la placa para ser modificados. La siguiente imagen muestra su ubicación en la placa:

Esta placa por defecto, trae todos los pines A0,A1 yA2 en alto. Si queremos pasar algún de esos puertos a bajo, se debe estaniar en donde se encuentra el cuadrado rojo en la imagen A.6. De la hoja de datos(pág. 13 de [18]), se explica que la dirección posee 7 bits, donde los siete bits vienen dados en la forma 0100A2A1A0, si A0,A1 o A2 esta en alto, se indica un uno, caso contrario, se completa con cero. Por ejemplo si consideramos el caso de la figura, no ha sido modificado, por ende, A2 = 1, A1 = 1 y A0 = 1. Esto nos indica que el dispositivo tiene la dirección 0100111, que es 27 en base hexadecimal.

Entonces, este procedimiento de poder cambiar la dirección del puerto I2C, permite conectar hasta 8 chips iguales, obteniendo 64 puertos de entrada y salida, manejado únicamente desde un dispositivo maestro, a través de dos líneas. Esto claramente presenta la ventaja de requerir menor cantidad de puertos, que un display LCD, y la diferencia de precios entre un display LCD, con chip I2C es ínfima, y no conviene optar por el display LCD sin el chip(la diferencia en pesos argentinos ronda los \$200,en esta época,esto equivale a 1,25 dólares aproximadamente al escribir esta sección del presente documento).

Los puertos que tiene disponibles a la salida, son Vcc Y GND. En el pin de Vcc deben conectarse 5 V, y en GND la tierra. Los puertos SDA y SCL, son los puertos del protocolo I2C, y se deben conectar como en la figura A.3. En el caso, de conectarla a la placa Arduino Uno, como en este caso, las resistencias de pull-up, están implementadas sobre la misma placa.

Programación sobre plataforma Arduino UNO

B.1 PlatformIO

En este trabajo, no se utiliza el IDE provisto por la plataforma de Arduino, sino, que se utiliza PlatformIO. Para instalar platformIO, debe instalarse el editor de código VisualStudioCode. Este es gratuito, multiplataforma, y se encuentra disponible en https://code.visualstudio.com/.

Una vez instalado el editor de código, se debe instalar el plugin de PlatformIO, el cual es una extensión de Visual Studio Code, que permite programar sobre casi cualquier sistema embebido. Para instalar este plugin, dentro del editor de código, debe realizar un clic en el cuadrado rojo, que se muestra la siguiente imagen:



Figura B.1: imagen de Visual Studio Code para añadir extensiones

Luego, se abre una ventana donde puede introducir texto, en esta debe introducir "PlatformIO", y en la parte derecha de la misma, le aparece, el botón de instalar en azul. Una vez se realicen estos pasos, se puede iniciar un nuevo proyecto dentro de este pluggin. La explicación del inicio de un nuevo proyecto, y el proceso de instalación detallado, rebasa el alcance del presente informe.

apéndice B

B.2 Configuración de platformIO

Una vez, iniciado un nuevo proyecto en platformIO, aparecen, las siguientes carpetas y archivos en el directorio principal del proyecto:

- carpetas:
 - .pio
 - .vscode
 - $\bullet~{\rm include}$
 - lib
 - src
 - test
- archivos:
 - .gitignore
 - platformio.ini

Las carpetas .pio y .vscode, tienen configuraciones relacionadas al proyecto(compilador, librerías, ruta del compilador, etc). El archivo .gitignore, está relacionado con el sistema de control de versiones git, en este trabajo, se utilizó este sistema de control de versiones. La explicación del mismo, rebasa el alcance de este texto. El otro archivo, se relaciona con la configuración de platformIO. Este, se modifica, para que se pueda realizar la compilación.

Dentro de estas carpetas, las que se utilizan en el proyecto, son las carpetas include, lib y src. La carpeta include, contiene todos los archivos de cabecera que utiliza el proyecto, estos, en general tienen extensión .h. La carpeta lib, incluyen las librerías, tanto las desarrolladas por terceros, como las que se desarrollen en el proyecto, y la carpeta src, contiene el archivo principal del programa.

En el programa desarrollado en el presente texto, dentro de la carpeta include, se crean dos carpetas, denominadas "lectura_encoders" y "control_motores". Dentro de estas carpetas, se colocan los archivos "lectura_encoders.cpp", "lectura_encoders.h", "control_motores.h" y "control_motores.cpp" (ver cd anexado al presente informe).

Una vez, creados estos archivos, dentro de la carpeta lib, se crea una nueva carpeta, denominada "tiempo", donde se guardan los archivos "tiempo.cpp" y "tiempo.h".

Una vez, finalizada la creación de archivos y carpetas, se debe proceder a configurar el entorno de desarrollo. El entorno de desarrollo, se configura, mediante el archivo platformio.ini.

La programación del archivo platformio.ino, puede encontrarse en [19]. En, esta referencia, se explica que un proyecto, puede poseer distintos entornos. En el caso del presente trabajo, se utiliza un solo entorno. La sentencia para crear el entorno es [env:entorno], donde entorno, se le debe dar el nombre que el programador desee.

Luego de este paso, se debe configurar, la búsqueda de los archivos dentro de los directorios. Esto, según el propio compilador, debe tener la directiva "-I". Esta directiva se da dentro del archivo platformio.ini, con la sentencia build_flags. Esta, permite, adicionar todas las banderas de compilación, que se deseen, donde deben separarse por comas o por saltos de líneas. En este trabajo, se opta por la segunda. Estas, son algunas de las modificaciones del archivo platformIO.ini. El resto

apéndice B B.3. CARGA DE SOFTWARE DENTRO DEL MICROCONTROLADOR | 127

```
[env:uno]
2
    platform = atmelavr
з
    board = uno
4
    framework = arduino
\mathbf{5}
    lib_extra_dirs=D:\proyecto_final\rotador_antena_arduino_uno\rotador_antena_iar\idclude\
6
    build_flags = -Wchar-subscripts
7
       -Wunused-variable
       -DCORE_DEBUG_LEVEL=5
9
       -I\include\control_motores
10
       -I\include\lecturas_encoders
11
    lib_deps =
12
                     paulstoffregen/Ethernet@0.0.0-alpha+sha.9f41e8231b
13
                     marcoschwartz/LiquidCrystal_I2C@^1.1.4
14
```

codigo 10: Modificaciones realizadas sobre el archivo platformio.ini

de las modificaciones, están relacionadas con el directorio de trabajo, y con avisos relacionados al compilador. El archivo platformio.ini resulta finalmente de la siguiente manera:

Todos estos archivos y modificaciones, se encuentran en el sistema de control de versiones con soporte para git: github. El enlace al proyecto es https://github.com/gaston-cb/control_ antena_iar

B.3 Carga de software dentro del microcontrolador

Una vez, se ha creado un proyecto, y se configura, el siguiente paso, es crear un primer programa, y cargarlo dentro del microcontrolador. Para esta sección, puede utilizar algún ejemplo que este incluido dentro del software platformio, o puede buscar algún ejemplo en Internet. Una vez realizado este proceso, se crea un nuevo proyecto, o se abre algún proyecto existente dentro de platformIO, y en la parte inferior izquierda de la pantalla, aparecen los iconos para compilar, cargar,etc. Estos iconos son los siguientes:

 \otimes 0 \triangle 4 Marca errores de sintaxis y de compilación.



Acceso al menú principal de platformIO.

- compilar. Genera los archivos binarios. Puede cambiarse el directorio de compilación mediante el archivo platformIO.
- Sube el archivo a la placa arduino. No requiere seleccionar el puerto. El programa analiza los puertos, y los sube automaticamente.



- Borra todos los archivos generados por la compilación.
- Þ

Visualizar el puerto serie.

Presionando el botón que tiene una flecha hacia la derecha, con el microcontrolador conectado a la PC, se carga el software de forma automática.

B.4 Compilación condicional

La compilación condicional consiste en utilizar lo que se denomina directivas de compilación. El código es muy similar a lo que se realiza en programación, pero puede compilar diferentes códigos. Para realizar este tipo de compilación, deben definirse banderas o flags de compilación, y con una estructura similar al "if - else", puede seleccionar el código que se carga dentro del microcontrolador. Para ilustrar la compilación condicional, se utiliza el siguiente código

```
#define BANDERA 5
1
2
     void setup()
з
     {
4
     #if BANDERA<5
\mathbf{5}
               Serial.begin(9600) ;
6
     #else
7
                Serial.begin(115200) ;
     #endif
9
10
     . . .
     }
11
12
     void loop()
13
     {
14
15
     }
16
```

codigo 11: Código ejemplo para ilustrar la compilación condicional.

En el código anterior, se define la bandera, con el nombre BANDERA, y se le asigna el valor de 5. Luego dentro de la función setup, se encuentran las sentencias de las líneas 5 a 9. En el código de ejemplo, cambia el baudrate del puerto UART del microcontrolador. En este ejemplo, el baudrate seleccionado es de 115200bps(bits por segundo). Si por el contrario, por ejemplo, se pone la variable BANDERA en 2, el baudrate seleccionado sería el de 9600bps. Esto, puede usarse por ejemplo, para trabajar con dos arquitecturas diferentes, con el mismo código y que trabajen bajo el entorno Arduino.

La compilación condicional, pueden anidarse tantos "if-elsif-else" cómo se deseen, y puede ser tan complejo como un lenguaje de programación propio. En este documento, la única sentencia que se ha usado de las directivas de compilación es esta, y es la única que se muestra.

B.5 Sentencias sobre el entorno arduino

El código Arduino, provee de sus funciones, las cuales permiten el manejo del hardware con una mayor flexibilidad, sin entrar en el detalle del conocimiento profundo del hardware. Algunas de las sentencias provistas por su lenguaje propio son:

- analogRead(PORTPIN): devuelve el valor del puerto analógico digital. En PORTPIN, debe ingresar el valor del puerto analógico que se desea leer.
- pinMode(NUMBER_PIN,MODE): permite poner el puerto en tres modos distintos, estos son:
 - INPUT: pone el pin como entrada
 - INPUT_PULLUP: pone el pin como entrada, pero pone una resistencia de pull-up desconocida. Según [11] esta oscila entre $20 \mathrm{K}\Omega$ y $50 \mathrm{K}\Omega$

- OUTPUT: permite poner el puerto como salida.
- digitalRead(PORTPIN) y digitalWrite(PORTPIN, STATE): En el caso de digitalRead, lee el puerto de entrada, y devuelve el estado de este. En el caso de digitalWrite, escribe el puerto definido como salida, STATE, puede ser LOW o HIGH.

Estas son solo algunas de las funciones que provee el entorno Arduino para el manejo de puertos del microcontrolador. Para una lista completa, la puede obtener de https://www.arduino.cc/reference/en/

B.6 Conversor Analógico Digital

En el mundo real, las señales electricas, son analógicas. Estas, se pueden digitalizar, para poder procesarlas dentro de un microcontrolador, pc ,etc. Este transpaso de señales eléctricas analógicas a digitales, las realiza un componente de hardware, que se denomina conversor analógico-digital. Este dispositivo, convierte un nivel de tensión eléctrica en un número binario. La cantidad de bits que tenga este número binario, define la resolución del conversor. Además, en caso de trabajos futuros, debe considerarse el error introducido por el mismo, ya que el último bit en general es incierto (esto se denomina 1/2LSB en las hojas de datos generalmente).

En el caso del microcontrolador Arduino UNO, este posee integrado un conversor analógicodigital, lineal, de 10 bits de resolución. Al ser 10 bits, la cantidad de niveles que puede tomar es de $2^{1}0 = 1024$, o sea que va desde 0 a 1023. La tensión de este, va desde 0 a 5 V. Para calcular cual es el mínimo valor de tensión, que hace que se incremente en un bit viene dado por:

$$\frac{5V}{1024} = 0,0048V$$

O sea, que el conversor posee una resolución de aproximadamente 0.5mv.

Para leer el conversor analógico digital, debe usarse la función analogRead(PORTPIN), y luego almacenar ese valor en una variable. Este valor, estará, entre 0 y 1023. El código para leer el conversor analógico digital, por ejemplo, del puerto A0, es el siguiente:

```
#define PORT_PIN A0
Leer puerto analógico A0
int lect_ad = analogRead(PORT_PIN);
```

Glosario

- Ángulo de elevación o altura Una coordenada del sistema de referencia horizontal, usada en astronomía de posición.
- Arduino Plataforma desarrollada para el aprendizaje de programación de sistemas embebidos, para gente sin experiencia en electrónica, basada en microcontroladores Atmel
- Ascensión recta Ángulo medido sobre el eje ecuatorial en el sistema de coordenadas ecuatoriales.
- **Big/Little Endian** Formato de almacenamiento de datos en la memoria o registro de almacenamiento de un microcontrolador o computadora.
- cenit Posición de equilibrio de las antenas. Esta determinada a 90° respecto del suelo, y mirando hacia el cielo.
- **Declinación** Ángulo de declinación medido sobre el meridiano en el sistema de coordenadas ecuatoriales.
- Esfera celeste esfera imaginaria de radio unitario, centrada en el observador
- Gpredict Software para realizar seguimuiento satelital en tiempo real
- Latitud medida ángular para ubicar un punto sobre la tierra
- Longitud medida ángular para ubicar un punto sobre la tierra
- Montura Altazimutal tipo de montura, la cual se mueve en las direcciones norte y sur, este a oeste, con dos ejes independientes entre sí
- Montura Ecuatorial Montura que gira sobre un eje inclinado. Estas generalmente se utilizan en telescopios. En general, se usa para el seguimiento de las estrellas debido al movimiento diurno de las mismas
- **Plano del horizonte** Plano tangente en un punto de la tierra. Este plano, cambia según el observador
- **Posicionador** sistema que es capaz de orientar una antena, o telescopio, hacia la posición deseada, proyectada sobre la esfera celeste.
- **Punto Vernal** Punto en el que tiene lugar la intersección entre el ecuador y la eclíptica correspondiente al equinoccio de primavera, en el que se produce el paso aparente del Sol del hemisferio austral al boreal.
- **Request For Comment** Serie de publicaciones de Intenet Engineering Task Force, son los encargados de redactar protocolos y normas

- Rotador dispositivo capaz de realizar el movimiento de una antena o telescopio, según el tipo de montura que posea el telescopio/antena
- **Satelites** Cuerpo celeste opaco que gira alrededor de un planeta primario. Aparato puesto en órbita alrededor de la Tierra con fines científicos, militares o para las comunicaciones.
- Sniffer aplicación especial para redes informáticas (un software) que se encarga de capturar y analizar paquetes en tránsito (entrada y/o salida) en una red de comunicaciones entre dispositivos
- **Stellarium** Software para realizar seguimuiento de satelites, estrelllas, y planetas en tiempo real. Esta pensado para usarse con telescopios

Trigonometría esférica Materia que estudia los triángulos sobre la superficie de una esfera.

Acrónimos

- **ASCII** American Standard Code for Information Interchange, Código Estadounidense Estándar para el Intercambio de Información
- BJT Bipolar Junction Transistor, transistor de unión bipolar
- DHCP Dynamic Host Configuration Protocol, protocolo de configuración dinámica de host
- ${\bf GMS}\,$ Grado minuto segundo
- ${\bf HMS}\,$ Hora minuto segundo
- ${\bf I2C}\,$ inter integrated circuits
- IANA Internet Assigned Numbers Authority, Autoridad de Números Asignados en Internet
- ${\bf IP}\,$ Internet Protocol, protocolo de internet
- **OSI** Open Systems Interconnection, sistema de interconexión abierto
- ${\bf PID}\,$ proporcional, integral derivativo
- ${\bf RFC}\,$ Request for Comments
- **SPI** Serial Peripheral Interface
- \mathbf{TCP} transmission control protocol

Lista de símbolos

Az o A	Ángulo de azimut en el sistema de coordenadas horizontales
0	Centro de la esfera celeste
Η	Ángulo de altura o elevación en el sistema de coordenadas horizontales
I_B	Corriente por la base de un transistor BJT
I_S	Corriente de colector de un transistor BJT en estado de saturación
λ	conductividad térmica del material en capítulo 8. Longitud geográfica en capítulo 7
ϕ	Longitud geográfica de un punto sobre la superficie terrestre
\mathbf{R}	Radio de una esfera
δ	Ángulo de declinación en el sistema de coordenadas ecua- toriales
PNg	Polo norte geográfico
\mathbf{PSg}	Polo sur geográfico
R_B	Resistencia de base de un transistor BJT
R_c	Resistencia de colector de un transistor BJT
R_{ds}	Resistencia entre Draín y Source de un transistor MOS- FET, en estado de conducción
t	Ángulo horario en el sistema de coordenadas ecuatoriales
V_{BE}	Tensión entre base y emisor de un transistor BJT. Se mide en Volts
V_{CE}	Tensión entre colector y emisor de un transistor BJT. Se mide en Volts
Р	Vértice de un ángulo esférico
V_{gsx}	x, puede ser 1,2,3 o 4. Se refiere a la tensión entre gate y source de un transistor MOSFET
ΔA_d	Variación mínima del conversor Analógico digital, se mide en cuentas.
θ_{azgpr}	Ángulo de azimuth enviado por G predict a traves del protocolo TCP/IP.
$ heta_h$	Ángulo de altura o elev
θ_{az}	Ángulo de azimiut

bibliografía

- [1] Documentación de arduno UNO, disponible en: https://store.arduino.cc/usa/arduinouno-rev3.
- [2] Documentación de EDU-CIAA, disponible en: http://www.proyecto-ciaa.com.ar/ devwiki/doku.php?id=desarrollo:edu-ciaa:edu-ciaa-nxp.
- [3] Documentación STM32VLdiscovery, disponible en: https://www.st.com/en/evaluationtools/stm32-discovery-kits.html.
- [4] W. Stallings, J. Verdejo, R. Velarde y J. Barrientos, Comunicaciones y redes de computadores,
 ép. Fuera de colección Out of series. Pearson Educación, 2004, ISBN: 9788420541105.
- [5] A. Tanenbaum, Redes de computadoras. Editorial Alhambra S. A. (SP), 2003, ISBN: 9789702601623.
- [6] D. A. R. P. Agency. "Internet Protocol", disponible en: https://tools.ietf.org/html/ rfc791.
- [7] N. W. Group. "Estandar DHCP", disponible en: https://tools.ietf.org/html/rfc2131.
- [8] documentación de hamlib, disponible en: http://hamlib.sourceforge.net/html/hamlibutilities.7.html#NAME.
- [9] A. Csete. "Gpredict User Manual", disponible en: https://www.google.com/url?sa=t& rct=j&q=&esrc=s&source=web&cd=&ved=2ahUKEwi62aXN1Y7qAhUlGLkGHYohBuMQFjADegQIAxAB& url = https % 5C % 3A % 5C % 2F % 5C % 2Fgithub . com % 5C % 2Fcsete % 5C % 2Fgpredict % 5C % 2Freleases % 5C % 2Fdownload % 5C % 2Fv2 . 2 % 5C % 2Fgpredict - user - manual - 2 . 2 . pdf & usg=A0vVaw3NhB1bo3tV_opYXZ1X8szh (visitado 30-06-2019).
- [10] G. Zotti y A. Wolf. "Stellarium 0.20.4 User Guide", disponible en: https://github. com/Stellarium/stellarium/releases/download/v0.20.4/stellarium_user_guide-0.20.4-1.pdf (visitado 16-02-2019).
- [11] Datasheet ATmega328P, microchip, 2015. disponible en: https://ww1.microchip.com/ downloads/en/DeviceDoc/Atmel-7810-Automotive-Microcontrollers-ATmega328P_ Datasheet.pdf.
- [12] Documentación telescope server, disponible en: http://svn.code.sf.net/p/stellarium/ code/trunk/telescope_server/stellarium_telescope_protocol.txt.
- [13] G. Baume, La esfera celeste. Editorial de la Universidad Nacional de La Plata (EDULP), 2014.
- [14] *irfp240 Datasheet*, Vishay, 2021. disponible en: https://www.vishay.com/docs/91210/ 91210.pdf.
- [15] irf9530 Datasheet, Vishay, 2008. disponible en: https://pdf1.alldatasheet.es/datasheetpdf/view/250893/VISHAY/IRF9530.html.
- [16] BC548 datasheet, Motorola, 1996. disponible en: https://pdf1.alldatasheet.es/datasheetpdf/view/11552/ONSEMI/BC548.html.
- [17] W5100 Datasheet, WizNet.Co., LTD, 2008. disponible en: https://www.sparkfun.com/ datasheets/DevTools/Arduino/W5100_Datasheet_v1_1_6.pdf.

- [18] PCF8574Remote8-Bit I/O Expanderfor I2C Bus, Texas Instrument, 2015. disponible en: https://www.sparkfun.com/datasheets/DevTools/Arduino/W5100_Datasheet_v1_1_6. pdf.
- [19] Documentación de platformIO, disponible en: https://docs.platformio.org/en/latest/ what-is-platformio.html.
- [20] J. E. M. Torres, Elementos de astronomía observacional: la esfera celeste. INAOE, 2013.
- [21] C. A. Miranda, P. L. Schlesinger, A. D. Valdez, J. A. Chiozza y C. V. Miranda, "Procedimiento para el apuntamiento de una antena terrestre, a un satélite geoestacionario BSS (broadcast sattelite service)," *Extensionismo, Innovación y Transferencia tecnológica*, vol. 4pág. 294, mayo de 2018.
- [22] A. S. Hernandez Cruz, "Diseno e implementacion de un sistema de rastreo y posicionamiento de una antena de reflector parabolico para comunicaciones con satelites geoestacionarios y orbitales," Tesis doct., UNAM, 1991. disponible en: http://132.248.9.195/pmig2016/ 0162663/Index.html.